

## PATENT COOPERATION TREATY

PCT

## NOTIFICATION OF ELECTION

(PCT Rule 61.2)

From the INTERNATIONAL BUREAU

To:

Commissioner  
US Department of Commerce  
United States Patent and Trademark  
Office, PCT  
2011 South Clark Place Room  
CP2/5C24  
Arlington, VA 22202  
ETATS-UNIS D'AMERIQUE  
in its capacity as elected Office

Date of mailing: 30 November 2000 (30.11.00)	
International application No.: PCT/EP00/04358	Applicant's or agent's file reference: P61.12PCT224
International filing date: 16 May 2000 (16.05.00)	Priority date: 21 May 1999 (21.05.99)
Applicant: RAPPENECKER, Hermann et al	

1. The designated Office is hereby notified of its election made:



in the demand filed with the International preliminary Examining Authority on:

24 August 2000 (24.08.00)



in a notice effecting later election filed with the International Bureau on:

2. The election ☒ was

was not

made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).

The International Bureau of WIPO  
34, chemin des Colombettes  
1211 Geneva 20, Switzerland

Facsimile No.: (41-22) 740.14.35

Authorized officer:

J. Zahra

Telephone No.: (41-22) 338.83.38

**This Page Blank (uspto)**

# VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

⑦

Absender: MIT DER INTERNATIONALEN VORLÄUFIGEN  
PRÜFUNG BEAUFTRAGTE BEHÖRDE

INT.  
PRELIM.  
EXAM.  
RPT.

An:  Raible, Hans Raible, Hans Schoderstrasse 10 70192 Stuttgart ALLEMAGNE	<b>Patentanwalt Raible</b> eing. 2 1. APR. 2001 <table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 33%; text-align: center;">F</td> <td style="width: 33%; text-align: center;">not.</td> <td style="width: 33%; text-align: center;">B</td> </tr> <tr> <td style="text-align: center;">Verf.</td> <td style="text-align: center;">erl.</td> <td style="text-align: center;">gestr.</td> </tr> </table>	F	not.	B	Verf.	erl.	gestr.	<b>PCT</b>  MITTEILUNG ÜBER DIE ÜBERSENDUNG DES INTERNATIONALEN VORLÄUFIGEN PRÜFUNGSBERICHTS (Regel 71.1 PCT)
F	not.	B						
Verf.	erl.	gestr.						
		Absendedatum (Tag/Monat/Jahr) 20.04.2001						
Aktenzeichen des Anmelders oder Anwalts P61.12PCT224		<b>WICHTIGE MITTEILUNG</b>						
Internationales Aktenzeichen PCT/EP00/04358	Internationales Anmeldedatum (Tag/Monat/Jahr) 16/05/2000	Prioritätsdatum (Tag/Monat/Jahr) 21/05/1999						
Anmelder PAPST-MOTOREN GMBH & CO. KG								

1. Dem Anmelder wird mitgeteilt, daß ihm die mit der internationalen vorläufigen Prüfung beauftragte Behörde hiermit den zu der internationalen Anmeldung erstellten internationalen vorläufigen Prüfungsbericht, gegebenenfalls mit den dazugehörigen Anlagen, übermittelt.
2. Eine Kopie des Berichts wird - gegebenenfalls mit den dazugehörigen Anlagen - dem Internationalen Büro zur Weiterleitung an alle ausgewählten Ämter übermittelt.
3. Auf Wunsch eines ausgewählten Amtes wird das Internationale Büro eine Übersetzung des Berichts (jedoch nicht der Anlagen) ins Englische anfertigen und diesem Amt übermitteln.

#### 4. ERINNERUNG

Zum Eintritt in die nationale Phase hat der Anmelder vor jedem ausgewählten Amt innerhalb von 30 Monaten ab dem Prioritätsdatum (oder in manchen Ämtern noch später) bestimmte Handlungen (Einreichung von Übersetzungen und Entrichtung nationaler Gebühren) vorzunehmen (Artikel 39 (1)) (siehe auch die durch das Internationale Büro im Formblatt PCT/IB/301 übermittelte Information).

Ist einem ausgewählten Amt eine Übersetzung der internationalen Anmeldung zu übermitteln, so muß diese Übersetzung auch Übersetzungen aller Anlagen zum internationalen vorläufigen Prüfungsbericht enthalten. Es ist Aufgabe des Anmelders, solche Übersetzungen anzufertigen und den betroffenen ausgewählten Ämtern direkt zuzuleiten.

Weitere Einzelheiten zu den maßgebenden Fristen und Erfordernissen der ausgewählten Ämter sind Band II des PCT-Leitfadens für Anmelder zu entnehmen.

Name und Postanschrift der mit der internationalen Prüfung beauftragten Behörde  <div style="display: flex; align-items: center;"> <div>             Europäisches Patentamt              D-80298 München              Tel. +49 89 2399 - 0 Tx: 523656 epmu d              Fax: +49 89 2399 - 4465           </div> </div>	Bevollmächtigter Bediensteter  Kellerer, C  Tel. +49 89 2399-2261
---	---



**This Page Blank (uspto)**

# VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

## PCT

### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

Patentanwalt Raible		
eing. 21. APR. 2001		
F	not.	B
Vorl.	erl.	gest.


Aktenzeichen des Anmelders oder Anwalts P61.12PCT224	<b>WEITERES VORGEHEN</b> siehe Mitteilung über die Übersendung des internationalen vorläufigen Prüfungsberichts (Formblatt PCT/IPEA/416)	
Internationales Aktenzeichen PCT/EP00/04358	Internationales Anmeldedatum (Tag/Monat/Jahr) 16/05/2000	Prioritätsdatum (Tag/Monat/Tag) 21/05/1999
Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK G05B19/042		
Anmelder PAPST-MOTOREN GMBH & CO. KG		

- Dieser internationale vorläufige Prüfungsbericht wurde von der mit der internationalen vorläufigen Prüfung beauftragten Behörde erstellt und wird dem Anmelder gemäß Artikel 36 übermittelt.
- Dieser **BERICHT** umfaßt insgesamt 8 Blätter einschließlich dieses Deckblatts.
  - ☐ Außerdem liegen dem Bericht **ANLAGEN** bei; dabei handelt es sich um Blätter mit Beschreibungen, Ansprüchen und/oder Zeichnungen, die geändert wurden und diesem Bericht zugrunde liegen, und/oder Blätter mit vor dieser Behörde vorgenommenen Berichtigungen (siehe Regel 70.16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).

Diese Anlagen umfassen insgesamt Blätter.

3. Dieser Bericht enthält Angaben zu folgenden Punkten:

- I ☒ Grundlage des Berichts
- II ☐ Priorität
- III ☐ Keine Erstellung eines Gutachtens über Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit
- IV ☐ Mangelnde Einheitlichkeit der Erfindung
- V ☒ Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung
- VI ☐ Bestimmte angeführte Unterlagen
- VII ☒ Bestimmte Mängel der internationalen Anmeldung
- VIII ☒ Bestimmte Bemerkungen zur internationalen Anmeldung

Datum der Einreichung des Antrags  24/08/2000	Datum der Fertigstellung dieses Berichts  20.04.2001
Name und Postanschrift der mit der internationalen vorläufigen Prüfung beauftragten Behörde:   Europäisches Patentamt D-80298 München Tel. +49 89 2399 - 0 Tx: 523656 epmu d Fax: +49 89 2399 - 4465	Bevollmächtigter Bediensteter  Becker, K  Tel. Nr. +49 89 2399 2601



**This Page Blank (uspto)**

**I. Grundlage des Berichts**

1. Hinsichtlich der **Bestandteile** der internationalen Anmeldung (*Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigefügt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)*):  
**Beschreibung, Seiten:**

1-35                      ursprüngliche Fassung

**Patentansprüche, Nr.:**

1-13                      ursprüngliche Fassung

**Zeichnungen, Blätter:**

1/19-19/19              ursprüngliche Fassung

2. Hinsichtlich der **Sprache**: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der die internationale Anmeldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern unter diesem Punkt nichts anderes angegeben ist.

Die Bestandteile standen der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache eingereicht; dabei handelt es sich um

- ☐ die Sprache der Übersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach Regel 23.1(b)).
- ☐ die Veröffentlichungssprache der internationalen Anmeldung (nach Regel 48.3(b)).
- ☐ die Sprache der Übersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worden ist (nach Regel 55.2 und/oder 55.3).

3. Hinsichtlich der in der internationalen Anmeldung offenbarten **Nucleotid- und/oder Aminosäuresequenz** ist die internationale vorläufige Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:

- ☐ in der internationalen Anmeldung in schriftlicher Form enthalten ist.
- ☐ zusammen mit der internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.
- ☐ bei der Behörde nachträglich in schriftlicher Form eingereicht worden ist.
- ☐ bei der Behörde nachträglich in computerlesbarer Form eingereicht worden ist.
- ☐ Die Erklärung, daß das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den Offenbarungsgehalt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.
- ☐ Die Erklärung, daß die in computerlesbarer Form erfassten Informationen dem schriftlichen Sequenzprotokoll entsprechen, wurde vorgelegt.

4. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

**This Page Blank (uspto)**



- ☐ Beschreibung,      Seiten:  
☐ Ansprüche,      Nr.:  
☐ Zeichnungen,      Blatt:

5. ☐ Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)).

*(Auf Ersatzblätter, die solche Änderungen enthalten, ist unter Punkt 1 hinzuweisen; sie sind diesem Bericht beizufügen).*

6. Etwaige zusätzliche Bemerkungen:

**V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung**

**1. Feststellung**

Neuheit (N)	Ja:	Ansprüche	1-13
	Nein:	Ansprüche	
Erfinderische Tätigkeit (ET)	Ja:	Ansprüche	1-13
	Nein:	Ansprüche	
Gewerbliche Anwendbarkeit (GA)	Ja:	Ansprüche	1-13
	Nein:	Ansprüche	

2. Unterlagen und Erklärungen  
**siehe Beiblatt**

**VII. Bestimmte Mängel der internationalen Anmeldung**

Es wurde festgestellt, daß die internationale Anmeldung nach Form oder Inhalt folgende Mängel aufweist:  
**siehe Beiblatt**

**VIII. Bestimmte Bemerkungen zur internationalen Anmeldung**

Zur Klarheit der Patentansprüche, der Beschreibung und der Zeichnungen oder zu der Frage, ob die Ansprüche in vollem Umfang durch die Beschreibung gestützt werden, ist folgendes zu bemerken:  
**siehe Beiblatt**

**This Page Blank (uspto)**

**Punkt V:**

In diesem Bericht werden folgende Druckschriften (D) genannt:

- D1: EP-A-0 780 962 (PAPST MOTOREN GMBH & CO KG) 25. Juni 1997 (1997-06-25)
- D2: US-A-5 726 911 (CANADA RONALD G ET AL) 10. März 1998 (1998-03-10)
- D3: US-A-4 639 852
- D4: US-A-4 920 305

D3 und D4 sind nicht im Recherchenbericht zitiert.

**Anspruch 1:**

- 1 Im Anspruch 1 wird in von einem Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwertes eines Elektromotors, welcher einen seine Kommutierung steuernden Mikroprozessor oder Mikrocontroller und einen nichtflüchtigen Speicher aufweist, ausgegangen.

Ein Elektromotor, welcher einen seine Kommutierung steuernden Mikroprozessor enthält, ist zum Beispiel aus D1 bekannt geworden, welches Dokument den nächststehenden Stand der Technik offenbart.

- 2 Bei einem derartigen Elektromotor dient der Mikroprozessor jedoch ausschließlich der Steuerung der Kommutierung.

Der Kern der Erfindung liegt in dem Gedanken, den Mikroprozessor zusätzlich für die Speicherung der Historie des Motors zu nutzen.

- 3 Der Stand der Technik zeigt keinen kommutierten Motor, dessen Mikroprozessor zusätzlich für die Speicherung seiner Historie genutzt wird.

**This Page Blank (uspto)**

Wie der Stand der Technik zeigt, ist es zwar allgemein üblich, die "Historie" von Betriebsdaten in einem nichtflüchtigen Speicher zu speichern und die Daten in dem nichtflüchtigen Speicher regelmäßig upzudaten.

Dennoch können die vorliegenden Druckschriften dem Fachmann nicht die im Anspruch 1 angegebene Erfindung nahelegen.

- 3.1 So zeigt Dokument D2 einen nichtflüchtigen Speicher, in welchem in zeitlichen Abständen die dort gespeicherten Betriebsdatenwerte durch aktuelle Werte ersetzt werden, welche in einem dem Mikroprozessor des Motors zugeordneten flüchtigen Speicher als Variable gespeichert sind (vgl. D2, Spalte 8, Zeilen 52-56).
- 3.2 Dokument D3 offenbart ein Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwertes einer Steuerung, welche einen nichtflüchtigen Speicher (404, 405) aufweist.  
Dabei wird beim Einschalten des Motors ein Alt-Betriebsdatenwert aus dem nichtflüchtigen Speicher 404, 405 in einem der Steuerung zugeordneten flüchtigen Speicher (RAM 302) übertragen und dort als Variable gespeichert (vgl. D3, Spalte 8, Zeilen 10-31).  
Zu vorgegebenen Zeitpunkten wird die Variable von der Steuerung aktualisiert (vgl. D3, Spalte 8, Zeilen 34-36).  
In zeitlichen Abständen wird der im nichtflüchtigen Speicher (404, 405) gespeicherte Betriebsdatenwert durch den aktuellen Wert dieser Variablen ersetzt (vgl. D3, Spalte 8, Zeilen 38-44).
- D3 zeigt jedoch ein Multiprozessorsystem mit einem übergeordneten Rechner, welches nicht ohne weiteres mit dem vorliegender Erfindung vergleichbar ist.
- 3.4 D4 zeigt einen elektrohydraulischen Servoantrieb mit einem Mikroprozessor und einem zugeordneten nichtflüchtigen Speicher (56), welcher die zur Kalibrierung benötigten Betriebsdatenwerte beinhaltet (vgl. D4, Spalte 3, Zeile 39 bis Spalte 4, Zeile 57 und Spalte 1, Zeilen 43-62). Auch diese Betriebsdaten werden zu vorgegebenen Zeitpunkten aktualisiert.
- 4 Keines dieser Dokumente enthält jedoch den geringsten Hinweis darauf, einen Mikrocontroller sowohl zur Kommutierung eines Motors als auch zur

**This Page Blank (uspto)**

Datensicherung zu verwenden.

Der Gegenstand des Anspruchs 1 beruht daher auf einer erfinderischen Tätigkeit (Artikel 33(3) PCT).

\*\*\*\*\*

Nebengeordneter Anspruch 12:

Die zum Anspruch 1 hinsichtlich erfinderischer Tätigkeit gemachten Ausführungen sind, mutatis mutandis, auf diesen Anspruch anwendbar.

**Unteransprüche 2-11 und 13:**

Diese Ansprüche sind abhängige Ansprüche und daher ebenfalls neu und erfinderisch.

\*\*\*\*\*

**Punkt VII:**

Es wird als zweckmäßig angesehen, den unabhängigen Vorrichtungsanspruch in zweiteiliger Form abzufassen (Regel 6.3 b PCT). Bei der Bildung des Oberbegriffes sollte vom Stand der Technik von D1 ausgegangen werden.

Die Beschreibungseinleitung bedarf noch der Anpassung an das neue Patentbegehren.

Hierzu wird darauf hingewiesen, daß es auch erforderlich ist, die Angabe der Erfindung ab dem 3. Paragraph Seite 1 in strikte Übereinstimmung mit dem Inhalt der neuen Ansprüche zu bringen.

In deren Einleitung wäre auch der relevante aufgezeigte Stand der Technik (D1 bis D4) noch zu würdigen.

**This Page Blank (uspto)**



**VIII**

- 1 Im Anspruch 1 ist unklar, ob der nichtflüchtige Speicher dem Elektromotor oder dem Mikrocontroller zugeordnet sein soll.
- 2 Kernpunkt der Erfindung ist in der Maßnahme zu erblicken, den Mikroprozessor sowohl zur Kommutierung wie zur Datensicherung zu verwenden.  
Damit dies sichergestellt wird, reicht es nicht, zu sagen, daß die Variable vom Mikroprozessor zu vorgegebenen Zeitpunkten aktualisiert wird. Vielmehr ist es notwendig, noch zusätzlich anzugeben, daß die Variable vom Mikroprozessor in den Zeitbereichen zwischen den Kommutierungsvorgängen aktualisiert wird. Erst durch diese Maßnahme wird der die Erfindung charakterisierende synergetische Effekt verdeutlicht.
- 3 Der Anspruch 12, ein Elektromotor zur Durchführung des Verfahrens nach einem oder mehreren der vorhergehenden Ansprüche, macht keinen Sinn, da dieser unabhängige Anspruch keine Merkmale beinhaltet.

Um hilfreich zu sein, wird auf die Erfordernisse eines solchen Anspruchs aufmerksam gemacht:

Hierzu wird die Aufmerksamkeit zunächst auf den Artikel 6 (Klarheit) PCT und Regel 13 (Einheitlichkeit der Erfindung) PCT gerichtet. Demnach sollte eine Vorrichtung zur Durchführung eines Verfahrens dazu besonders entwickelt sein, da sonst die beiden unabhängigen Patentansprüche nicht durch eine einzig allgemeine erfinderische Idee miteinander verbunden sind. Das bedeutet, daß der Vorrichtungsanspruch alle Merkmale aufweisen muß, um die geforderte technische Wechselbeziehung zwischen der beanspruchten Vorrichtung einerseits und dem beanspruchten Verfahren andererseits sicherzustellen.

Außerdem sollte folgendes überdacht werden: Da nämlich eine Vorrichtung zur Durchführung eines Verfahrens ein unabhängiger Patentanspruch ist, kann dieser Anspruch auch nicht durch Rückbeziehung auf andere Ansprüche automatisch Merkmale dieser Patentansprüche mit beinhalten. Ein derartiger Vorrichtungsanspruch muß daher alle zur Durchführung des Verfahrens erforderlichen (d.h. wesentlichen) Merkmale beinhalten und dabei für sich genommen lesbar und

**This Page Blank (uspto)**

technisch verständlich sein. Ein derartiger Anspruch muß also für jedes (wesentliche) Verfahrensmerkmal ein entsprechendes korrelierendes Vorrichtungsmerkmal aufweisen, damit die darin beanspruchte Vorrichtung für die Ausführung des Verfahrens geeignet ist. Anderenfalls ist der Vorrichtungsanspruch gar nicht geeignet, das Verfahren überhaupt durchzuführen.

Im übrigen wird noch ausgeführt, daß eine Vorrichtung zur Durchführung eines Verfahrens nicht nur, wie oben aufgezeigt, dazu "besonders entwickelt" und "geeignet" sein und "alle zur Durchführung des Verfahrens wesentlichen Merkmale" aufweisen muß, sondern auch für sich genommen neu und erfinderisch im Hinblick auf den Stand der Technik sein muß (Artikel 33 PCT).

Ist die zweiteilige Fassung gewählt (Regel 6 PCT), so sollte der Oberbegriff des Vorrichtungsanspruchs nicht nur die Bezeichnung der Erfindung enthalten, sondern auch die technischen Merkmale, die zur Festlegung des beanspruchten Gegenstandes notwendig sind, jedoch in Verbindung miteinander zum Stand der Technik gehören. Eine Formulierung wie etwa "Vorrichtung zur Durchführung des Verfahrens nach Anspruch 1, dadurch gekennzeichnet daß ..." wäre demnach nicht zulässig, da ein Oberbegriff nicht gebildet wurde.

Bei der Überarbeitung des Vorrichtungsanspruchs ist darauf zu achten, daß die hinzuzufügenden Vorrichtungsmerkmale auch tatsächlich eine Grundlage in den ursprünglichen Unterlagen haben (Artikel 28(2) PCT).

- 4 Nur die Patentansprüche können den Schutzbereich der Anmeldung bestimmen. Daher sind die beiden letzten Zeilen der Seite 35 der Beschreibung sinnlos und überflüssig.

**This Page Blank (uspto)**

Translation

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference P61.12PCT224	FOR FURTHER ACTION See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/EP00/04358	International filing date (day/month/year) 16 May 2000 (16.05.00)	Priority date (day/month/year) 21 May 1999 (21.05.99)
International Patent Classification (IPC) or national classification and IPC G05B 19/042		
Applicant PAPST-MOTOREN GMBH & CO. KG		

1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.

2. This REPORT consists of a total of 8 sheets, including this cover sheet.

☒ This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).

These annexes consist of a total of \_\_\_\_\_ sheets.

3. This report contains indications relating to the following items:

- I ☒ Basis of the report
- II ☐ Priority
- III ☐ Non-establishment of opinion with regard to novelty, inventive step and industrial applicability
- IV ☐ Lack of unity of invention
- V ☒ Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement
- VI ☐ Certain documents cited
- VII ☒ Certain defects in the international application
- VIII ☒ Certain observations on the international application

Date of submission of the demand 24 August 2000 (24.08.00)	Date of completion of this report 20 April 2001 (20.04.2001)
Name and mailing address of the IPEA/EP	Authorized officer
Facsimile No.	Telephone No.

**This Page Blank (uspto)**

# INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/EP00/04358

## I. Basis of the report

1. This report has been drawn on the basis of (Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to the report since they do not contain amendments.):

☒ the international application as originally filed.

☐ the description, pages 1-35, as originally filed,

pages , filed with the demand,

pages , filed with the letter of ,

pages , filed with the letter of .

☐ the claims, Nos. 1-13, as originally filed,

Nos. , as amended under Article 19,

Nos. , filed with the demand,

Nos. , filed with the letter of ,

Nos. , filed with the letter of .

☐ the drawings, sheets/fig 1/19-19/19, as originally filed,

sheets/fig , filed with the demand,

sheets/fig , filed with the letter of ,

sheets/fig , filed with the letter of .

2. The amendments have resulted in the cancellation of:

☐ the description, pages

☐ the claims, Nos.

☐ the drawings, sheets/fig

3. ☐ This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).

4. Additional observations, if necessary:

**This Page Blank (uspto)**



**V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement****1. Statement**

Novelty (N)	Claims	1-13	YES
	Claims		NO
Inventive step (IS)	Claims	1-13	YES
	Claims		NO
Industrial applicability (IA)	Claims	1-13	YES
	Claims		NO

**2. Citations and explanations**

This report makes reference to the following documents:

D1: EP-A-0 780 962 (PAPST MOTOREN GMBH & CO KG) 25  
June 1997 (1997-06-25),

D2: US-A-5 726 911 (CANADA RONALD G ET AL.) 10 March  
1998 (1998-03-10),

D3: US-A-4 639 852,

D4: US-A-4 920 305.

Documents D3 and D4 are not cited in the search report.

Claim 1

1. Claim 1 proceeds from a method of non-volatile storage of at least one operating data value of an electric motor having a microprocessor or microcontroller, which controls its commutation, and a non-volatile memory.

An electric motor that comprises a microprocessor that controls its commutation is known from D1, for

**This Page Blank (uspto)**

example, which discloses the closest prior art.

2. However, in an electric motor of this type, the microprocessor exclusively serves to control commutation.

The core of the invention lies in the concept of additionally using the microprocessor for storing the history of the motor.

3. The prior art does not show a commutated motor whose microprocessor is additionally used for storing its history.

As the prior art shows, it is generally customary to store the "history" of operating data in a non-volatile memory and to regularly update the data in the non-volatile memory.

However, the present documents cannot suggest the invention specified in Claim 1 to a person skilled in the art.

- 3.1 Document D2 shows a non-volatile memory in which the operational data values stored therein are periodically replaced by actual values that are stored as variables in a volatile memory associated with the microprocessor of the motor (cf. D2: column 8, lines 52-56).

- 3.2 Document D3 discloses a method for the non-volatile storage of at least one operational data value of a control system having a non-volatile memory (404, 405).

**This Page Blank (uspto)**

When the motor is turned on, an old operational data value from the non-volatile memory 404, 405 is transferred to a volatile memory (RAM 302) associated with the control system and stored there as a variable (cf. D3: column 8, lines 10-31).

At predetermined times, the variable is updated by the control system (cf. D3: column 8, lines 34-36).

Periodically, the operational data value stored in the non-volatile memory (404, 405) is replaced by the current value of these variables (cf. D3: column 8, lines 38-44).

However, D3 shows a multiprocessor system having a higher-level computer that is not readily comparable with the present invention.

- 3.4 Document D4 discloses an electrohydraulic booster having a microprocessor and an associated non-volatile memory (56) containing the operational data values required for calibration (cf. D4: column 3, line 39 to column 4, line 57, and column 1, lines 43-62). These operational data are likewise updated at predetermined times.

4. However, none of these documents contains the slightest indication of using a microcontroller for both for commutating a motor and data backup.

Therefore, the subject matter of Claim 1 involves an inventive step (PCT Article 33(3)).

This Page Blank (uspto)

Alternative independent Claim 12:

The statements pertaining to the inventive step of Claim 1 are applicable to this claim, *mutatis mutandis*.

**Subordinate Claims 2-11 and 13:**

These claims are dependent claims and accordingly are likewise novel and inventive.

**This Page Blank (uspto)**



**Supplemental Box**

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of: VII

It is regarded as expedient to draft the independent device claim in two-part form (PCT Rule 6.3(b)). When drafting the preamble, the prior art of D1 should be used as a point of departure.

The introductory part of the description still requires adaptation to the new set of claims.

It should be noted that it is also necessary to bring the specification of the invention from the third paragraph on page 1 onward into strict conformity with the subject matter of the new claims.

The relevant searched prior art (D1 to D4) also needs to be acknowledged in the introductory part.

**This Page Blank (uspto)**

**Supplemental Box**

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of: VIII

1. It is unclear in Claim 1 whether the non-volatile memory should be associated with the electric motor or to the microcontroller.
2. The crucial point of the invention is found in using the microprocessor both for commutation and data backup.

To ensure that this is the case, it is not sufficient to say that the variable is updated by the microprocessor at predetermined times. Rather, it is necessary to specify additionally that the variable is updated by the microprocessor in the periods between the commutation operations. Only through this measure is the synergetic effect characterizing the invention clarified.

3. Claim 12—an electric motor for carrying out the method according to one or more of the preceding claims—makes no sense since this independent claim contains no features.

By way of assistance, attention is drawn to the requirements of such a claim:

Attention should first be paid to PCT Article 6 (clarity) and PCT Rule 13 (unity of invention). Pursuant thereto, a device for carrying out a method should be developed especially for that purpose since otherwise the two independent claims are not linked by a single general inventive

**This Page Blank (uspto)**

**Supplemental Box**

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of: VIII

concept. This means that the device claim must contain all the features for ensuring the requisite technical interrelationship between the claimed device and the claimed method.

Furthermore, the following should be considered: Since a device for carrying out a method forms the subject matter of an independent claim, this claim, in back-referencing other claims, cannot automatically also include features of those claims. Therefore, such a device claim must contain all the features required (that is to say necessary) for carrying out the method and be readable and technically understandable *per se*. For each (essential) method feature, such a claim must likewise have an appropriate correlated device feature so that the device claimed therein is suitable for carrying out the method. Otherwise, the device claim is not at all suitable for carrying out the method.

Moreover, it is further stated that a device for carrying out a method must not only, as shown above, be "developed especially" and "be suitable" therefor and have "all the essential features for carrying out the method" but also must be novel and inventive *per se* with respect to the prior art (PCT Article 33(3)).

If the two-part form is selected (PCT Article 6), the preamble of the device claim must contain not

**This Page Blank (uspto)**

**Supplemental Box**

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of: VIII

only the designation of the invention but also the technical features necessary for determining the claimed subject matter yet nonetheless in conjunction with one another belonging to the prior art. Wording such as "device for carrying out the method according to Claim 1, characterized in that..." would thereby be inadmissible since no preamble would have been provided.

When revising the device claim, care must be taken to ensure that device features to be added also have an actual foundation in the original application (PCT Article 28(2)).

4. Only the claims can determine the scope of protection of the application. Therefore, the last two lines of page 35 of the description make no sense and are superfluous.

**This Page Blank (uspto)**



# VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

## PCT

### INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)



REC'D 24 APR 2001

Aktenzeichen des Anmelders oder Anwalts P61.12PCT224	<b>WEITERES VORGEHEN</b> siehe Mitteilung über die Übersendung des internationalen vorläufigen Prüfungsberichts (Formblatt PCT/IPEA/416)	
Internationales Aktenzeichen PCT/EP00/04358	Internationales Anmeldedatum (Tag/Monat/Jahr) 16/05/2000	Prioritätsdatum (Tag/Monat/Jahr) 21/05/1999
Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK G05B19/042		
Anmelder PAPST-MOTOREN GMBH & CO. KG		

- Dieser internationale vorläufige Prüfungsbericht wurde von der mit der internationalen vorläufigen Prüfung beauftragten Behörde erstellt und wird dem Anmelder gemäß Artikel 36 übermittelt.
- Dieser BERICHT umfaßt insgesamt 8 Blätter einschließlich dieses Deckblatts.  
  
☐ Außerdem liegen dem Bericht ANLAGEN bei; dabei handelt es sich um Blätter mit Beschreibungen, Ansprüchen und/oder Zeichnungen, die geändert wurden und diesem Bericht zugrunde liegen, und/oder Blätter mit vor dieser Behörde vorgenommenen Berichtigungen (siehe Regel 70.16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).  
  
 Diese Anlagen umfassen insgesamt Blätter.

3. Dieser Bericht enthält Angaben zu folgenden Punkten:

- I ☒ Grundlage des Berichts
- II ☐ Priorität
- III ☐ Keine Erstellung eines Gutachtens über Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit
- IV ☐ Mangelnde Einheitlichkeit der Erfindung
- V ☒ Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung
- VI ☐ Bestimmte angeführte Unterlagen
- VII ☒ Bestimmte Mängel der internationalen Anmeldung
- VIII ☒ Bestimmte Bemerkungen zur internationalen Anmeldung

Datum der Einreichung des Antrags  24/08/2000	Datum der Fertigstellung dieses Berichts  20.04.2001
Name und Postanschrift der mit der internationalen vorläufigen Prüfung beauftragten Behörde:   Europäisches Patentamt D-80298 München Tel. +49 89 2399 - 0 Tx: 523656 epmu d Fax: +49 89 2399 - 4465	Bevollmächtigter Bediensteter  Becker, K  Tel. Nr. +49 89 2399 2601  

**This Page Blank (uspto)**

**I. Grundlage des Berichts**

1. Hinsichtlich der **Bestandteile** der internationalen Anmeldung (*Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigelegt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)*):  
**Beschreibung, Seiten:**

1-35                      ursprüngliche Fassung

**Patentansprüche, Nr.:**

1-13                      ursprüngliche Fassung

**Zeichnungen, Blätter:**

1/19-19/19              ursprüngliche Fassung

2. Hinsichtlich der **Sprache**: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der die internationale Anmeldung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern unter diesem Punkt nichts anderes angegeben ist.

Die Bestandteile standen der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache eingereicht; dabei handelt es sich um

- ☐ die Sprache der Übersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist (nach Regel 23.1(b)).
- ☐ die Veröffentlichungssprache der internationalen Anmeldung (nach Regel 48.3(b)).
- ☐ die Sprache der Übersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht worden ist (nach Regel 55.2 und/oder 55.3).

3. Hinsichtlich der in der internationalen Anmeldung offenbarten **Nucleotid- und/oder Aminosäuresequenz** ist die internationale vorläufige Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:

- ☐ in der internationalen Anmeldung in schriftlicher Form enthalten ist.
- ☐ zusammen mit der internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.
- ☐ bei der Behörde nachträglich in schriftlicher Form eingereicht worden ist.
- ☐ bei der Behörde nachträglich in computerlesbarer Form eingereicht worden ist.
- ☐ Die Erklärung, daß das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den Offenbarungsgehalt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.
- ☐ Die Erklärung, daß die in computerlesbarer Form erfassten Informationen dem schriftlichen Sequenzprotokoll entsprechen, wurde vorgelegt.

4. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

**This Page Blank (uspto)**

- ☐ Beschreibung,      Seiten:  
☐ Ansprüche,      Nr.:  
☐ Zeichnungen,      Blatt:

5. ☐ Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)).

*(Auf Ersatzblätter, die solche Änderungen enthalten, ist unter Punkt 1 hinzuweisen; sie sind diesem Bericht beizufügen).*

6. Etwaige zusätzliche Bemerkungen:

**V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung**

1. Feststellung

Neuheit (N)	Ja: Ansprüche	1-13
	Nein: Ansprüche	
Erfinderische Tätigkeit (ET)	Ja: Ansprüche	1-13
	Nein: Ansprüche	
Gewerbliche Anwendbarkeit (GA)	Ja: Ansprüche	1-13
	Nein: Ansprüche	

2. Unterlagen und Erklärungen  
**siehe Beiblatt**

**VII. Bestimmte Mängel der internationalen Anmeldung**

Es wurde festgestellt, daß die internationale Anmeldung nach Form oder Inhalt folgende Mängel aufweist:  
**siehe Beiblatt**

**VIII. Bestimmte Bemerkungen zur internationalen Anmeldung**

Zur Klarheit der Patentansprüche, der Beschreibung und der Zeichnungen oder zu der Frage, ob die Ansprüche in vollem Umfang durch die Beschreibung gestützt werden, ist folgendes zu bemerken:  
**siehe Beiblatt**

**This Page Blank (uspto)**

**Punkt V:**

In diesem Bericht werden folgende Druckschriften (D) genannt:

- D1: EP-A-0 780 962 (PAPST MOTOREN GMBH & CO KG) 25. Juni 1997 (1997-06-25)
- D2: US-A-5 726 911 (CANADA RONALD G ET AL) 10. März 1998 (1998-03-10)
- D3: US-A-4 639 852
- D4: US-A-4 920 305

D3 und D4 sind nicht im Recherchenbericht zitiert.

\*\*\*\*\*

**Anspruch 1:**

- 1 Im Anspruch 1 wird in von einem Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwertes eines Elektromotors, welcher einen seine Kommutierung steuernden Mikroprozessor oder Mikrocontroller und einen nichtflüchtigen Speicher aufweist, ausgegangen.

Ein Elektromotor, welcher einen seine Kommutierung steuernden Mikroprozessor enthält, ist zum Beispiel aus D1 bekannt geworden, welches Dokument den nächststehenden Stand der Technik offenbart.

- 2 Bei einem derartigen Elektromotor dient der Mikroprozessor jedoch ausschließlich der Steuerung der Kommutierung.

Der Kern der Erfindung liegt in dem Gedanken, den Mikroprozessor zusätzlich für die Speicherung der Historie des Motors zu nutzen.

- 3 Der Stand der Technik zeigt keinen kommutierten Motor, dessen Mikroprozessor zusätzlich für die Speicherung seiner Historie genutzt wird.

**This Page Blank (uspto)**



Wie der Stand der Technik zeigt, ist es zwar allgemein üblich, die "Historie" von Betriebsdaten in einem nichtflüchtigen Speicher zu speichern und die Daten in dem nichtflüchtigen Speicher regelmäßig upzudaten.

Dennoch können die vorliegenden Druckschriften dem Fachmann nicht die im Anspruch 1 angegebene Erfindung nahelegen.

- 3.1 So zeigt Dokument D2 einen nichtflüchtigen Speicher, in welchem in zeitlichen Abständen die dort gespeicherten Betriebsdatenwerte durch aktuelle Werte ersetzt werden, welche in einem dem Mikroprozessor des Motors zugeordneten flüchtigen Speicher als Variable gespeichert sind (vgl. D2, Spalte 8, Zeilen 52-56).
- 3.2 Dokument D3 offenbart ein Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwertes einer Steuerung, welche einen nichtflüchtigen Speicher (404, 405) aufweist.  
Dabei wird beim Einschalten des Motors ein Alt-Betriebsdatenwert aus dem nichtflüchtigen Speicher 404, 405 in einem der Steuerung zugeordneten flüchtigen Speicher (RAM 302) übertragen und dort als Variable gespeichert (vgl. D3, Spalte 8, Zeilen 10-31).  
Zu vorgegebenen Zeitpunkten wird die Variable von der Steuerung aktualisiert (vgl. D3, Spalte 8, Zeilen 34-36).  
In zeitlichen Abständen wird der im nichtflüchtigen Speicher (404, 405) gespeicherte Betriebsdatenwert durch den aktuellen Wert dieser Variablen ersetzt (vgl. D3, Spalte 8, Zeilen 38-44).  
  
D3 zeigt jedoch ein Multiprozessorsystem mit einem übergeordneten Rechner, welches nicht ohne weiteres mit dem vorliegender Erfindung vergleichbar ist.
- 3.4 D4 zeigt einen elektrohydraulischen Servoantrieb mit einem Mikroprozessor und einem zugeordneten nichtflüchtigen Speicher (56), welcher die zur Kalibrierung benötigten Betriebsdatenwerte beinhaltet (vgl. D4, Spalte 3, Zeile 39 bis Spalte 4, Zeile 57 und Spalte 1, Zeilen 43-62). Auch diese Betriebsdaten werden zu vorgegebenen Zeitpunkten aktualisiert.
- 4 Keines dieser Dokumente enthält jedoch den geringsten Hinweis darauf, einen Mikrocontroller sowohl zur Kommutierung eines Motors als auch zur

This Page Blank (uspto)

Datensicherung zu verwenden.

Der Gegenstand des Anspruchs 1 beruht daher auf einer erfinderischen Tätigkeit (Artikel 33(3) PCT).

\*\*\*\*\*

Nebengeordneter Anspruch 12:

Die zum Anspruch 1 hinsichtlich erfinderischer Tätigkeit gemachten Ausführungen sind, mutatis mutandis, auf diesen Anspruch anwendbar.

**Unteransprüche 2-11 und 13:**

Diese Ansprüche sind abhängige Ansprüche und daher ebenfalls neu und erfinderisch.

\*\*\*\*\*

**Punkt VII:**

Es wird als zweckmäßig angesehen, den unabhängigen Vorrichtungsanspruch in zweiteiliger Form abzufassen (Regel 6.3 b PCT). Bei der Bildung des Oberbegriffes sollte vom Stand der Technik von D1 ausgegangen werden.

Die Beschreibungseinleitung bedarf noch der Anpassung an das neue Patentbegehren.

Hierzu wird darauf hingewiesen, daß es auch erforderlich ist, die Angabe der Erfindung ab dem 3. Paragraph Seite 1 in strikte Übereinstimmung mit dem Inhalt der neuen Ansprüche zu bringen.

In deren Einleitung wäre auch der relevante aufgezeigte Stand der Technik (D1 bis D4) noch zu würdigen.

**This Page Blank (uspto)**

**VIII**

- 1 Im Anspruch 1 ist unklar, ob der nichtflüchtige Speicher dem Elektromotor oder dem Mikrocontroller zugeordnet sein soll.
- 2 Kernpunkt der Erfindung ist in der Maßnahme zu erblicken, den Mikroprozessor sowohl zur Kommutierung wie zur Datensicherung zu verwenden.  
Damit dies sichergestellt wird, reicht es nicht, zu sagen, daß die Variable vom Mikroprozessor zu vorgegebenen Zeitpunkten aktualisiert wird. Vielmehr ist es notwendig, noch zusätzlich anzugeben, daß die Variable vom Mikroprozessor **in den Zeitbereichen zwischen den Kommutierungsvorgängen** aktualisiert wird. Erst durch diese Maßnahme wird der die Erfindung charakterisierende synergetische Effekt verdeutlicht.
- 3 Der Anspruch 12, ein Elektromotor zur Durchführung des Verfahrens nach einem oder mehreren der vorhergehenden Ansprüche, macht keinen Sinn, da dieser unabhängige Anspruch keine Merkmale beinhaltet.

Um hilfreich zu sein, wird auf die Erfordernisse eines solchen Anspruchs aufmerksam gemacht:

Hierzu wird die Aufmerksamkeit zunächst auf den Artikel 6 (Klarheit) PCT und Regel 13 (Einheitlichkeit der Erfindung) PCT gerichtet. Demnach sollte eine Vorrichtung zur Durchführung eines Verfahrens dazu **besonders entwickelt** sein, da sonst die beiden unabhängigen Patentansprüche **nicht** durch eine **einzige allgemeine erfinderische Idee** miteinander verbunden sind. Das bedeutet, daß der Vorrichtungsanspruch alle Merkmale aufweisen muß, um die geforderte technische Wechselbeziehung zwischen der beanspruchten Vorrichtung einerseits und dem beanspruchten Verfahren andererseits sicherzustellen.

Außerdem sollte folgendes überdacht werden: Da nämlich eine Vorrichtung zur Durchführung eines Verfahrens ein unabhängiger Patentanspruch ist, kann dieser Anspruch auch nicht durch Rückbeziehung auf andere Ansprüche automatisch Merkmale dieser Patentansprüche mit beinhalten. Ein derartiger Vorrichtungsanspruch muß daher **alle** zur Durchführung des Verfahrens erforderlichen (d.h. wesentlichen) Merkmale beinhalten und dabei für sich genommen lesbar und

**This Page Blank (uspto)**

technisch verständlich sein. Ein derartiger Anspruch muß also für jedes (wesentliche) Verfahrensmerkmal ein entsprechendes korrelierendes Vorrichtungsmerkmal aufweisen, damit die darin beanspruchte Vorrichtung für die Ausführung des Verfahrens geeignet ist. Anderenfalls ist der Vorrichtungsanspruch gar nicht geeignet, das Verfahren überhaupt durchzuführen.

Im übrigen wird noch ausgeführt, daß eine Vorrichtung zur Durchführung eines Verfahrens nicht nur, wie oben aufgezeigt, dazu "besonders entwickelt" und "geeignet" sein und "alle zur Durchführung des Verfahrens wesentlichen Merkmale" aufweisen muß, sondern auch für sich genommen neu und erfinderisch im Hinblick auf den Stand der Technik sein muß (Artikel 33 PCT).

Ist die zweiteilige Fassung gewählt (Regel 6 PCT), so sollte der Oberbegriff des Vorrichtungsanspruchs nicht nur die Bezeichnung der Erfindung enthalten, sondern auch die technischen Merkmale, die zur Festlegung des beanspruchten Gegenstandes notwendig sind, jedoch in Verbindung miteinander zum Stand der Technik gehören. Eine Formulierung wie etwa "Vorrichtung zur Durchführung des Verfahrens nach Anspruch 1, dadurch gekennzeichnet daß ..." wäre demnach nicht zulässig, da ein Oberbegriff nicht gebildet wurde.

Bei der Überarbeitung des Vorrichtungsanspruchs ist darauf zu achten, daß die hinzuzufügenden Vorrichtungsmerkmale auch tatsächlich eine Grundlage in den ursprünglichen Unterlagen haben (Artikel 28(2) PCT).

- 4 Nur die Patentansprüche können den Schutzbereich der Anmeldung bestimmen. Daher sind die beiden letzten Zeilen der Seite 35 der Beschreibung sinnlos und überflüssig.

**This Page Blank (uspto)**



# VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT FÜR DAS GEBIET DES PATENTWESENS

## PCT

### INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts <b>P61.12PCT224</b>	<b>WEITERES VORGEHEN</b> siehe Mitteilung über die Übermittlung des internationalen Recherchenberichts (Formblatt PCT/ISA/220) sowie, soweit zutreffend, nachstehender Punkt 5	
Internationales Aktenzeichen <b>PCT/EP 00/ 04358</b>	Internationales Anmeldedatum (Tag/Monat/Jahr) <b>16/05/2000</b>	(Frühestes) Prioritätsdatum (Tag/Monat/Jahr) <b>21/05/1999</b>
Anmelder  <b>PAPST-MOTOREN GMBH &amp; CO. KG</b>		

Dieser internationale Recherchenbericht wurde von der Internationalen Recherchenbehörde erstellt und wird dem Anmelder gemäß Artikel 18 übermittelt. Eine Kopie wird dem Internationalen Büro übermittelt.

Dieser internationale Recherchenbericht umfaßt insgesamt 3 Blätter.

☒ Darüber hinaus liegt ihm jeweils eine Kopie der in diesem Bericht genannten Unterlagen zum Stand der Technik bei.

#### 1. Grundlage des Berichts

a. Hinsichtlich der **Sprache** ist die internationale Recherche auf der Grundlage der internationalen Anmeldung in der Sprache durchgeführt worden, in der sie eingereicht wurde, sofern unter diesem Punkt nichts anderes angegeben ist.

☐ Die internationale Recherche ist auf der Grundlage einer bei der Behörde eingereichten Übersetzung der internationalen Anmeldung (Regel 23.1 b)) durchgeführt worden.

b. Hinsichtlich der in der internationalen Anmeldung offenbarten **Nucleotid- und/oder Aminosäuresequenz** ist die internationale Recherche auf der Grundlage des Sequenzprotokolls durchgeführt worden, das

☐ in der internationalen Anmeldung in Schriftlicher Form enthalten ist.

☐ zusammen mit der internationalen Anmeldung in computerlesbarer Form eingereicht worden ist.

☐ bei der Behörde nachträglich in schriftlicher Form eingereicht worden ist.

☐ bei der Behörde nachträglich in computerlesbarer Form eingereicht worden ist.

☐ Die Erklärung, daß das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den Offenbarungsgehalt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.

☐ Die Erklärung, daß die in computerlesbarer Form erfaßten Informationen dem schriftlichen Sequenzprotokoll entsprechen, wurde vorgelegt.

2. ☐ Bestimmte Ansprüche haben sich als nicht recherchierbar erwiesen (siehe Feld I).

3. ☐ Mangelnde Einheitlichkeit der Erfindung (siehe Feld II).

#### 4. Hinsichtlich der Bezeichnung der Erfindung

☒ wird der vom Anmelder eingereichte Wortlaut genehmigt.

☐ wurde der Wortlaut von der Behörde wie folgt festgesetzt:

#### 5. Hinsichtlich der Zusammenfassung

☒ wird der vom Anmelder eingereichte Wortlaut genehmigt.

☐ wurde der Wortlaut nach Regel 38.2b) in der in Feld III angegebenen Fassung von der Behörde festgesetzt. Der Anmelder kann der Behörde innerhalb eines Monats nach dem Datum der Absendung dieses internationalen Recherchenberichts eine Stellungnahme vorlegen.

6. Folgende Abbildung der Zeichnungen ist mit der Zusammenfassung zu veröffentlichen: Abb. Nr. 1

☐ wie vom Anmelder vorgeschlagen

☐ keine der Abb.

☒ weil der Anmelder selbst keine Abbildung vorgeschlagen hat.

☐ weil diese Abbildung die Erfindung besser kennzeichnet.

**This Page Blank (uspto)**

METHOD FOR NONVOLATILE STORAGE OF AT LEAST ONE OPERATING DATA VALUE  
OF AN ELECTRICAL MOTOR, AND ELECTRICAL MOTOR FOR SAID METHOD

FIELD OF THE INVENTION:

The invention concerns a method for nonvolatile storage of at least one operating data value of an electric motor which comprises a microprocessor or microcontroller, hereinafter called a microprocessor, that controls its commutation, and a nonvolatile memory. It furthermore concerns a motor for carrying out such a method.

SUMMARY OF THE INVENTION:

It is an object of the invention to make available a method of the kind cited initially, and a corresponding electronically commutated motor.

This object is achieved by [a method according to claim 1.] equipping the microprocessor-controlled motor with a nonvolatile memory which stores operating data values, and with a volatile memory, into which data is transferred, upon switch-on of the motor, as an operating variable. Periodically, the value of the operating variable is written back into the nonvolatile memory. The result is that the microprocessor responsible for commutation is occupied with further useful operations, namely with the updating of the at least one operating variable; and that said variable needs to be transferred, only at appropriate time intervals, to the nonvolatile memory. Fractions of an hour are, for example, a suitable time interval. The transfer can thus take place relatively infrequently, and therefore does not require a great deal of calculation time. Good accuracy of the data saved in the nonvolatile memory is nevertheless obtained, since electric motors usually run uninterruptedly for a long period during which their operating data change only slightly.

A further preferred approach to achieving the object is to perform the data transfer into the nonvolatile memory when the microprocessor has spare time, for example between commutation operations. [evident from a method according to claim 2.] Because the at least one operating variable is updated in the time intervals between the commutation operations, the microprocessor is optimally utilized.

Another way of achieving the stated object is [evident from the subject matter of claim 9.] to periodically record, in the nonvolatile memory, a count of the number of commutations the motor has undergone, as an indication of the amount of wear-and-tear the motor has had, and of the expected remaining service life.

Further details and advantageous developments of the invention are evident from the exemplary embodiments - which are in no way to be understood as a limitation of the invention - that are described below and depicted in the drawings. [, and from the dependent claims. In the drawings:]

BRIEF FIGURE DESCRIPTION:

88312011

01-12-2011 10:00:00

This Page Blank (uspto)

DETAILED DESCRIPTION OF A PREFERRED EMBODIMENT:

GENERAL OVERVIEW (FIG. 1)

FIG. 1 shows an overview of an arrangement according to the present invention having an electric motor 32 that serves, for example, to drive a fan as shown in FIG. 1. Associated with electric motor 32 are a drive function "AF" 150, a temperature sensor 152, an operating data function "BDF" 89, an error function 85, an alarm function "ALARM" 86, a nonvolatile memory 74 (e.g. an EEPROM-Electrically Erasable Programmable Read-Only Memory), a bus 82, a bus interface 80, and an alarm output ALARM\_OUT 88.

Temperature sensor 152 serves to measure temperature T at motor 32 or in its vicinity, in order to control operations as applicable on the basis of said temperature T, for example to define a rotation speed  $n_s$ , dependent on said temperature, of motor 32; or to trigger an alarm signal if said temperature becomes too high; or to save the maximum values of said temperature.

Drive function "AF" 150 ensures that electric motor 32 runs in a desired direction and at the desired rotation speed  $n_s$ . For that purpose, drive function "AF" 150 is connected via a connection 150A to electric motor 32. The drive function can be embodied, for example, as a commutation control system of an electronically commutated motor (ECM).

Drive function 150 is connected to bus 82, which is configured bidirectionally. Bus 82 has an interface 80 to which, for example, a PC 81 can be connected. Via bus 82, drive function "AF" 150, operating data function "BDF" 89, error function 85, and alarm function "ALARM" 86 can be configured, for example, by PC 81 or by another input device. Data from these functions and from EEPROM 74 can, however, also be written onto bus 82 and transferred via it to, for example, the external PC 81 or to another motor: for example, the number of operating hours of motor 32, or a datum concerning errors that have occurred, an extreme temperature, an excessive operating voltage, etc.

Through a connection 154, electric motor 32 delivers operating data to operating data function "BDF". The latter can save the operating data

**This Page Blank (uspto)**

In this embodiment, "RGL" function 70 is, by way of example, connected to a pulse width modulation generator (PWM generator) 100. The PWM generator comprises a control voltage generator 104, a triangular generator 106, and a comparator 102, and its manner of operation is described in more detail with reference to FIG. 3. Through output 107 of PWM generator 100, a signal PWM passes to two logical AND elements 108, 110. The width of pulses 107A of signal PWM is variable.

As a simple example, FIG. 2 depicts an electronically commutated motor 32 having a single phase 128. The principle of a simple motor of this kind is explained, for example, in DE 23 46 380 C and corresponding U.S.P. 3,873,897. Motor 32 comprises a permanent-magnet rotor 130, a Hall sensor 132, and an output stage 112.

Output stage 112 has four npn transistors 114, 116, 118, 120 connected as an H-bridge, and a low-resistance resistor 124 for current measurement.

A current limiter " $I < I_{max}$ " 125 receives a voltage corresponding to the value of motor current I measured at resistor 124 and, if motor current I is too high, influences control voltage generator 104 so as to reduce said current. Current limiter 125 is also associated with "CTRL" function (motor current monitor) 71 in  $\mu C$  23.

The signal of Hall sensor 132 is delivered to an evaluation circuit 134, which contains a lowpass filter e.g. in the form of a comparator and which generates signal HALL, depicted in FIG. 4, that is delivered to "AF" function 150. The latter controls two outputs OUT1 and OUT2 which control upper transistors 114, 116 and (via AND elements 108, 110) lower transistors 118, 120.

$\mu C$  23 furthermore has a ROM 96, a RAM 97, and a timer 98 which is also referred to as TIMER0. ROM 96 is usually programmed together with the manufacture of  $\mu C$  23. It can also be arranged outside  $\mu C$  23, as can RAM 97 and timer 98, as is known to those skilled in the art.

**This Page Blank (uspto)**



# VERSION MARKED TO SHOW CHANGES MADE

## METHOD FOR NONVOLATILE STORAGE OF AT LEAST ONE OPERATING DATA VALUE OF AN ELECTRICAL MOTOR, AND ELECTRICAL MOTOR FOR SAID METHOD

### FIELD OF THE INVENTION:

The invention concerns a method for nonvolatile storage of at least one operating data value of an electric motor which comprises a microprocessor or microcontroller, hereinafter called a microprocessor, that controls its commutation, and a nonvolatile memory. It furthermore concerns a motor for carrying out such a method.

### SUMMARY OF THE INVENTION:

It is an object of the invention to make available a method of the kind cited initially, and a corresponding electric motor.

This object is achieved by [a method according to claim 1.] ←  
The result is that the microprocessor responsible for commutation is occupied with further useful operations, namely with the updating of the at least one operating variable; and that said variable needs to be transferred, only at appropriate time intervals, to the nonvolatile memory. Fractions of an hour are, for example, a suitable time interval. The transfer can thus take place relatively infrequently, and therefore does not require a great deal of calculation time. Good accuracy of the data saved in the nonvolatile memory is nevertheless obtained, since electric motors usually run uninterruptedly for a long period during which their operating data change only slightly.

A further preferred approach to achieving the object is [evident from a method according to claim 2.] ← Because the at least one operating variable is updated in the time intervals between the commutation operations, the microprocessor is optimally utilized.

Another way of achieving the stated object is [evident from the subject matter of claim 9.] ← to periodically record, in the

Further details and advantageous developments of the invention are evident from the exemplary embodiments - which are in no way to be understood as a limitation of the invention - that are described below and depicted in the drawings, and from the dependent claims. In the drawings:

equipping the microprocessor-controlled motor with a nonvolatile memory which stores operating data values and with a volatile memory, into which data is transferred upon switch-on of the motor, as an operating variable.

to perform the data transfer into the nonvolatile memory  
23 OCT. 2001 when the microprocessor has spare time, for example between commutation operations.

nonvolatile memory, a count of the number of commutations the motor has undergone, as an indication of the wear and tear.

**This Page Blank (uspto)**

# DETAILED DESCRIPTION OF A PREFERRED EMBODIMENT:

## GENERAL OVERVIEW (FIG. 1)

FIG. 1 shows an overview of an arrangement according to the present invention having an electric motor 32 that serves, for example, to drive a fan as shown in FIG. 1. Associated with electric motor 32 are a drive function "AF" 150, a temperature sensor 152, an operating data function "BDF" 89, an error function 85, an alarm function "ALARM" 86, a nonvolatile memory 74 (e.g. an EEPROM), a bus 82, a bus interface 80, and an alarm output ALARM\_OUT 88.

*Electrically Erasable Programmable Read-Only Memory*

Temperature sensor 152 serves to measure temperature T at motor 32 or in its vicinity, in order to control operations as applicable on the basis of said temperature T, for example to define a rotation speed  $n_s$ , dependent on said temperature, of motor 32; or to trigger an alarm signal if said temperature becomes too high; or to save the maximum values of said temperature.

Drive function "AF" 150 ensures that electric motor 32 runs in a desired direction and at the desired rotation speed  $n_s$ . For that purpose, drive function "AF" 150 is connected via a connection 150A to electric motor 32. The drive function can be embodied, for example, as a commutation control system of an electronically commutated motor (ECM).

Drive function 150 is connected to bus 82, which is configured bidirectionally. Bus 82 has an interface 80 to which, for example, a PC 81 can be connected. Via bus 82, drive function "AF" 150, operating data function "BDF" 89, error function 85, and alarm function "ALARM" 86 can be configured, for example, by PC 81 or by another input device. Data from these functions and from EEPROM 74 can, however, also be written onto bus 82 and transferred via it to, for example, the external PC 81 or to another motor: for example, the number of operating hours of motor 32, or a datum concerning errors that have occurred, an extreme temperature, an excessive operating voltage, etc.

Through a connection 154, electric motor 32 delivers operating data to operating data function "BDF". The latter can save the operating data

**This Page Blank (uspto)**

In this embodiment, "RGL" function 70 is, by way of example, connected to a pulse width modulation generator (PWM generator) 100. The PWM generator comprises a control voltage generator 104, a triangular generator 106, and a comparator 102, and its manner of operation is described in more detail with reference to FIG. 3. Through output 107 of PWM generator 100, a signal PWM passes to two logical AND elements 108, 110. The width of pulses 107A of signal PWM is variable.

As a simple example, FIG. 2 depicts an electronically commutated motor 32 having a single phase 128. The principle of a simple motor of this kind is explained, for example, in DE 23 46 380 *and corresponding U.S.P. 3,873,897.* Motor 32 comprises a permanent-magnet rotor 130, a Hall sensor 132, and an output stage 112.

Output stage 112 has four npn transistors 114, 116, 118, 120 connected as an H-bridge, and a low-resistance resistor 124 for current measurement.

A current limiter " $I < I_{max}$ " 125 receives a voltage corresponding to the value of motor current  $I$  measured at resistor 124 and, if motor current  $I$  is too high, influences control voltage generator 104 so as to reduce said current. Current limiter 125 is also associated with "CTRL" function (motor current monitor) 71 in  $\mu C$  23.

The signal of Hall sensor 132 is delivered to an evaluation circuit 134, which contains a lowpass filter e.g. in the form of a comparator and which generates signal HALL, depicted in FIG. 4, that is delivered to "AF" function 150. The latter controls two outputs OUT1 and OUT2 which control upper transistors 114, 116 and (via AND elements 108, 110) lower transistors 118, 120.

$\mu C$  23 furthermore has a ROM 96, a RAM 97, and a timer 98 which is also referred to as TIMER0. ROM 96 is usually programmed together with the manufacture of  $\mu C$  23. It can also be arranged outside  $\mu C$  23, as can RAM 97 and timer 98, as is known to those skilled in the art.

**This Page Blank (uspto)**

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
30. November 2000 (30.11.2000)

PCT

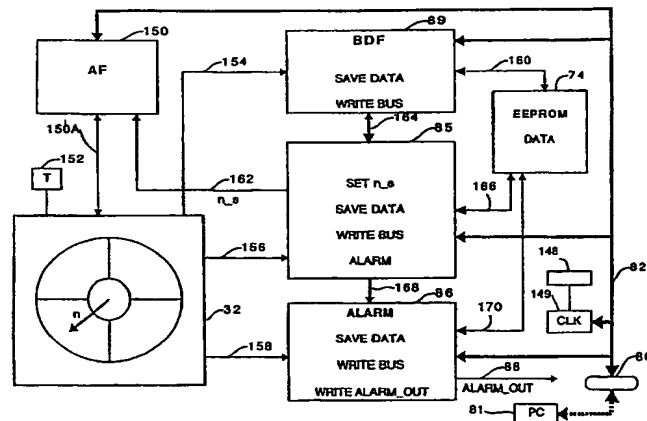
(10) Internationale Veröffentlichungsnummer  
**WO 00/72098 A1**

- (51) Internationale Patentklassifikation<sup>7</sup>: **G05B 19/042** (71) **Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): PAPST-MOTOREN GMBH & CO. KG [DE/DE];**  
Hermann-Papst-Straße 1, D-78112 St. Georgen (DE).
- (21) Internationales Aktenzeichen: **PCT/EP00/04358**
- (22) Internationales Anmeldedatum:  
16. Mai 2000 (16.05.2000) (72) **Erfinder; und**
- (25) Einreichungssprache: **Deutsch** (75) **Erfinder/Anmelder (nur für US): RAPPENECKER,**  
Hermann [DE/DE]; Krankenhausstraße 26, D-78147  
Vöhrenbach (DE). **JESKE, Frank [DE/DE];**  
Friedrich-Ebert-Straße 13, D-78112 St. Georgen  
(DE). **HORNBERGER, Jörg [DE/DE];** Nottental 1,  
D-72280 Dornstetten (DE). **KARWATH, Arno [DE/DE];**  
Großhofenstraße 10, D-78628 Rottweil (DE).
- (26) Veröffentlichungssprache: **Deutsch**
- (30) Angaben zur Priorität:  
199 23 335.7 21. Mai 1999 (21.05.1999) **DE** (74) **Anwalt: RAIBLE, Hans;** Schoderstraße 10, D-70192  
Stuttgart (DE).

[Fortsetzung auf der nächsten Seite]

(54) Title: METHOD FOR NONVOLATILE STORAGE OF AT LEAST ONE OPERATING DATA VALUE OF AN ELECTRICAL MOTOR AND ELECTRICAL MOTOR FOR SAID METHOD

(54) Bezeichnung: VERFAHREN ZUM NICHTFLÜCHTIGEN SPEICHERN MINDESTENS EINES BETRIEBSDATENWERTS EINES ELEKTROMOTORS, UND ELEKTROMOTOR ZUR DURCHFÜHRUNG EINES SOLCHEN VERFAHRENS



WO 00/72098 A1

(57) Abstract: The invention relates to a method for nonvolatile storage of an operating data value of an electrical motor (32) comprising a microprocessor or microcontroller (23) controlling the commutation thereof, in addition to a nonvolatile storage (74). According to said method, an old operating data value is transmitted from the nonvolatile storage (74) into a volatile storage (97) assigned to the microprocessor (23) when the motor (32) is turned on and stored in said storage as a variable. The variable is updated by the microprocessor in the time intervals in-between commutation processes (Fig. 13). The operating data value stored in the nonvolatile storage (74) is replaced at time intervals by the updated operating data value in line with the current value of the variable. The invention also relates to a motor for implementing said method.

(57) Zusammenfassung: Es geht um ein Verfahren zum nichtflüchtigen Speichern eines Betriebsdatenwerts eines Elektromotors (32). Dieser hat einen Mikroprozessor oder Mikrocontroller (23), der seine Kommutierung steuert, und er hat einen nichtflüchtigen Speicher (74). Bei

[Fortsetzung auf der nächsten Seite]



(81) **Bestimmungsstaaten (national):** AE, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, CA, CH, CN, CR, CU, CZ, DE, DK, DM, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, NO, NZ, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, TZ, UA, UG, US, UZ, VN, YU, ZA, ZW.

FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OAPI-Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GW, ML, MR, NE, SN, TD, TG).

**Veröffentlicht:**

— Mit internationalem Recherchenbericht.

(84) **Bestimmungsstaaten (regional):** ARIPO-Patent (GH, GM, KE, LS, MW, SD, SL, SZ, TZ, UG, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI,

Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

diesem Verfahren wird beim Einschalten des Motors (32) ein Alt-Betriebsdatenwert aus dem nichtflüchtigen Speicher (74) in einen dem Mikroprozessor (23) zugeordneten flüchtigen Speicher (97) übertragen und dort als Variable gespeichert. Die Variable wird vom Mikroprozessor in den Zeitbereichen zwischen den Kommutierungsvorgängen (Fig. 13) aktualisiert. In zeitlichen Abständen wird der im nichtflüchtigen Speicher (74) gespeicherte Betriebsdatenwert durch den aktualisierten Betriebsdatenwert entsprechend dem aktuellen Wert der Variablen ersetzt. Ein Motor zur Durchführung dieses Verfahrens wird angegeben.



**Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwerts eines Elektromotors, und Elektromotor zur Durchführung eines solchen Verfahrens.**

Die Erfindung betrifft ein Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwerts eines Elektromotors, welcher einen seine Kommutierung steuernden Mikroprozessor oder Mikrocontroller, im folgenden Mikroprozessor genannt, und einen nichtflüchtigen Speicher aufweist. Sie betrifft ferner einen Motor zur Durchführung eines solchen Verfahrens.

Es ist eine Aufgabe der Erfindung, ein Verfahren der eingangs genannten Art, und einen entsprechenden Elektromotor, bereitzustellen.

Diese Aufgabe wird gelöst durch ein Verfahren gemäß Anspruch 1. Man erreicht so, daß der für die Kommutierung zuständige Mikroprozessor mit weiteren nützlichen Vorgängen ausgefüllt wird, nämlich mit der Aktualisierung der mindestens einen Betriebsvariablen, und daß diese Variable nur in entsprechenden zeitlichen Abständen zum nichtflüchtigen Speicher übertragen werden muß. Ein geeigneter zeitlicher Abstand sind z.B. Stundenbruchteile. Die Übertragung kann also relativ selten stattfinden und erfordert deshalb nicht viel Rechenzeit. Trotzdem ergibt sich eine gute Genauigkeit der im nichtflüchtigen Speicher gespeicherten Daten, da Elektromotoren meist längere Zeit ununterbrochen laufen und sich dabei ihre Betriebsdaten nur wenig ändern.

Eine weitere bevorzugte Lösung der Aufgabe ergibt sich durch ein Verfahren gemäß Anspruch 2. Durch die Aktualisierung der mindestens einen Betriebsvariablen in den Zeitbereichen zwischen den Kommutierungsvorgängen wird der Mikroprozessor optimal ausgenutzt.

Eine andere Lösung der gestellten Aufgabe ergibt sich durch den Gegenstand des Anspruchs 9.

Weitere Einzelheiten und vorteilhafte Weiterbildungen der Erfindung ergeben sich aus den im folgenden beschriebenen und in der Zeichnung dargestellten, in keiner Weise als Einschränkung der Erfindung zu verstehenden Ausführungsbeispielen, sowie aus den Unteransprüchen. Es zeigt:

Fig. 1 eine Gesamtübersicht einer erfindungsgemäßen Anordnung mit einem Elektromotor,

- Fig. 2 ein Übersichtsschaltbild einer bevorzugten Ausführungsform mit einem elektronisch kommutierten Motor,
- Fig. 3 beispielhafte Diagramme von in dem Dreiecksgenerator 100 der Fig. 2 auftretenden Spannungen und Signalen,
- Fig. 4 ein schematisches Diagramm eines von einem Rotorstellungssensor 132 detektierten und an den  $\mu$ C 23 der Fig. 2 übergebenen Signals HALL,
- Fig. 5 ein Übersichtsdiagramm der in Fig. 1 implementierten Fehlerfunktion 85 und Alarmfunktion 86,
- Fig. 6 ein Hauptprogramm in Form eines Funktionsmanagers, wie er bevorzugt bei einem erfindungsgemäßen Motor verwendet werden kann,
- Fig. 7 eine Darstellung eines Steuerworts mit acht Bit, welche dazu dienen, in dem Funktionsmanager der Fig. 6 die Ausführung von Funktionen anzufordern, bzw. diese Anforderungen zurückzusetzen,
- Fig. 8 eine Tabelle mit Objekten, welche Parameter für den Motor 32 der Fig. 2 enthalten,
- Fig. 9 ein Steuerwort DI\_CTRL, welches von der Fehlerfunktion (Fig. 2 und 23) verwendet wird,
- Fig. 10 ein Statuswort DI\_STATE, welches von der Fehlerfunktion verwendet wird,
- Fig. 11 einen Fehlercode DI\_CODE, welcher von der Fehlerfunktion verwendet wird,
- Fig. 12 ein Reaktionswort DI\_REAC, welches von der Fehlerfunktion verwendet wird,

- Fig. 13 ein Flußdiagramm der Funktion "Hall-Interrupt" der Fig. 6,
- Fig. 14 ein Flußdiagramm der Funktion "TIMERØ-Interrupt" der Fig. 6,
- Fig. 15 ein Flußdiagramm der Funktion "Betriebsdatenfunktion" der Fig. 6,
- Fig. 16 ein Flußdiagramm der Funktion "A/D" der Fig. 6,
- Fig. 17 ein Flußdiagramm der Funktion "Fehlererkennung" der Fig. 6,
- Fig. 18 die Darstellung eines RAM-Bereichs des  $\mu$ C 23 der Fig. 2,
- Fig. 19 ein Flußdiagramm einer Funktion "CHK\_CALC" zur Berechnung eines Überprüfungswertes für die Speicherüberprüfung,
- Fig. 20 ein Flußdiagramm einer Funktion "RAM\_CHK\_SET", welche dazu dient, einen Prüfwert RAM\_CHK zu berechnen und an einer vorgegebenen Stelle eines RAM-Bereichs zu speichern,
- Fig. 21 ein Flußdiagramm der Funktion "RAM\_CHK\_TEST" der Fig. 17, welche zur Speicherüberprüfung dient,
- Fig. 22 ein Flußdiagramm einer Funktion "NEW\_DIST", welches bei einem neuen Fehler aufgerufen wird,
- Fig. 23 ein Flußdiagramm der Routine "Fehlerfunktion" der Fig. 1 und 6, und
- Fig. 24 ein Flußdiagramm der Routine "COMM" der Fig. 6.

In den nachfolgenden Flußdiagrammen bedeutet Y = Ja und N = Nein. Gleiche oder gleichwirkende Teile werden mit denselben Bezugszeichen bezeichnet und gewöhnlich nur einmal beschrieben.

#### **Gesamtübersicht (Fig. 1)**

**Fig. 1** zeigt eine Übersicht über eine erfindungsgemäße Anordnung mit

einem Elektromotor 32, der z.B. zum Antrieb eines Lüfters dient, wie in Fig. 1 angedeutet. Dem Elektromotor 32 sind eine Antriebsfunktion "AF" 150, ein Temperatursensor 152, eine Betriebsdatenfunktion "BDF" 89, eine Fehlerfunktion 85, eine Alarmfunktion "ALARM" 86, ein nichtflüchtiger Speicher 74 (z.B. ein EEPROM), ein Bus 82, ein Busanschluß 80, und eine Alarmausgabe ALARM\_OUT 88 zugeordnet.

Der Temperatursensor 152 dient dazu, die Temperatur T am Motor 32, oder in dessen Nähe, zu messen, um ggf. abhängig von dieser Temperatur T Vorgänge zu steuern, z.B. eine von dieser Temperatur abhängige Drehzahl  $n_s$  des Motors 32 festzulegen oder ein Alarmsignal auszulösen, wenn diese Temperatur zu hoch wird, oder um die Höchstwerte dieser Temperatur zu speichern.

Die Antriebsfunktion "AF" 150 sorgt dafür, daß der Elektromotor 32 in einer gewünschten Richtung und mit der gewünschten Drehzahl  $n_s$  läuft. Hierzu ist die Antriebsfunktion "AF" 150 über eine Verbindung 150A mit dem Elektromotor 32 verbunden. Die Antriebsfunktion kann z.B. als Kommutierungssteuerung eines elektronisch kommutierten Motors (ECM) 32 ausgebildet sein.

Die Antriebsfunktion 150 ist mit dem Bus 82 verbunden, der bidirektional ausgebildet ist. Der Bus 82 hat einen Anschluß (Interface) 80, an den z.B. ein PC 81 angeschlossen werden kann. Über den Bus 82 können die Antriebsfunktion "AF" 150, die Betriebsdatenfunktion "BDF" 89, die Fehlerfunktion 85 und die Alarmfunktion "ALARM" 86 konfiguriert werden, z.B. vom PC 81, oder von einem sonstigen Eingabegerät. Es können aber auch Daten von diesen Funktionen und vom EEPROM 74 auf den Bus 82 geschrieben und über diesen z.B. zum externen PC 81, oder zu einem anderen Motor, übertragen werden, z.B. die Zahl der Betriebsstunden des Motors 32, oder eine Information über aufgetretene Fehler, eine Extremtemperatur, eine zu hohe Betriebsspannung, etc.

Der Elektromotor 32 gibt über eine Verbindung 154 Betriebsdaten an die Betriebsdatenfunktion "BDF" 89. Diese kann die Betriebsdaten über eine Verbindung 160 in dem nichtflüchtigen Speicher 74 speichern ("SAVE

DATA") oder auf den Bus 82 schreiben ("WRITE BUS"), so daß diese Daten über den Busanschluß 80 vom PC 81 gelesen werden können.

Ein Fehler im Elektromotor 32 wird über die Verbindung 156 der Fehlerfunktion 85 mitgeteilt. Letztere kann beim Auftreten eines Fehlers über eine Verbindung 162, die zur Antriebsfunktion "AF" 150 führt, die Soll-drehzahl  $n_s$  verändern ("SET  $n_s$ "), über eine Verbindung 166 Daten über den Fehler und momentane Betriebsdaten, welche über eine Verbindung 164 von der Betriebsdatenfunktion "BDF" 89 erhältlich sind, in den nichtflüchtigen Speicher 74 schreiben ("SAVE\_DATA"), über den Bus 82 Daten über den Fehler und momentane Betriebsdaten ausgeben ("WRITE BUS"), oder über eine Verbindung 168 einen Alarm in der Alarmfunktion 86 auslösen ("ALARM").

Die Alarmfunktion 86 bekommt entweder ein Signal über eine Verbindung 168 von der Fehlerfunktion 85, oder über eine Verbindung 158 ein Signal direkt vom Motor 32. Die Alarmfunktion kann über eine Verbindung 170 Daten über den Alarm und momentane Betriebsdaten in den nichtflüchtigen Speicher 74 ("SAVE DATA") schreiben, und/oder sie schreibt diese Daten auf den Bus 82 ("WRITE BUS"), und/oder sie gibt ein Signal über eine Leitung ALARM\_OUT 88 aus ("WRITE ALARM\_OUT").

Der nichtflüchtige Speicher 74 kann Daten enthalten, welche von den Funktionen 89, 85, 86 gespeichert worden sind und welche von diesen auch wieder ausgelesen und z.B. bei einer Anfrage über den Bus 82 ausgegeben werden können. Weiterhin kann der nichtflüchtige Speicher 74 Konfigurationsparameter für die Funktionen 150, 89, 85, 86 enthalten.

An den Bus 82 ist eine Uhr CLK 149 angeschlossen, die über eine Batterie 148 gepuffert ist und somit ständig läuft. Für einen I<sup>2</sup>C-Bus 82 eignen sich z.B. folgende Typen: PCF8563, PCF8573 oder PCF8583. Mittels der Uhr 149 kann im EEPROM 74 die Uhrzeit gespeichert werden, bei der ein Fehler aufgetreten ist, ggf. auch das Datum.

Nachfolgend wird der Aufbau einer bevorzugten Anordnung gemäß Fig. 1 und eines bei ihr verwendeten Programms näher beschrieben.

### Übersicht Motor (Fig. 2)

**Fig. 2** zeigt eine Übersicht über ein bevorzugtes Ausführungsbeispiel eines erfindungsgemäßen elektronisch kommutierten Motors (ECM) 32. Dieser wird gesteuert mittels eines Mikrocontrollers ( $\mu$ C) 23, oder alternativ eines Mikroprozessors. Der  $\mu$ C 23 hat einen A/D-Wandler 60, eine Kennlinienfunktion 68, eine Funktion "RGL" (Reglerfunktion) 70, eine Funktion "CTRL" (Motorstromüberwachung) 71, eine Funktion "CTRL EEPROM" 72, eine Funktion "COMM" (Kommunikationsfunktion) 78, die Funktion "FEHLER" (Fehlerfunktion) 85, die Funktion "ALARM" (Alarmfunktion) 86, die Funktion "BDF" (Betriebsdatenfunktion) 89 und die Funktion "AF" (Antriebsfunktion) 150.

Ein Widerstand 52 ist zwischen einem Punkt 56 und Masse (GND) geschaltet und ein Widerstand 54 zwischen einer Betriebsspannung  $U_B$  und dem Punkt 56. Der Punkt 56 ist mit dem Eingang 57 des A/D-Wandlers 60 verbunden. Diese Anordnung dient zum Digitalisieren eines der Betriebsspannung  $U_B$  entsprechenden Wertes.

Ein NTC-Widerstand 62 (im Temperatursensor 152) ist zwischen einem Punkt 66 und Masse (GND) geschaltet und ein Widerstand 64 zwischen einer geregelten Spannung  $V_{cc}$  (z.B. + 5 V) und dem Punkt 66. Der Punkt 66 ist mit dem Eingang 67 des A/D-Wandler 60 verbunden. Diese Anordnung dient zum Digitalisieren einer mit dem NTC-Widerstand 62 erfaßten Temperatur.

Das EEPROM 74 ist über einen Bus 76 mit der Funktion "CTRL EEPROM" 72 verbunden. Anstatt des EEPROMs 74 könnte z.B. ein Flash-ROM, eine nachprogrammierbare Flex-ROM-Zelle oder ein anderer nichtflüchtiger Speicher verwendet werden. Das EEPROM 74 kann ggf. in dem  $\mu$ C 23 integriert sein.

Der Busanschluß 80 ist über den Bus 82 mit der Kommunikationsfunktion COMM 78 verbunden. Diese ist ihrerseits über eine Verbindung 84 mit der Funktion "CTRL-EEPROM" 72 verbunden, sowie mit anderen Funktionselementen des  $\mu$ C 23.

Die Funktion "ALARM" 86 kann ein Signal am Ausgang ALARM\_OUT 88

ausgeben.

Die Funktion "RGL" 70 ist bei dieser Ausführungsform beispielhaft mit einem Pulsweitenmodulationsgenerator (PWM-Generator) 100 verbunden. Der PWM-Generator weist eine Regelspannungserzeugung 104, einen Dreiecksgenerator 106 und einen Komparator 102 auf, und seine Arbeitsweise wird bei Fig. 3 näher beschrieben. Über den Ausgang 107 des PWM-Generators 100 gelangt ein Signal PWM zu zwei logischen UND-Gliedern 108, 110. Die Breite der Impulse 107A des Signals PWM ist variabel.

Als einfaches Beispiel ist in Fig. 2 ein elektronisch kommutierter Motor 32 mit einer einzigen Phase (Strang) 128 dargestellt. Das Prinzip eines solchen einfachen Motors ist z.B. in der DE 2 346 380 C erläutert. Der Motor 32 weist einen permanentmagnetischen Rotor 130, einen Hallsensor 132 und eine Endstufe 112 auf.

Die Endstufe 112 hat vier als H-Brücke geschaltete npn-Transistoren 114, 116, 118, 120, und einen niederohmigen Widerstand 124 für die Strommessung.

Eine Strombegrenzung " $I < I_{\max}$ " 125 erhält eine Spannung entsprechend dem am Widerstand 124 gemessenen Wert des Motorstroms  $I$  und beeinflusst bei zu hohem Motorstrom  $I$  die Regelspannungserzeugung 104, um diesen Strom zu reduzieren. Weiterhin ist die Strombegrenzung 125 mit der Funktion "CTRL" (Motorstromüberwachung) 71 im  $\mu$ C 23 verbunden.

Das Signal des Hallsensors 132 wird einer Auswerteschaltung 134 zugeführt, welche ein Tiefpaßfilter enthält, z.B. in Form eines Komparators, und welche das in Fig. 4 dargestellte Signal HALL erzeugt, das der Funktion "AF" 150 zugeführt wird. Letztere steuert zwei Ausgänge OUT1, OUT2, welche die oberen Transistoren 114, 116 bzw. - über die UND-Glieder 108, 110 - die unteren Transistoren 118, 120 steuern.

Der  $\mu$ C 23 hat ferner ein ROM 96, ein RAM 97, und einen Timer 98, der auch als TIMERØ bezeichnet wird. Das ROM 96 wird gewöhnlich zusammen mit der Herstellung des  $\mu$ C 23 programmiert. Es kann auch außerhalb des  $\mu$ C 23 angeordnet sein, ebenso das RAM 97 und der Timer 98, wie das dem

Fachmann bekannt ist.

### **Arbeitsweise**

Die Bestromung der Phase 128 geschieht durch die Transistorendstufe 112. Die Ausgänge OUT1, OUT2 steuern die als H-Brücke 112 geschalteten Transistoren 114, 116, 118, 120. Ist OUT1 auf HIGH und OUT2 auf LOW, so sind die Transistoren 114 und 118 leitend, und ein Strom fließt von der Betriebsspannung  $+U_B$  über den Transistor 114, die Statorwicklung 128, den Transistor 118 und den Widerstand 124 nach Masse GND. Es wird bei dieser Betrachtung davon ausgegangen, daß das Signal PWM (Leitung 107) ständig auf HIGH ist, da ansonsten die UND-Glieder 108, 110 und damit die Transistoren 118, 120 sperren.

Ist OUT1 auf LOW und OUT2 auf HIGH, so fließt ein Strom von  $U_B$  über den Transistor 116, in umgekehrter Richtung durch die Statorwicklung 128, über den Transistor 120 und den Widerstand 124 nach Masse GND.

Der von der Statorwicklung 128 erzeugte alternierende magnetische Fluß bewirkt ein Drehmoment auf den permanentmagnetischen Rotor 130 und treibt diesen an. Der Rotor 130 ist in diesem Ausführungsbeispiel vierpolig dargestellt.

Die Stellung des Rotors 130 wird über den Hallsensor 132 erfaßt. Sein Signal wird in der Schaltung 134 durch einen Tiefpaß gefiltert und zu einem rechteckförmigen digitalen Signal HALL (Fig. 4) verarbeitet, welches der Funktion "AF" 150 zugeführt wird.

Die Funktion "AF" 150 steuert, ausgehend von dem Signal HALL, die Ausgänge OUT1, OUT2. Die Kommutierung des Motors 32 erfolgt bei diesem Beispiel elektronisch und wird nachfolgend bei Fig. 13 erläutert. Die Funktion "AF" 150 sorgt über die richtige Kommutierung hinaus für einen sicheren Betrieb des Motors 32, z.B. bei einer Überlastung der Transistorendstufe 112. Eine Ausführung der Kommutierung ist auch in der Weise möglich, daß mit steigender Drehzahl die Transistoren 114 bis 120 früher kommutiert werden, etwa analog der Frühzündung bei einem Benzinmotor.



Selbstverständlich eignet sich die Erfindung in gleicher Weise für jede Art von Motor, z.B. für dreiphasige ECMs und andere. Es handelt sich also nur um ein einfaches Ausführungsbeispiel, um das Verständnis der Erfindung zu erleichtern.

Eine Drehzahlregelung wird bei diesem Ausführungsbeispiel durch eine Regelung des Tastverhältnisses PWM\_TV des Signals PWM am Ausgang 107 des Reglers 100 erreicht, d.h. dadurch, daß die Impulse 107A länger oder kürzer gemacht werden. Zur Definition des Tastverhältnisses PWM\_TV siehe Fig. 3C. Je größer dieses Tastverhältnis ist, desto länger werden die Impulse 107A, und desto länger wird der Ausgang des momentan durch OUT1 oder OUT2 angesteuerten UND-Glieds 108 oder 110 auf HIGH geschaltet. Die Statorwicklung 128 wird folglich länger bestromt, und der Motor 32 stärker angetrieben. Ist z.B. OUT1 auf HIGH und OUT2 auf LOW, so ist der obere Transistor 114 leitend geschaltet, und der untere Transistor 118 wird entsprechend dem Signal PWM über das UND-Glied 108 ein- und ausgeschaltet.

Die Funktion "RGL" 70 regelt in diesem Ausführungsbeispiel über den PWM-Generator 100 die Drehzahl  $n$  des Motors 32. Der Funktion "RGL" 70 stehen hierzu die Drehzahl  $n$  des Rotors 130, welche über das Signal HALL berechnet wird (siehe Beschreibung zu Fig. 4), und die Solldrehzahl  $n_s$ , welche in diesem Ausführungsbeispiel durch die Kennlinienfunktion 68 bestimmt wird, zur Verfügung. Die Drehzahlen  $n$  und  $n_s$  können hierbei z.B. in Form von Hallzeiten  $t_H$  (Fig. 4), z.B. in der Einheit  $[\mu s]$  oder  $[s]$ , oder als Drehzahl, z.B. in der Einheit  $[U/min]$ , vorliegen.

Die Kennlinienfunktion 68 ordnet bei diesem Beispiel jeder Temperatur  $T$  (erfaßt vom Sensor 152 der Fig. 1) eine Solldrehzahl  $n_s(T)$  zu. Die Temperatur  $T$  wird mittels des NTC-Widerstands 62 erfaßt, welcher zusammen mit dem Widerstand 64 einen Spannungsteiler zwischen  $V_{cc}$  und Masse bildet, vgl. Fig. 2. Das Potential am Punkt 66, welches ein Maß für die Temperatur des Widerstands 62 darstellt, wird durch den A/D-Wandler 60, welcher sich im  $\mu C$  23 befindet, digitalisiert und der Kennlinienfunktion 68 zugeführt.

Die Kennlinienfunktion 68 bestimmt aus der Temperatur T die Solldrehzahl  $n_s$  des Motors 32. Hierzu wird z.B. über eine Funktion "CTRL EEPROM" 72 der zu der Temperatur T zugehörige Wert  $n_s(T)$  aus einer Temperatur-Solldrehzahl-Tabelle im EEPROM 74 geladen.

Die Funktion "COMM" verwaltet den Busanschluß 80, über den Daten von außerhalb in den  $\mu C$  23 übermittelt werden können, und über den umgekehrt Daten aus dem  $\mu C$  23 nach außen übermittelt werden können. Es können z.B. Daten, welche über den Busanschluß 80 mit Hilfe der Funktion "COMM" 78 in den  $\mu C$  23 gelangen, über die Verbindung 84 und mit Hilfe der Funktion "CTRL EEPROM" 72 in das EEPROM 74 geschrieben werden.

### **PWM-Generator (Fig. 3)**

**Fig. 3A** zeigt ein Dreieckssignal  $u_{106}$  des Dreiecksgenerators 106 und einen Stellwert  $u_{104}$ , welcher von der Regelspannungserzeugung 104 erzeugt wird.

**Fig. 3B** zeigt die aus Fig. 3A resultierenden Impulse 107A, und **Fig. 3C** die Berechnung des Tastverhältnisses PWM\_TV der Impulse 107A.

Das Dreieckssignal  $u_{106}$  aus dem Dreiecksgenerator 106 ist idealisiert dargestellt. In Wirklichkeit hat es keine perfekte Dreiecksform, was jedoch an der Funktionsweise des PWM-Generators 100 aus Fig. 2 nichts ändert. Das Dreieckssignal  $u_{106}$  hat einen Offset 139 von der Spannung 0 V. Der Stellwert  $u_{104}$  bewirkt also erst ein Tastverhältnis PWM\_TV > 0, wenn er größer ist als der Offset 139.

Das Tastverhältnis PWM\_TV des Signals PWM ist das Verhältnis der Dauer  $t_{ON}$ , die das Signals PWM während einer Periode des Dreieckssignals  $u_{106}$  auf HIGH ist, zu einer ganzen Periode T des Dreieckssignals  $u_{106}$ , vgl. Fig. 3B. Es gilt

$$PWM\_TV = t_{ON} / T \quad \dots (1)$$

Das Tastverhältnis PWM\_TV kann zwischen 0 und 100 % liegen. Ist die Motordrehzahl z.B. zu hoch, so wird der Stellwert  $u_{104}$  erniedrigt und damit das Tastverhältnis PWM\_TV verkleinert, wie in Fig. 3A dargestellt. Das Ganze wird als Pulsweitenmodulation (PWM) bezeichnet.

Selbstverständlich kann ein erfindungsgemäßer Motor 32 auch ohne Pulsweitenmodulation betrieben werden, z.B. ohne Regelung, oder mit einer anderen Art von Regelung. Diese dient nur als Beispiel, um das Verständnis zu erleichtern.

#### **Das Signal HALL (Fig. 4)**

Fig. 4 zeigt das Signal HALL, welches der von dem Hallsensor 132 (Fig. 1) erfaßten Stellung des Rotors 130 entspricht und dem  $\mu C$  23 über die Schaltung 134 (Fig. 2) zugeführt wird.

Der Rotor 130 kann als Beispiel eine Drehzahl von  $n = 6000$  U/min haben, entsprechend 100 U/sec. Eine mechanische Umdrehung des Rotors 130 dauert dann 10 ms. Der Rotor 130 ist in diesem Ausführungsbeispiel vierpolig dargestellt, so daß in einer mechanischen Umdrehung ( $360^\circ$  mech.) vier Hallwechsel stattfinden, zwei von HIGH nach LOW und zwei von LOW nach HIGH. Eine elektrische Umdrehung ( $360^\circ$  el.) ist dagegen schon nach zwei Hallwechseln durchgeführt. Bei einem vierpoligen Motor finden also bei einer mechanischen Umdrehung zwei elektrische Umdrehungen statt.

Die Drehzahl  $n$  wird aus der Hallzeit  $t_H$  (Fig. 4) zwischen zwei Hallwechseln berechnet. Es gilt

$$t_H = T/P \quad \dots(2)$$

$$\text{Es gilt ferner } T = (60 \text{ Sekunden})/n \quad \dots(3)$$

Aus (2) und (3) folgt

$$t_H = ((60 \text{ Sekunden})/n)/P \quad \dots(4)$$

Hierbei ist

$T$  = zeitliche Dauer einer mechanischen Umdrehung des Rotors 130, in Sekunden

$P$  = Polzahl des Rotors (hier  $P = 4$ )

$n$  = Drehzahl in U/min.

Bei  $n = 6000$  U/min und  $P = 4$  erhält man aus (4)

$$t_H = 60 \text{ s} / 6000 / 4 = 2,5 \text{ ms.}$$

Bei einer Drehzahl von 6000 U/min beträgt also der zeitliche Abstand  $t_H$  zwischen zwei Wechseln des Signals HALL 2,5 ms, wie in Fig. 4 beispielhaft dargestellt.

### **Übersicht über Fehler- und Alarmfunktion (Fig. 5)**

**Fig. 5** zeigt eine Übersicht über das Zusammenarbeiten der Fehlerfunktion 85 und der Funktion "ALARM" 86 aus programmtechnischer Sicht für einen Motor 32 gemäß Fig. 1.

In der obersten Reihe sind die Funktionen "Sensorabrißkontrolle" 91, "Busfehlerkontrolle" 92, "Temperaturkontrolle" 94 und "Drehzahlkontrolle" 95 dargestellt. 93 steht für beliebige weitere Kontrollen, welche nicht dargestellt sind.

Die Kontrollen befinden sich, programmtechnisch gesehen, an dem Ort, an dem die jeweilige Messung stattfindet. So wird z.B. bei der Abfrage des A/D-Wandlers 60 anhand des Werts in der "Sensorabrißkontrolle" 91 geprüft, ob ein "Sensorabriß" des NTC-Widerstands 62 (Fig. 1) vorliegt, vgl. nachfolgend Fig. 16, S226. Dies bedeutet, daß in Fig. 2 die Verbindung zum NTC-Widerstand 62 an der Stelle 62a und/oder 62b unterbrochen ist, d.h. die Leitung ist abgerissen. In diesem Fall meldet die "Sensorabrißkontrolle" 91 einen Fehler, d.h. sie erzeugt ein Fehlersignal. Dieses wird anschließend von der "Fehlerfunktion" 85 (Fig. 23) bemerkt, und diese entscheidet dann, was weiter geschehen soll. So kann sie z.B. die Solldrehzahl  $n_s$  auf einen maximalen Wert setzen und einen Alarm bei der Alarmfunktion 86 anfordern. Dies wird nachfolgend bei Fig. 23 ausführlich beschrieben und geschieht abhängig von Parametern, die im EEPROM 74 gespeichert sind und die verändert werden können.

Die "Temperaturkontrolle" 94 und die "Drehzahlkontrolle" 95 nehmen eine Sonderstellung ein. Temperatur und Drehzahl sind für die Funktionalität eines Lüfters so wichtig, daß die Überschreitung einer vorgegebenen Temperatur bzw. eine zu große Abweichung der Drehzahl direkt an die "Alarmfunktion" 86 weitergegeben werden.

Andere Fehler, wie z.B. ein Sensorabriß des NTC-Widerstands 62, schließen dagegen ein zufriedenstellendes Arbeiten des Lüfters nicht aus und können

deshalb über die Fehlerfunktion 85 (Fig. 23) verarbeitet werden. Die Fehlerfunktion 85 kann nach den Wünschen des Kunden parametrisiert werden, wie nachfolgend beschrieben wird.

### **Funktionsmanager (Fig. 6 und 7)**

**Fig. 6** zeigt ein Flußdiagramm mit einer möglichen Ausführungsform des in dem  $\mu\text{C}$  23 ablaufenden Hauptprogramms in Form eines sogenannten Funktionsmanagers 601.

Das Hauptprogramm hat die Aufgaben, auf Ereignisse zu reagieren, z.B. auf eine Änderung des Signals HALL, ferner jeder Funktion bei Bedarf Ressourcen, insbesondere Rechenzeit, zur Verfügung zu stellen, und bei der Vergabe der Ressourcen Prioritäten zu beachten.

Nach dem Einschalten des Motors 32 wird in dem  $\mu\text{C}$  23 ein interner Reset ausgelöst, und in S600 erfolgt dabei die Initialisierung des  $\mu\text{C}$  23. Dabei werden Daten aus dem EEPROM 74 in das RAM 97 des  $\mu\text{C}$  23 geladen, damit sie für den Programmablauf schnell verfügbar sind. Auch erfolgt ein Speichertest, wie nachfolgend beschrieben.

Nach der Initialisierung erfolgt ein Sprung in den Funktionsmanager 601, welcher in S602 beginnt. Als erstes werden die Funktionen abgearbeitet, die zeitkritisch sind und bei jedem Durchlauf abgearbeitet werden müssen. Hierzu zählen die Funktionen "COMM" in S604 (vgl. Fig. 24), "A/D" in S606 (vgl. Fig. 16), "I\_max" in S608 und "RGL" in S610.

In der Funktion "COMM" (S604) wird die Kommunikation über den Bus 82 (Fig. 1) überwacht. Bei einer Baudrate von z.B. 2 k muß der Bus 82 alle 250  $\mu\text{s}$  überprüft werden.

In S606 wird der A/D-Wandler 60 (Fig. 2) abgefragt. Dieser digitalisiert die Potentiale an den Eingängen 57, 67. Es können weitere A/D-Wandler für die Digitalisierung weiterer Potentiale vorhanden sein.

In S608 wird eine ggf. vorhandene Motorstrombegrenzungsroutine "I\_max" ausgeführt.

Die Funktion "RGL" zur Regelung der Drehzahl  $n$  wird in S610 aufgerufen.

**Fig. 7** zeigt ein beispielhaftes Funktionsregister 605, in dem für jede der Funktionen in S622, S626, S630, S634 und S638 (Fig. 6) ein Bit reserviert ist.

In diesem Beispiel ist das Funktionsregister 605 ein Byte groß, und es sind, von dem niederwertigsten Bit (LSB) beginnend, die folgenden Anforderungsbits für die unten erklärten anforderbaren Funktionen definiert

- FCT\_KL                    für die Kennlinienfunktion,
- FCT\_n                    für die Drehzahlberechnungsfunktion,
- FCT\_AL\_n                für die Alarm-Drehzahl-Kontrolle,
- FCT\_DIST                für die Fehlererkennung
- FCT\_BDF                für die Betriebsdatenfunktion.

Die restlichen Bits sind für zusätzliche anforderbare Funktionen reserviert, die bei Bedarf in den Funktionsmanager eingefügt werden können.

Soll in Fig. 6 und 7 eine bestimmte anforderbare Funktion durch eine andere Funktion oder durch eine Interruptroutine angefordert werden, so wird das Bit der anzufordernden Funktion im Funktionsregister 605 auf 1 gesetzt, z.B.  $FCT\_AL\_n := 1$ . Wenn dann der Funktionsmanager 601 (Fig. 6) bei einem auf diese Anforderung folgenden Durchlauf keine andere anforderbare Funktion mit höherer Priorität findet, so wird die genannte Funktion in S630 aufgerufen, also die Alarm-Drehzahl-Kontrolle.

Ist eine angeforderte Funktion abgearbeitet, so setzt sie ihr Bit in dem Funktionsregister 605 (Fig. 7) wieder auf 0, z.B.  $FCT\_AL\_n := 0$  am Ende von S630.

Nachdem die anforderbare Funktion ausgeführt wurde, wird wieder nach S602 an den Anfang "FCT\_MAN" des Funktionsmanagers 601 gesprungen.

In Fig. 6 wird nach S610 in einer vorbestimmten Reihenfolge, von der wichtigsten anforderbaren Funktion ausgehend, geprüft, ob deren Anforderungsbit gesetzt ist. Ist dies der Fall, so wird die angeforderte Funktion

**15**

ausgeführt. Je höher eine solche Funktion in dem Funktionsmanager 601 steht, desto höher ist ihre Priorität.

In S620 wird überprüft, ob das Anforderungsbit **FCT\_KL** gesetzt ist. Ist es gesetzt, so wird die Kennlinienfunktion in S622 aufgerufen.

Ist in S624 **FCT\_n** gesetzt, so wird die Drehzahlberechnungsfunktion in S626 aufgerufen.

Ist in S628 **FCT\_AL\_n** gesetzt, so wird die Alarm-Drehzahl-Kontrolle in S630 aufgerufen.

Ist in S632 **FCT\_DIST** gesetzt, so wird die Fehlererkennung in S634 aufgerufen, die bei Fig. 17 beschrieben wird.

Ist in S636 **FCT\_BDF** gesetzt, so wird die Betriebsdatenfunktion in S638 aufgerufen, die bei Fig. 15 beschrieben wird.

War keines der Anforderungsbits des Funktionsregisters 605 gesetzt, so wird eine Fehlerfunktion in S640 und eine Alarmfunktion in S642 ausgeführt und nach S602 zurückgesprungen. Zur Fehlerfunktion S640 vgl. Fig. 23. Man kann sie auch als Fehlerüberwachungsroutine bezeichnen, weil sie überwacht, ob eine der anderen Routinen einen Fehler gemeldet hat, und dann eine Reaktion auf diesen Fehler bewirkt.

Fig. 6 zeigt auch symbolisch einen Hall-Interrupt 611 (Fig. 13), der die höchste Priorität L1 (Level 1) hat. Er unterbricht alle Prozesse des Funktionsmanagers 601, wie durch den Pfeil 613 symbolisiert, um eine präzise Kommutierung des Motors 32 zu erhalten. Ein Hall-Interrupt 611 wird jedes Mal erzeugt, wenn sich in Fig. 4 das Signal HALL ändert, und er bewirkt eine Erhöhung des Kommutierungszählers CNT\_COM, wie bei Fig. 13 beschrieben. Außerdem wird die Kommutierung des Motors 32, also die Erzeugung der Signale OUT1 und OUT2, direkt oder indirekt von den Hall-Interrupts 611 gesteuert, um einen ruhigen Lauf des Motors zu erhalten, vgl. ebenfalls Fig. 13.

Unter dem Hall-Interrupt 611 ist bei 615 ein TIMERØ-Interrupt des Timers

TIMERØ 98 (Fig. 2) dargestellt. Dieser hat eine niedrigere Priorität L2 und unterbricht alle Prozesse unter ihm, wie durch den Pfeil 617 angedeutet. Er wird bei Fig. 14 beschrieben.

Wenn der Hall-Interrupt 611 und der TIMERØ-Interrupt 615 gleichzeitig angefordert würden, würden sie nach der Reihenfolge ihrer Priorität abgearbeitet.

Die nachfolgenden Funktionen haben eine immer niedrigere Priorität, von L3 für die Funktion "COMM" in S604 bis L13 für die Alarmfunktion in S642.

Auf diese Weise gelingt es, die verschiedenen "Bedürfnisse" des Motors 32 in eine vorgegebene Hierarchie einzuordnen und die Ressourcen des  $\mu$ C 23 optimal für den Betrieb des Motors 32 zu nutzen. Die Fehlerfunktion S640 und die Alarmfunktion S642 werden also nur ausgeführt, wenn der  $\mu$ C 23 gerade freie Rechenzeit hat.

### **Objekttabelle (Fig. 8)**

Fig. 8 zeigt eine Tabelle 111 mit Objekten, welche Konfigurationsparameter für den Motor 32 enthalten. Die einzelnen Objekte weisen einen Index, einen Speichertyp (Memorytype), Zugriffsrechte (Access) und einen Namen auf.

Die Objekttabelle 111 wird in einem nichtflüchtigen Speicher, in diesem Ausführungsbeispiel im EEPROM 74 (Fig. 1), gespeichert. Nach jedem Reset des  $\mu$ C 23 wird bei der Initialisierung in S600 (Fig. 6) die Objekttabelle 111 aus dem EEPROM 74 durch die Funktion "CTRL EEPROM" 72 in das RAM 97 des  $\mu$ C 23 übertragen und steht daraufhin dem in dem  $\mu$ C 23 ablaufenden Programm (Fig. 6) zur Verfügung.

Der Index ist in der Tabelle 111 hexadezimal angegeben, wobei ein 0x vor einer Zahl für hexadezimal steht. Der Speichertyp ist entweder unsigned8, also ein Byte ohne Vorzeichenbit, unsigned16, also zwei Byte ohne Vorzeichenbit, oder unsigned 24, also drei Byte ohne Vorzeichenbit. Die Zugriffsrechte sind R (Read)/W (Write) (R=Lesen und W=Schreiben). Die Objekte können ausgelesen und verändert werden. Der Name des Objekts dient zum leichteren Gebrauch. Es bedeuten



<b>DIST_CTRL</b>	Steuerwort für die Fehlerfunktion
<b>DIST_STATE</b>	Statuswort für die Fehlerfunktion
<b>DIST_CODE</b>	Fehlercode für die Fehlerfunktion
<b>DIST_REAC</b>	Reaktionswort für die Fehlerfunktion
<b>n_DIST</b>	Fehlerdrehzahl
<b>t_COMM_TO</b>	Maximale Time-Out-Zeit für die Kommunikationsfunktion
<b>OD_TMAX</b>	Temperatur für die Betriebsdatenfunktion
<b>OD_UBMAX</b>	Betriebsspannung für die Betriebsdatenfunktion
<b>OD_OHO</b>	Betriebsstunden (operating hours, z.B. in der Einheit 10 min) für die Betriebsdatenfunktion
<b>OD_COMMUT</b>	Gesamtzahl der Kommutierungen (z.B. in der Einheit 10000) für die Betriebsdatenfunktion.

Durch die offene Struktur der Objekttabelle 111 ist es möglich, in einfacher Weise neue Objekte über ein standardisiertes Verfahren hinzuzufügen und die Tabelle beliebig zu erweitern. Eine Änderung der Objekttabelle 111 und damit der Konfiguration erfolgt bevorzugt über den Bus 82, die Funktion "COMM" 78 (Fig. 2) und die Funktion "CTRL EEPROM" 72. Die Konfiguration kann vor der Auslieferung nach den Wünschen des Kunden geschehen, oder der Kunde erhält die Möglichkeit, selbst Änderungen vorzunehmen.

### **Erläuterung der Objekte in der Objekttabelle 111**

**DIST\_CTRL** ist das Steuerwort für die Fehlerüberwachungsroutine 85, die in Fig. 6 und 23 mit S640 bezeichnet ist. Sein Aufbau ergibt sich aus Fig. 9 und der zugehörigen Beschreibung. Je nach Inhalt bewirkt dieses Wort, daß ein Fehler entweder im EEPROM 74 gespeichert wird, oder daß er nicht gespeichert wird. - Wenn **DIST\_CTRL** in das RAM 97 geladen ist, wird es als **DI\_CTRL** bezeichnet.

**DIST\_STATE** ist ein Statuswort für die Fehlerfunktion. Wenn **DIST\_STATE** in das RAM 97 geladen ist, wird es als **DI\_STATE** bezeichnet. Der Aufbau von **DI\_STATE** ergibt sich aus Fig. 10 und der zugehörigen Beschreibung. Es gibt in seinem Bit 7 an, ob ein Fehler vorliegt, und seine Bits 0 bis 2 definieren grob die Art des aufgetretenen Fehlers, z.B. Fehler bei der Kommutierung, oder Fehler im Sensor 152.

**DIST\_CODE** enthält Fehlercodes für die Fehlerfunktion 85, welche den Fehler genauer spezifizieren. Wenn **DIST\_CODE** in das RAM 97 geladen ist, wird es als **DI\_CODE** bezeichnet. Sein Aufbau ergibt sich aus Fig. 11 und der zugehörigen Beschreibung. Z.B. können für die Fehlerklasse **DS\_COMM** des Statusworts **DI-STATE** vier separate Fehlercodes betreffend die Art des Übertragungsfehlers vorliegen.

**DIST\_REAC** ist ein Reaktionswort für die Fehlerfunktion 85 und gibt an, wie der Motor auf einen Fehler reagieren soll, z.B. mit Stehenbleiben, oder Bremsen, oder maximaler Drehzahl. Wenn **DIST\_REAC** in das RAM 97 geladen ist, wird es als **DI\_REAC** bezeichnet. Sein Aufbau ergibt sich aus Fig. 12 und der zugehörigen Beschreibung. Seine Auswertung ergibt sich aus Fig. 23.

**n\_DIST** ist die Fehlerdrehzahl. Dies ist eine feste Drehzahl, mit der der Motor 32 bei einem Fehler laufen soll, vgl. Fig. 23, S378 und S380.

**t\_COMM\_TO** ist die maximale Time-Out-Zeit für die Kommunikationsfunktion. Sie bestimmt die Übertragungsrate auf dem Bus 82.

**OD\_TMAX** ist der obere Extremwert der Temperatur **T**, die vom Sensor 152 gemessen wird. Dieser Wert funktioniert genauso wie ein "Maximumthermometer", aber digital. Alle 10 Minuten wird geprüft, ob die aktuelle Temperatur höher ist als der gespeicherte Wert **OD\_TMAX**, und wenn dies der Fall ist, wird der neue, höhere Wert als **OD\_TMAX** im EEPROM 74 gespeichert. Dies kann zur Analyse von Fehlern wichtig sein.

**OD\_UBMAX** ist der obere Extremwert der Betriebsspannung **UB** des Motors 32. Alle 10 Minuten wird geprüft, ob die aktuelle Betriebsspannung **UB** höher ist als der gespeicherte Wert **OD\_UBMAX**, und wenn dies der Fall ist, wird der neue, höhere Wert als **OD\_UBMAX** im EEPROM 74 gespeichert. Dies kann zur Analyse von Fehlern wichtig sein.

**OD\_OHO** ist die Gesamtzahl der Betriebsstunden des Motors 32, gemessen in Einheiten von 10 Minuten. **OD\_OHO** = 6.000 bedeutet also 1.000

**Betriebsstunden.**

Beim Einschalten wird OD\_OHO in das RAM 97 geladen und dort durch die Routine gemäß Fig. 14 fortlaufend aktualisiert. Immer nach 10 Minuten wird der aktualisierte Wert in das EEPROM 74 geschrieben, zusammen mit anderen Werten, wie bei Fig. 15 erläutert.

**OD\_COMMUT** ist die Gesamtzahl der Hall-Interrupts 611 (Fig. 4). Da jeder Hall-Interrupt eine Kommutierung bewirkt, vgl. Fig. 13, ist dies ein Maß für die Gesamtzahl der Umdrehungen des Rotors 130.

Die Zahl der Kommutierungen wird in Einheiten von 10.000 gespeichert, so daß ein Wert 200.000 anzeigt, daß 2 Milliarden Kommutierungen stattgefunden haben. Bei einem vierpoligen Rotor 130 entspricht das 500 Millionen Umdrehungen, und bei konstanten 3000 U/min entspräche dies einer Betriebsdauer von etwa 2.800 Stunden. Diese Zahl gibt Aufschlüsse über die voraussichtliche restliche Lebensdauer der Lager des Motors 32.

Beim Einschalten wird OD\_COMMUT in das RAM 97 geladen und dort durch die Routine gemäß Fig. 13 fortlaufend aktualisiert. Immer nach 10 Minuten wird der aktualisierte Wert in das EEPROM 74 geschrieben, zusammen mit anderen Werten, wie bei Fig. 15 erläutert.

Die aktuellen Werte (im RAM 97) von OD\_TMAX, OD\_UBMAX, OD\_OHO und OD\_COMMUT werden beim Auftreten eines Fehlers in einem FIFO des EEPROMS 74 gespeichert, vgl. Fig. 22, S346, push\_OD\_DATA.

Die Objekttablette 111 (Fig. 8) enthält also eine Art Lebenslauf des Motors 32, und durch Veränderung der ersten vier Objekte kann festgelegt werden, ob und wie der Motor 32 bei einem Fehler reagiert, ob und was gespeichert werden soll, wohin ein Alarm ausgegeben wird, etc., d.h. es können entsprechende Parameter festgelegt und in den Motor eingegeben werden.

#### **Steuer- und Statuswörter**

**Fig. 9** zeigt ein Steuerwort **DI\_CTRL**, welches den gleichen Aufbau hat wie das Objekt **DIST\_CTRL** aus der Objekttablette 111 (Fig. 8) und welches zum Datenaustausch zwischen dem Betriebssystem (Fig. 6) und den einzelnen

Fehlerfunktionen dient. Es befindet sich im RAM 97. Letzteres wird nach einem Reset des  $\mu$ C 23 in "INIT" S600 beim Start des Hauptprogramms mit dem Wert von DIST\_CTRL (Fig. 8) geladen. Die Bits von DI\_CTRL sind mit 0 bis 7 durchnummeriert.

Bit 0 hat den Namen DC\_LATCH. Ist DC\_LATCH = NO\_LATCH, also LOW (0), so wird ein Fehler nicht gespeichert, und beim Verschwinden des Fehlers wird der Fehlerzustand zurückgesetzt. Ist dagegen DC\_LATCH = LATCH, also HIGH (1), so wird ein Fehlerzustand erst gelöscht, wenn hierzu eine Aufforderung über den Bus 82 kommt.

Die Bits 1 bis 6 werden hier nicht benutzt (RES) und sind für zukünftige Anwendungen und Erweiterungen reserviert.

Das Bit 7 hat den Namen DC\_CLEAR und wird für das Löschen eines Fehlerzustands verwendet. Hierzu muß der Wert von DC\_CLEAR, der im Grundzustand 0 ist, auf 1 und daraufhin wieder auf 0 gesetzt werden, wie in Fig. 9 angegeben.

**Fig. 10** zeigt ein Statuswort **DI\_STATE**, welches dem Objekt **DIST\_STATE** (Fig. 8) entspricht, und wie **DI\_CTRL** in "INIT" S600 initialisiert wird.

Die Bits 0-2 haben den Namen DS\_CLASS, und DS\_CLASS kann die (dezimalen) Werte 0 bis 7 annehmen. DS\_CLASS beinhaltet die Fehlerklasse. Dabei bedeuten die Fehlerklassen

- DS\_ $\mu$ C (0) ein Fehler des  $\mu$ C 23
- DS\_COMM (1) ein Fehler in der Kommunikation
- DS\_SENS (2) ein Fehler des oder der Sensoren, z.B. des NTC-Widerstands 62
- DS\_HW (3) ein Fehler in der übrigen Hardware

Die übrigen Werte 4-7 von DS\_CLASS werden in diesem Ausführungsbeispiel nicht benutzt (RES).

Die Bits 3-6 werden nicht benutzt (RES).

Das Bit 7 hat den Namen DS\_ACTIVE. Ist DS\_ACTIVE = NO\_DIST (0), so liegt kein Fehler vor, und der Inhalt von DS\_CLASS hat keine Bedeutung. Bei

DS\_ACTIVE = DIST (1) liegt ein Fehler vor, und in DS\_CLASS steht die Fehlerklasse.

**Fig. 11** zeigt einen Fehlercode **DI\_CODE**, welcher den Fehler genauer spezifiziert. Nach jedem Reset des  $\mu$ C 23 wird in S600 (Fig. 6) der Wert des Objekts DIST\_CODE (Fig. 8) nach DI\_CODE geschrieben. DI\_CODE ist 16 Bit groß, und es können damit die Werte 0 bis 65535 dargestellt werden. Für die einzelnen Fehlerklassen (Fig. 10) sind jeweils 1000 Werte vorgesehen.

Die Werte (VAL) 0-999 sind für die Klasse DS\_ $\mu$ C reserviert, also für Fehler des  $\mu$ C 23. Die Fehlercodes bedeuten

- DN\_WDT Fehler eines Watchdogtimers
- DN\_CHKS\_ROM Checksummenfehler im ROM 96
- DN\_CHKS\_RAM Checksummenfehler im statischen Teil 142 des RAM 97
- DN\_CHKS\_EEPROM Checksummenfehler im EEPROM 74
- DN\_TEST\_RAM Fehler beim internen RAM-Test des  $\mu$ C 23

Die Werte 1000-1999 sind für die Klasse DS\_COMM reserviert. Die Fehlercodes bedeuten

- DN\_TIMEOUT\_TRANSFER Time-Out-Fehler während einer Übertragung
- DN\_TIMEOUT\_BUS Time-Out-Fehler beim Zugriff auf den Bus 82
- DN\_PROT\_ERR Ungültiges Übertragungsprotokoll (z.B. 9 Datenbits)
- DN\_INVALID\_DATA Ungültige Daten

Die Werte 2000-2999 sind für die Klasse DS\_SENSOR reserviert. Die Fehlercodes bedeuten

- DN\_SENSOR\_INTERRUPT Sensorabriß (Abriß an den Stellen 62a oder 62b der Fig. 2)
- DN\_SENSOR\_SHORT Sensorkurzschluß (zwischen den Stellen 62a, 62b)

Die Werte 3000-3999 sind für die Klasse DS\_HW reserviert (HW=Hardware). Die Fehlercodes bedeuten

- DN\_DRIVER\_FAULT Fehler in der Endstufe 112 (Fig. 2)

Die übrigen Werte sind hier nicht definiert (RES).

**Fig. 12** zeigt ein Reaktionswort **DI\_REAC**, das angibt, welche Reaktion bei einem Fehler erfolgen soll. **DI\_REAC** entspricht dem Objekt **DIST\_REAC** aus **Fig. 8**, und es wird wie **DI\_CTRL** nach einem Reset des  $\mu\text{C}$  23 in **S600** (**Fig. 6**) mit dem Wert des Objekts **DIST\_REAC** aus der Objekttabelle 111 beschrieben.

Die Bits 0-2 haben den Namen **DR\_REAC**, und **DR\_REAC** kann die (dezimalen) Werte (**VAL**) 0 bis 7 annehmen. **DR\_REAC** beinhaltet die Reaktion, die bei einem Fehler durch die Fehlerfunktion erfolgen soll. Dabei bedeuten die Reaktionen

- **DR\_OFF**                      keine Reaktion
- **DR\_n\_max**                maximale Drehzahl
- **DR\_n\_min**                minimale Drehzahl
- **DR\_n\_0**                    Drehzahl 0
- **DR\_n\_DIST**              spezielle Fehlerdrehzahl
- **DR\_BRAKE**                Drehzahl 0 und aktive Bremsung des Motors 32

Das Bit 3 hat den Namen **DR\_AL**. Ist **DR\_AL** = **DR\_AL\_OFF**, so wird bei einem Fehler kein Alarm bei der Alarmfunktion **AF 86** angefordert. Ist dagegen **DR\_AL** = **DR\_AL\_ON**, so wird bei einem Fehler ein Alarm bei der Alarmfunktion 86 angefordert. Die Bits 4-7 werden hier nicht benutzt (**RES**).

### **Hall- und TIMERØ-Interrupt**

**Fig. 13** zeigt die hier wesentlichen Teile einer "Hall-Interrupt"-Routine **S147**, welche beim Auftreten eines Hall-Interrupts aufgerufen wird (611 in **Fig. 6**). Ein Hall-Interrupt 611 wird bei jedem Wechsel des Signals **HALL** (**Fig. 4**) von **HIGH** auf **LOW** bzw. **LOW** auf **HIGH** ausgelöst, also bei dem Beispiel aus **Fig. 4** zu den Zeitpunkten  $t = 0; 2,5; 5; 7,5$  und  $10 \text{ ms}$ .

Mit **S151** sind generell Schritte bezeichnet, die zur Berechnung der **HALL-Zeit  $t_H$**  (**Fig. 4**) gehören, z.B. Stoppen eines entsprechenden Timers, etc.

In den Schritten **S153**, **S155** und **S157** wird im  $\mu\text{C}$  23 die Flanke des Signals **HALL**, bei der der nächste Hall-Interrupt ausgelöst werden soll, eingestellt. Hierzu wird in **S153** geprüft, ob **HALL** = 1 ist. Falls JA, wird in **S155** die Flanke, bei der der nächste Hall-Interrupt ausgelöst werden soll,

**23**

auf eine fallende Flanke (HIGH -> LOW) gesetzt. Falls nicht, wird in S157 die Auslösung auf eine steigende Flanke (LOW -> HIGH) gesetzt.

In S159 werden OUT1 und OUT2 auf Null gesetzt, d.h. der Motor 32 wird stromlos gemacht. Dies dient dazu, die H-Brücke 112 kurzzeitig zu unterbrechen, damit in ihr bei einer Kommutierung kein Kurzschluß entstehen kann.

In S159A können verschiedene Schritte ausgeführt werden, z.B. das erneute Starten eines (nicht dargestellten) Zählers für die Messung von  $t_H$ . Diese Programmschritte sollten z.B. 50  $\mu s$  dauern.

In S161 bis S165 wird die Kommutierung durchgeführt. Ist in S161 HALL=1, so wird in S163 OUT1 auf 1 gesetzt, wobei OUT2 weiterhin auf 0 bleibt, vgl. S159. Ist in S161 HALL=0, so wird in S165 OUT2 auf 1 gesetzt, wobei OUT1 weiter auf 0 bleibt, vgl. S159.

Durch das Signal OUT1=1 werden die Transistoren 114 und 118 eingeschaltet, wie bereits beschrieben, und durch das Signal OUT2=1 werden die Transistoren 116 und 120 eingeschaltet.

Die Schritte S167 bis 171 stellen einen Zähler dar, der einen Zähler OD\_COM, welcher nach jedem Reset des  $\mu C$  23 in S600 (Fig. 6) mit dem Wert des Objekts OD-COMMUT aus der Objekttabelle 111 beschrieben wird, z.B. alle 10.000 Kommutierungen um 1 erhöht.

Hierzu wird in S167 bei jedem Hall-Interrupt ein Zähler CNT\_COM um 1 erhöht. In S169 wird überprüft, ob  $CNT\_COM > 9999$  ist. Falls ja, so wird in S171 CNT\_COM auf 1 gesetzt, und der Zähler OD\_COM wird um 1 erhöht. Ist in S169 nicht  $CNT\_COM > 9999$ , so wird direkt zum Ende in S172 gesprungen.

Die Zahl der Kommutierungen wird in Fig. 6 für die Funktionen "Betriebsdatenfunktion" S638 und "Fehlerfunktion" S640 benötigt.

**Fig. 14** zeigt einen Programmteil der "TIMERØ-Interrupt"-Routine S173, das

in Fig. 6 mit 615 bezeichnet ist. Der Timer TIMERØ 98 löst zum Beispiel alle 256  $\mu$ s einen TIMERØ-Interrupt aus. Daher kann der Timer TIMERØ für Zeitmessungen verwendet werden.

Der Schritt S174 steht für denkbare andere Anwendungen des Timers 98, welche hier nicht dargestellt sind.

In den Schritten S175 bis S180 ist ein Subtimer dargestellt, der z.B. alle 10 Minuten einen Schritt S180 ausführt. Hierzu wird ein Zähler CNT\_TI verwendet, welcher bei jedem TIMERØ-Interrupt in S176 um 1 erhöht wird. In S178 wird überprüft, ob CNT\_TI > 2.399.999 ist. Falls ja, so wird nach S180 gesprungen, ansonsten an das Ende S182.

Hat CNT\_TI den Wert 2.400.000 erreicht, so sind 2.400.000 mal 256  $\mu$ s vergangen. Dies entspricht genau 10 Minuten. In S180 wird dann CNT\_TI zurück auf 1 gesetzt. Ein "Betriebsstundenzähler" OD\_OH im RAM 97, welcher nach jedem Reset des  $\mu$ C 23 mit dem Wert des Objekts OD\_OHO aus dem EEPROM 74 beschrieben wird, wird um 1 erhöht, und das Bit FCT\_BDF des Funktionsregisters 605 aus Fig 6 wird gesetzt, so daß vom Funktionsmanager 601 die "Betriebsdatenfunktion" S638 aufgerufen wird, vgl. Fig. 6, um bestimmte Betriebsdatenwerte in das EEPROM 74 zu laden.

Der "Betriebsstundenzähler" OD\_OH im RAM 97 enthält also hier die Gesamt-Betriebszeit des Lüfters in der Einheit 10 Minuten, ebenso der Betriebsstundenzähler OD\_OHO im EEPROM 74.

### **Betriebsdatenfunktion BDF (Fig. 15)**

Fig. 15 zeigt die "Betriebsdatenfunktion" S638 (Fig. 6), welche aufgerufen wird, wenn der Funktionsmanager 601 (Fig. 6) den Schritt S636 erreicht und das Bit FCT\_BDF aus dem Funktionsregister 605 (Fig. 7) z.B. durch den Subtimer in der "TIMERØ-Interrupt"-Routine S170 (Fig. 14) gesetzt wurde. Das geschieht beim vorliegenden Ausführungsbeispiel alle 10 Minuten.

Die "Betriebsdatenfunktion" S638 dient dazu, wichtige Betriebsdatenwerte (z.B. maximale Lüftertemperatur oder Betriebsstunden) im EEPROM 74 zu speichern, um z.B. ein Kriterium für das Erneuern des Lüfters zu erhalten.



Diese Daten können dann aus dem EEPROM 74 gelesen werden und liefern eine Art "Gesundheitsinformation" über den Motor 32.

Zusätzlich werden auch noch in einem FIFO des EEPROM 74 "Krankheitsinformationen" über den Motor 32 gespeichert, wenn solche "Krankheiten" auftreten. Auch diese Krankheitsinformationen können später aus dem EEPROM ausgelesen werden und liefern eine Art Protokoll des aufgetretenen Fehlers und ggf. seiner Ursache, z.B. zu hohe Temperatur, Überspannung, oder Ende der Lebensdauer.

Bei der Ausführung der Betriebsdatenfunktion BDF wird in S190 überprüft, ob die momentane Betriebsspannung  $U_B$ , welche durch den A/D-Wandler 60 digitalisiert wurde, größer als die bisher höchste Betriebsspannung  $OD\_UBM$  ist. Falls ja, wird in S192  $U_B$  dem Wert  $OD\_UBM$  zugeordnet, und das Objekt  $OD\_UBMAX$ , welches sich in diesem Ausführungsbeispiel an der Stelle  $pOD\_UBMAX$  im EEPROM 74 befindet, wird mit dem Befehl `write_EE` auf den neuen Wert  $OD\_UBM$  gesetzt. Die Stelle, an der sich ein Objekt im EEPROM 74 befindet (vgl. Fig. 8), wird durch ein vorangestelltes "p" bezeichnet. So ist  $pOD\_UBMAX$  die Stelle im EEPROM 74, an der sich das Objekt  $OD\_UBMAX$  befindet, vgl. Fig. 8. Die maximale Betriebsspannung  $UBMAX$  ist wichtig, da eine zu hohe Betriebsspannung den Verschleiß der elektronischen Bauteile beschleunigt. Ebenso wäre es möglich, eine minimale Betriebsspannung (Unterspannung) festzuhalten.

In S194 wird überprüft, ob die momentane Temperatur  $T$ , welche mit dem Sensor 152 gemessen wird, größer als die bisher maximale Temperatur  $OD\_TM$  ist. Falls ja, so wird in S196 der bisherigen maximalen Temperatur  $OD\_TM$  die neue maximale Temperatur  $T$  zugeordnet, und das Objekt  $OD\_TMAX$  in der Objekttabelle 111 (Fig. 8) wird analog zu S192 durch den Befehl `write_EE` mit dem neuen Maximalwert  $OD\_TM$  überschrieben. (Der Parameter  $pOD\_TMAX$  gibt wieder an, an welcher Stelle das Objekt  $OD\_TMAX$  im EEPROM 74 abgelegt ist.)

Im S198 werden die momentanen Betriebsstunden, welche sich in  $OD\_OH$  befinden, mit dem Befehl `write_EE` in das Objekt  $OD\_OHO$  (Fig. 8) des EEPROM 74 geschrieben, so daß sie auch beim Ausschalten des Lüfters 32

erhalten bleiben. Die Messung der Betriebsstunden OD\_OH ist bei Fig. 14 erläutert.

In S200 wird die momentane Anzahl der Kommutierungen, welche in OD\_COM abgelegt ist, durch den Befehl write\_EE in das Objekt OD\_COMMUT (Fig. 8) geschrieben. Die Messung der Zahl der Kommutierungen ist bei Fig. 13 erläutert.

In S202 wird das Anforderungsbit FCT\_BDF auf Null zurückgesetzt, da die "Betriebsdatenfunktion" S638 vollständig abgearbeitet ist, und bei S204 endet die Funktion S638.

### **Fehlererkennung**

**Fig. 16** zeigt ein Flußdiagramm mit einem Ausschnitt der Funktion "A/D" S606 (Fig. 6).

In S220 wird das Potential am Eingang 57 des A/D-Wandlers 60 (Fig. 2) mit dem Befehl AD(AD\_UB) eingelesen und in U\_B gespeichert. Der Wert U\_B entspricht der aktuellen Betriebsspannung UB, z.B. 40 V

In S222 wird das Potential am Eingang 67 des A/D-Wandlers 60 (Fig. 6) mit dem Befehl AD(AD\_T) eingelesen und in T gespeichert. Der Wert T entspricht einer aktuellen Temperatur am NTC-Widerstand 62, z.B. 84° C.

In S224 werden ggf. weitere Schritte, z.B. eine Anforderung der "Kennlinienfunktion" S622, ausgeführt.

In S226 wird überprüft, ob ein Sensorabriß vorliegt, d.h. ob die Verbindung zum NTC-Widerstand 62 an der Stelle 62a oder 62b unterbrochen ist. Dies ist der Fall, wenn der Wert für T kleiner als ein Sensorabrißwert T\_SI ist. In diesem Fall wird bei S228 der Temperaturwert T auf T\_SI gesetzt, und der Aufruf einer Funktion NEW\_DIST, welche bei Fig. 22 erläutert ist, wird vorbereitet. Hierzu werden die Fehlerklasse DS\_μC und der Fehlercode DN\_SENSOR\_INTERRUPT für den Sensorkurzschlußfehler in den Variablen TEMP\_CLASS bzw. TEMP\_CODE gespeichert, und in S230 wird NEW\_DIST (Fig. 22) aufgerufen.

## 27

In S232 wird analog auf einen Sensorkurzschluß geprüft, also in Fig. 2 einen Kurzschluß zwischen den Stellen 62a und 62b. Hierzu wird verglichen, ob der Wert T größer als ein Sensorkurzschlußwert T\_SS ist. Falls ja, so wird in S234 der Wert T auf den Sensorkurzschlußwert T\_SS gesetzt, die Variablen TEMP\_CLASS und TEMP\_CODE werden auf die Werte für den Sensorkurzschluß gesetzt, und in S236 wird NEW\_DIST (Fig. 22) aufgerufen.

In S238 folgen ggf. weitere Schritte. Bei S240 endet die A/D-Routine.

Anstelle oder zusätzlich zu der Betriebsspannung U\_B könnte auch eine andere Spannung, z.B. eine benutzte 12 V-Hilfsspannung, gemessen, werden, um ihren Extremwert zu speichern.

**Fig. 17** zeigt ein Flußdiagramm für die Funktion "Fehlererkennung" S634 (Fig. 6). Dies ist eine anforderbare Funktion, die mit dem Anforderungsbit FCT\_DIST=1 angefordert werden muß. Sie wird nach dem Einschalten des Motors bei der Initialisierung (S600 in Fig. 6) angefordert, und danach etwa alle 100 ms durch ein Zeitglied, z.B. einen Zähler, der vom TIMERØ gesteuert wird. Die Fehlererkennung bewirkt also, daß alle 100 ms die Speicher überprüft werden.

In S272 wird eine Funktion "RAM\_CHK\_TEST", in S274 eine Funktion "ROM\_CHK\_TEST" und in S276 eine Funktion "EEPROM\_CHK\_TEST" ausgeführt. Diese Funktionen überprüfen, ob ein Fehler im RAM 97, ROM 96 oder EEPROM 74 aufgetreten ist. Es ist z.B. möglich, daß ein Bit im RAM 97 "umkippt". Dadurch kann es zu Fehlern im Programm des  $\mu$ C 23 und damit einem unsicheren Betrieb des Lüfters 32 kommen.

In S277 wird das Anforderungsbit FCT\_DIST auf Null zurückgesetzt, da die Funktion "Fehlererkennung" S634 vollständig abgearbeitet ist.

Anhand der folgenden Figuren werden die Speichertests am Beispiel der Funktion "RAM\_CHK\_TEST" zum Testen des RAM 97 erläutert. Die Tests

bei EEPROM 74 und ROM 96 verlaufen völlig analog.

**Fig. 18** zeigt einen Bereich 140 des RAM 97. Dieser ist hier in einen statischen Bereich "STATIC" 142 und einen nichtstatischen (dynamischen) Bereich "NON\_STATIC" aufgeteilt.

Zur Veranschaulichung werden Speicherworte W1 bis W11 durchnummeriert. Der Bereich "STATIC" 142 umfaßt die Speicherworte W1 bis W7. In dem Speicherwort W8 steht die Variable RAM\_CHK 146, welche zur Überprüfung des Bereichs "STATIC" 142 dient. Im Bereich "STATIC" 142 stehen z.B. Funktionen und Konstanten. Der Bereich "NON\_STATIC" 144 umfaßt die Speicherworte W9 bis W11 und enthält z.B. Variablen.

**Fig. 19** zeigt eine Funktion "CHK\_CALC" S290, welche zur Berechnung eines Überprüfungswerts CHK dient. Hierfür wird in S292 CHK auf Null gesetzt, und ein Schleifenzähler N wird ebenfalls auf Null gesetzt.

In S294 beginnt eine Schleife. N wird jeweils um 1 erhöht, und es wird eine XOR-Operation von CHK und RAM(N) gemacht. RAM(N) ist dabei das Speicherwort im RAM-Bereich 140 (Fig. 18) an der Stelle WN. In S296 wird überprüft, ob  $N < 7$  ist. Falls nein, so wurde ein XOR von CHK mit den Speicherworten W1 bis W7 und damit mit allen Speicherworten in dem Bereich "STATIC" 142 gemacht, und die Routine geht zum Schritt S298 (ENDE).

**Fig. 20** zeigt ein Flußdiagramm zu der Funktion "RAM\_CHK\_SET" S300, welche zum Setzen von RAM\_CHK 146 (Fig. 18) verwendet wird.

In S302 wird die Funktion "CHK\_CALC" (Fig. 19) aufgerufen, welche den Prüfwert CHK berechnet. Dieser wird in S304 in RAM\_CHK 146 (Fig. 18) gespeichert, also im Wort W8 des RAM-Bereichs 140. Bei S306 endet die Routine.

Die Funktion "RAM\_CHK\_SET" wird z.B. nach jedem Reset des  $\mu C$  23 in S600 (Fig. 6) aufgerufen. Falls während der Laufzeit ein Speicherwort im Bereich "STATIC" 142 (Fig. 18) gewollt verändert wird, muß

"RAM\_CHK\_SET" S300 erneut aufgerufen werden. Im ROM 96 wird ein entsprechendes ROM\_CHK-Überprüfungswort vor dem "Brennen" des ROM 96 berechnet und eingetragen.

**Fig. 21** zeigt ein Flußdiagramm der Funktion "RAM\_CHK\_TEST" (S272 in Fig. 17). In S312 wird wieder die Funktion "CHK\_CALC" (S290 in Fig. 19) aufgerufen und der Überprüfungswert CHK berechnet.

In S314 wird CHK mit dem gespeicherten Wert RAM\_CHK 146 (Fig. 18) verglichen. Sind die beiden Werte ungleich, so ist ein Fehler im Bereich "STATIC" 142 aufgetreten, und es wird nach S316 gesprungen. In S316 werden die Variablen TEMP\_CLASS mit DS\_μC und TEMP\_CODE mit DN\_CHKS\_RAM belegt, und in S318 wird die Funktion "NEW\_DIST" (Fig. 22) aufgerufen.

Sind in S314 die Werte RAM\_CHK und CHK identisch, so springt die Routine direkt zu S320 (ENDE).

Die Speicherüberprüfungen von ROM 96 und EEPROM 74 funktionieren analog. Anstatt des XOR-Verfahrens kann z.B. auch ein Checksummenverfahren oder ein sonstiges Prüfverfahren, z.B. CRC (Cyclic Redundancy Check), verwendet werden.

**Fig. 22** zeigt ein Flußdiagramm der Funktion "NEW\_DIST" S340, welche bei jedem detektierten Fehler aufgerufen wird.

In S342 wird überprüft, ob das Statuswortbit DS\_ACTIVE = 1 ist, vgl. Fig. 10. Falls ja, so liegt bereits ein Fehler vor, es wird an das Ende S348 gesprungen, und der neue Fehler wird nicht beachtet. Dies ist deshalb sinnvoll, da ein Fehler Folgefehler hervorrufen kann. Zur Analyse ist deshalb der erste, alte Fehler der wichtigste.

Liegt in S342 ein *neuer* Fehler vor (DS\_ACTIVE = 0), so wird nach S344 gesprungen. In S344 wird DS\_ACTIVE (Fig. 10) auf 1 gesetzt, und die Fehlerklasse DS\_CLASS und der Fehlercode DI\_CODE werden auf die von der aufrufenden Funktion gesetzten Werte TEMP\_CLASS bzw.

TEMP\_CODE gesetzt. Z.B. zeigt Fig. 21, daß dort TEMP\_CLASS auf DS\_μC gesetzt wurde.

In S346 werden die Fehlerklasse DS\_CLASS, der Fehlercode DI\_CODE und die momentanen Betriebsdaten OD\_DATA durch einen Befehl push\_FIFO in einem FIFO im EEPROM 74 abgelegt. OD\_DATA kann z.B. die momentane Temperatur, die momentanen Betriebsstunden, die momentane Anzahl der Kommutierungen, die Fehlerklasse, den Fehlercode und - falls eine Echtzeituhr 149 (Fig. 1) vorhanden ist - die momentane Uhrzeit und das momentane Datum enthalten.

Der Prozessor 23 setzt dann ein Statussignal, das von einem angeschlossenen PC 81 ständig geprüft wird und diesen veranlaßt, die gespeicherten Daten über den Fehler abzurufen. Sofern der Motor 32 durch den Fehler steht, z.B. weil sein Rotor 130 blockiert ist, kann durch den PC 81 ein Reservemotor (nicht dargestellt) eingeschaltet werden, oder es wird ein Alarm ausgelöst. Sofern es sich bei dem Motor 32 um einen Lüfter handelt, kann durch den PC 81 ein anderer Lüfter auf eine höhere Drehzahl umgeschaltet werden, um die Kühlung weiterhin zu gewährleisten.

#### **Fehlerfunktion (Fehlerüberwachungsroutine)**

**Fig. 23** zeigt ein Flußdiagramm der Fehlerfunktion S640 (Fig. 6), die auch als Fehlerüberwachungsroutine bezeichnet werden kann.

In S362 wird anhand von DS\_ACTIVE (Fig. 10) überprüft bzw. überwacht, ob ein Fehler vorliegt. Ist DS\_ACTIVE = 0, so liegt kein Fehler vor, und es wird an das Ende S390 gesprungen.

Ist DS\_ACTIVE = 1, so liegt ein Fehler vor, und es wird eine Reaktion ausgeführt, welche durch den Wert VAL von DR\_REAC (Fig. 12) bestimmt wird.

Ist DR\_REAC = DR\_OFF, so wird von S364 direkt nach S386 gesprungen, es geschieht keine Reaktion.

Ist DR\_REAC = DR\_n\_max, so wird von S366 nach S368 gesprungen. In

S368 wird  $n\_const$  auf 1 gesetzt und damit der Funktion "Drehzahlberechnungsfunktion" S626 (Fig. 6) mitgeteilt, daß jetzt eine konstante Drehzahl vorgegeben ist. Weiterhin wird die Solldrehzahl  $n\_s$  auf eine maximale Drehzahl  $n\_max$  gesetzt. Dabei wird das Tastverhältnis PWM\_TV der Impulse 107A (Fig. 2) auf 100 % eingestellt.

Ist in S370  $DR\_REAC = DR\_n\_min$ , so wird in S372  $n\_const$  auf 1 und die Solldrehzahl  $n\_s$  auf eine minimale Drehzahl  $n\_min$  gesetzt. Diese Drehzahl wird dann dem Regler 70 als Solldrehzahl vorgegeben.

Ist in S374  $DR\_REAC = DR\_n\_0$ , so wird in S376  $n\_const$  auf 1 und die Solldrehzahl  $n\_s$  auf 0 gesetzt. Hierzu werden in Fig. 2 die Transistoren 114, 116, 118, 120 nichtleitend gemacht, so daß der Motor 32 keinen Strom mehr erhält.

Ist in S378  $DR\_REAC = DR\_n\_DIST$ , so wird in S380  $n\_const$  auf 1 und die Solldrehzahl  $n\_s$  auf die Fehlerdrehzahl  $n\_DIST$  gesetzt, welche durch das Objekt  $n\_DIST$  (Fig. 8) gegeben ist. Diese Drehzahl  $n\_DIST$  wird dann dem Regler 70 als Solldrehzahl  $n\_s$  zugeführt.

Ist in S382  $DR\_REAC = DR\_BRAKE$ , so wird in S384  $n\_const$  auf 1 gesetzt, die Solldrehzahl  $n\_s$  auf 0 und BRAKE auf 1, um der Funktion "RGL" S610 (Fig. 6) anzuzeigen, daß aktiv gebremst werden soll. In diesem Fall werden z.B. die beiden unteren Transistoren 118, 120 der H-Brücke 112 (Fig. 2) ständig leitend gesteuert, so daß die Statorwicklung 128 kurzgeschlossen wird. Dabei sind die oberen Transistoren 114, 116 geöffnet.

Nach dem Prüfen von  $DR\_REAC$  in S364 bis S382 wird in S386 anhand von  $DR\_AL$  (Fig. 12) geprüft, ob bei einem Fehler ein Alarm ausgelöst werden soll.

Ist  $DR\_AL = DR\_AL\_ON$ , so wird in S388 das Statuswort  $AS\_DIST$  auf 1 gesetzt, um so der Alarmfunktion S642 (Fig. 6) mitzuteilen, daß ein Fehler vorliegt und ein Alarm ausgelöst werden soll. Anschließend geht die Routine zu S390 (ENDE).

**Kommunikationsfunktion (Fig. 24)**

**Fig. 24** zeigt ein Flußdiagramm der Funktion "COMM" S604 (Fig. 6). Sie steuert Ein- und Ausgabe über den Bus 82. (Die Schritte S402, S406 und S430 symbolisieren mögliche weitere Programmteile, d.h. Fig. 24 stellt gewöhnlich nur den hier wichtigen Ausschnitt aus der Funktion "COMM" S604 dar, um unnötige Längen zu vermeiden.)

Ab S404 beginnt der Teil PROCESS\_INSTR, in dem Befehle ausgeführt werden, welche die Funktion "COMM" über den seriellen Bus 82, hier einen IIC-Bus, erhalten hat, und welche in INSTR stehen.

Die definierten Befehle beginnen mit OC. OC\_GETDI bedeutet z.B., daß das Statuswort DI\_STATE (Fig. 10) und der Fehlercode DI\_CODE (Fig. 11) von außerhalb abgefragt werden. In S410 wird überprüft, ob INSTR = OC\_GETDI ist. Falls ja, wird in S412 mit dem Befehl write\_IIC die gewünschte Information auf den IIC-Bus 82 ausgegeben. OC\_DIDAT bedeutet, daß es sich um die Fehlerdaten handelt, und "2", daß zwei weitere Argumente folgen, nämlich DI\_STATE und DI\_CODE.

In S414 wird verglichen, ob INSTR = OC\_RESDI ist, und ggf. nach S416 gesprungen. OC\_RESDI bedeutet, daß ein Reset der Fehlerfunktion stattfinden soll. Ein eventuell in DI\_STATE, DI\_CODE gespeicherter Fehler soll also gelöscht werden. In S416 werden DI\_STATE und DI\_CODE zurückgesetzt. Mit DI\_STATE werden gleichzeitig DS\_CLASS und DS\_ACTIVE zurückgesetzt (Fig. 10).

In S418 wird überprüft, ob INSTR = OC\_GETOD ist, und ggf. nach S420 gesprungen. OC\_GETOD bedeutet, daß über den Bus 82 die Betriebsdaten der Funktion "Betriebsdatenfunktion" (Fig. 15) abgerufen werden. In S420 werden die Betriebsdaten mit dem Befehl write\_IIC auf den IIC-Bus 82 geschrieben. Hierbei bedeutet OC\_ODDAT, daß es sich um Daten der Funktion "Betriebsdatenfunktion" (Fig. 15) handelt, "4", daß vier weitere Argumente folgen, und zwar OD\_UBM, OD\_TM, OD\_OH und OD\_COM, vgl. Fig. 15.

In S422 wird INSTR mit OC\_GETFIFO verglichen und bei Gleichheit nach



S424 gesprungen. OC\_GETFIFO bedeutet, daß die nächsten Werte aus dem FIFO, welcher bei jedem neuen Fehler mit der Fehlerklasse, dem Fehlercode und den momentanen Betriebsdaten gefüllt wird (Fig. 22), ausgelesen werden. Hierzu werden in S424 die nächsten Daten aus dem FIFO geholt und in die Variablen TMP\_CLASS, TMP\_CODE und TMP\_DATA geschrieben. Daraufhin werden diese Daten mittels write\_IIC auf den Bus 82 geschrieben. Hierbei zeigt OC\_FIFO an, daß es sich um Daten aus dem FIFO handelt, und "3" gibt die Anzahl der weiteren Parameter TMP\_CLASS, TMP\_CODE und TMP\_DATA an.

Mit S430 sind mögliche weitere Schritte angedeutet, und bei S432 endet die Routine COMM, welche gemäß Fig. 6 eine hohe Priorität L3 hat.

Bei der vorliegenden Erfindung ist also eine Vielzahl von Routinen unterschiedlicher Priorität (Fig. 6: L1 bis L23) vorgesehen, und wenn bei ihrer Ausführung ein Fehler festgestellt wird, werden als erstes "Akutmaßnahmen" getroffen. Wenn z.B. bei der A/D-Routine der Fig. 16 bei S226 festgestellt wird, daß in der Zuleitung zum Sensor 152 eine Unterbrechung vorliegt, wird bei S228 als erstes die entsprechende Fehlerklasse und der entsprechende Fehlercode gespeichert, und anschließend wird das Programm NEW\_DIST der Fig. 22 durchlaufen. Wenn nicht bereits ein anderer Fehler vorliegt, wird dort DS\_ACTIVE gesetzt. Fehlerklasse und Fehlercode werden im nichtflüchtigen Speicher 74 gespeichert, um permanente Informationen über die Art des Fehlers zu haben, und ebenso werden alle relevanten Betriebsdaten im Speicher 74 gespeichert. Anschließend läuft zunächst die Routine gemäß Fig. 16 weiter ab.

Irgendwann gelangt dann das Programm in Fig. 6 zur Fehlerfunktion S640, die in Fig. 23 dargestellt ist.

In der Fehlerfunktion wird festgestellt, daß DS\_ACTIVE gesetzt ist, und entsprechend den Parametern im Wort DIST\_REAC der Objekttabelle 111 (diese Parameter befinden sich während des Betriebs des Motors auch im RAM 97) wird nun auf den Fehler reagiert. Diese Parameter sind in Fig. 12 dargestellt. Wenn es sich um einen Lüfter handelt, wird DR\_REAC (Fig. 12) gewöhnlich den Wert 1 haben, d.h. die Drehzahl des Motors 32 wird bei

einem Fehler des Temperatursensors 152 auf den Maximalwert eingestellt, damit eine sichere Lüftung gewährleistet ist. Dies geschieht in den Schritten S366 und S368 der Fig. 23. Sobald man also die Verbindung zum Sensor 152 unterbricht, wird innerhalb kürzester Zeit der Motor 32 auf seine maximale Drehzahl umgeschaltet.

Möchte man das nicht, z.B., weil der Lüfter dann sehr laut wird, so kann man im Wert `n_DIST` der Objekttabelle 111 eine bestimmte Drehzahl speichern, z.B. 2500 U/min, und man wählt dann in Fig. 12 für `DR_REAC` den Wert 4, also `DR_n_DIST`. Die Fehlerfunktion (Fig. 23) geht dann bei einem Fehler zu den Schritten S378 und S380 und schaltet den Motor 32 bei Feststellung eines Fehlers auf eine konstante Drehzahl von 2500 U/min. Diese Drehzahl kann bei der Parametrierung des Motors frei gewählt werden, und sie kann auch nachträglich geändert werden, wenn der Benutzer die geeignete Software hat.

In gleicher Weise kann man in Fig. 12 durch die Größe `DR_AL` festlegen, ob ein Alarm ausgegeben werden soll oder nicht. Hat dort `DR_AL` den Wert 1, so wird durch die Schritte S386 und S388 der Fig. 23 ein Alarm ausgelöst.

Man kann also bei einem Motor in einfacher Weise parametrieren, ob und wie er reagieren soll, wenn ein Fehler festgestellt wird. In jedem Fall hat man im EEPROM 74 gespeicherte Daten, welche Fehlerklasse, Fehlercode, und die zugehörigen Motordaten zum Zeitpunkt des Fehlers enthalten, z.B. Betriebsstunden, maximale Betriebsspannung, maximale Temperatur, ggf. Uhrzeit, Datum etc., so daß die nachträgliche Analyse eines aufgetretenen Fehlers wesentlich erleichtert bzw. überhaupt möglich gemacht wird.

Die Arbeitsweise bei Auftreten eines Fehlers kann man mit der Versorgung eines Verunglückten vergleichen: Zuerst kommt der Sanitäter, macht einen Notverband und schreibt ein paar Daten auf, die er als Etikett am Patienten festklebt. Dies entspricht der Ermittlung des Fehlers und der Speicherung der Betriebsdaten, z.B. in der Routine A/D (Fig. 16) oder in der Routine Fehlererkennung (Fig. 17). Anschließend setzt der Sanitäter die Flagge `DS-ACTIVE=1` und läßt den Verunglückten liegen, bis eine Ambulanz kommt.

Das Programm Fehlerfunktion (Fig. 23), also die Fehlerüberwachungs-routine, entspricht der Ambulanz. Diese fährt irgendwann vorbei und erkennt den Verunglückten an der Flagge DS\_ACTIVE=1, lädt ihn auf, und verarztet ihn entsprechend den gespeicherten Hinweisen.

Ein solches System ist sehr offen und in jeder Richtung erweiterbar und änderbar, weil Änderungen nicht das Programm betreffen, sondern nur die Daten in der Objekttabelle 111 (Fig. 8). In jedem Fall kommt zuerst der Sanitäter, führt vorgegebene Schritte durch, und anschließend kommt die Ambulanz und führt ebenfalls vorgegebene Schritte durch. Und diese vorgegebenen Schritte sind im Speicher 74 parametrierbar.

Durch die Erfindung ergibt sich auch der Vorteil, daß man aufgrund objektiver Daten entscheiden kann, ob ein Motor das Ende seiner Lebensdauer erreicht hat und vorsorglich ersetzt werden sollte.

Ein geeigneter zeitlicher Abstand für die Übertragung der Variablen der Betriebsdaten in den nichtflüchtigen Speicher sind z.B. Stundenbruchteile, z.B. 10 Minuten, 20 Minuten, 30 Minuten oder dergleichen. Die Übertragung kann also relativ selten stattfinden und erfordert deshalb nicht viel Rechenzeit. Trotzdem ergibt sich eine gute Genauigkeit der im nichtflüchtigen Speicher gespeicherten Daten, da Elektromotoren meist längere Zeit ununterbrochen laufen und sich dabei ihre Betriebsdaten nur wenig ändern.

Eine weitere Möglichkeit, die aktuellen Variablen als Alt-Betriebsdatenwerte in den nichtflüchtigen Speicher 74 zu sichern, besteht bei Mikroprozessoren 23, welche bei einem Reset, der z.B. bei einem Stromausfall oder einem Ausschalten des Elektromotors 32 auftritt, noch Abschlußroutinen durchführen können. In diesen Abschlußroutinen kann die aktuelle Variable in den nichtflüchtigen Speicher gespeichert werden, und es ist nicht mehr eine häufigere Zwischenabspeicherung notwendig.

Naturgemäß sind im Rahmen der vorliegenden Erfindung vielfache Abwandlungen und Modifikationen möglich.

## Patentansprüche

1. Verfahren zum nichtflüchtigen Speichern mindestens eines Betriebsdatenwerts eines Elektromotors (32), welcher einen seine Kommutierung steuernden Mikroprozessor oder Mikrocontroller (23), im folgenden Mikroprozessor genannt, und einen nichtflüchtigen Speicher (74) aufweist, mit folgenden Schritten:  
Beim Einschalten des Motors (32) wird ein Alt-Betriebsdatenwert aus dem nichtflüchtigen Speicher (74) in einen dem Mikroprozessor (23) zugeordneten flüchtigen Speicher (97) übertragen und dort als Variable gespeichert; die Variable wird vom Mikroprozessor (23) zu vorgegebenen Zeitpunkten aktualisiert;  
in zeitlichen Abständen wird der im nichtflüchtigen Speicher (74) gespeicherte Betriebsdatenwert durch den aktuellen Wert dieser Variablen ersetzt.
2. Verfahren nach Anspruch 1, bei welchem die vorgegebenen Zeitpunkte in den Zeitbereichen zwischen den Kommutierungsvorgängen liegen.
3. Verfahren nach Anspruch 1 oder 2, bei welchem der Alt-Betriebsdatenwert nach einem Reset aus dem nichtflüchtigen Speicher (74) in den dem Mikroprozessor (23) zugeordneten flüchtigen Speicher (97) übertragen und dort als Variable gespeichert wird.
4. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem der aktuelle Wert der Variablen bei einem Resetvorgang als Alt-Betriebsdatenwert in den nichtflüchtigen Speicher (74) übertragen wird.
5. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem der im nichtflüchtigen Speicher (74) gespeicherte Betriebsdatenwert über eine Datenverbindung (82) abfragbar ist.
6. Verfahren nach Anspruch 5, bei welchem die Abfrage des in dem nichtflüchtigen Speicher (74) gespeicherte Betriebsdatenwert über die Datenverbindung (82) durch den Mikroprozessor (23) gesteuert wird.

7. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem dem Motor ein Temperatursensor (152) zugeordnet ist, und bei welchem ein Extremwert (OD\_TM) der von diesem Temperatursensor (152) erfaßten Temperatur (T) als Betriebsdatenwert (Fig. 8: OD\_TMAX) im nichtflüchtigen Speicher (74) gespeichert wird.
8. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem der Motor (32) einen A/D-Wandler aufweist, mit welchem eine analoge Spannung in einen digitalen Wert umsetzbar ist, und bei welchem ein Extremwert (OD\_UBM) der von diesem A/D-Wandler umgesetzten Spannung als Betriebsdatenwert (Fig. 8: OD\_UBMAX) im nichtflüchtigen Speicher (74) gespeichert wird.
9. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem ein der Anzahl der Kommutierungen entsprechender Wert (OD\_COMM) als Betriebsdatenwert (Fig. 8: OD\_COMMUT) im nichtflüchtigen Speicher (74) gespeichert wird.
10. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem die Betriebsdauer (OD\_OH) des Motors (32) nach Art eines Betriebsstundenzählers als Betriebsdatenwert (Fig. 8: OD\_OHO) im nichtflüchtigen Speicher (74) gespeichert wird.
11. Verfahren nach einem oder mehreren der vorhergehenden Ansprüche, bei welchem beim Start des Motors (32) mehrere Betriebsdatenwerte aus dem nichtflüchtigen Speicher (74) in zugeordnete Variablen eines dem Mikroprozessor (23) zugeordneten flüchtigen Speichers (RAM 97) geladen und anschließend durch den Mikroprozessor (23) aktualisiert werden.
12. Elektromotor zur Durchführung eines Verfahrens nach einem oder mehreren der vorhergehenden Ansprüche.
13. Elektromotor nach Anspruch 12, bei welchem eine Daten-Sammelleitung (82) vorgesehen ist, über welche ein Zugriff auf die im nichtflüchtigen Speicher (74) gespeicherten Daten und/oder ein Speichern von Daten in diesem Speicher (74) möglich ist.

**This Page Blank (uspto)**

1 / 19

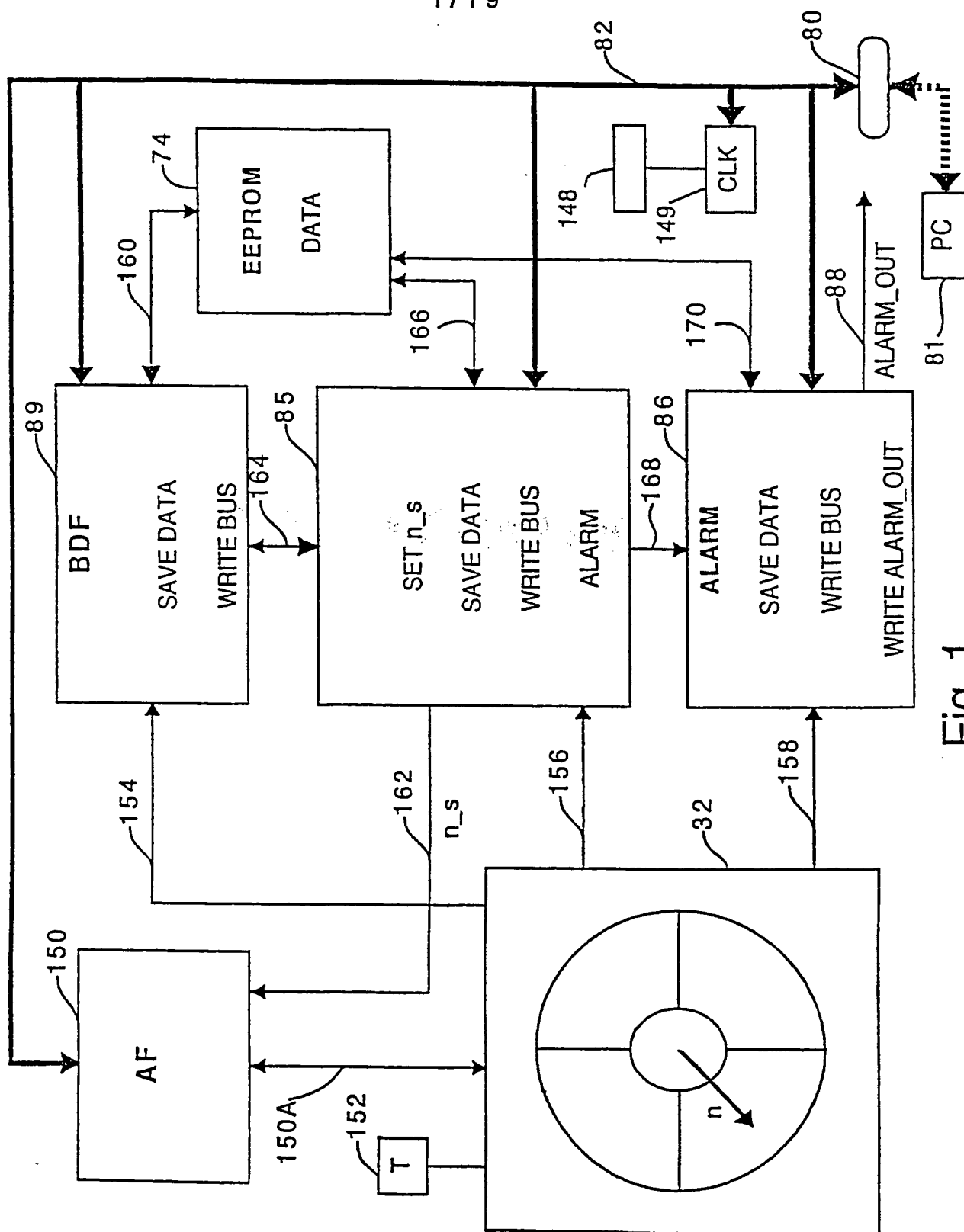


Fig. 1

**This Page Blank (uspto)**



2119

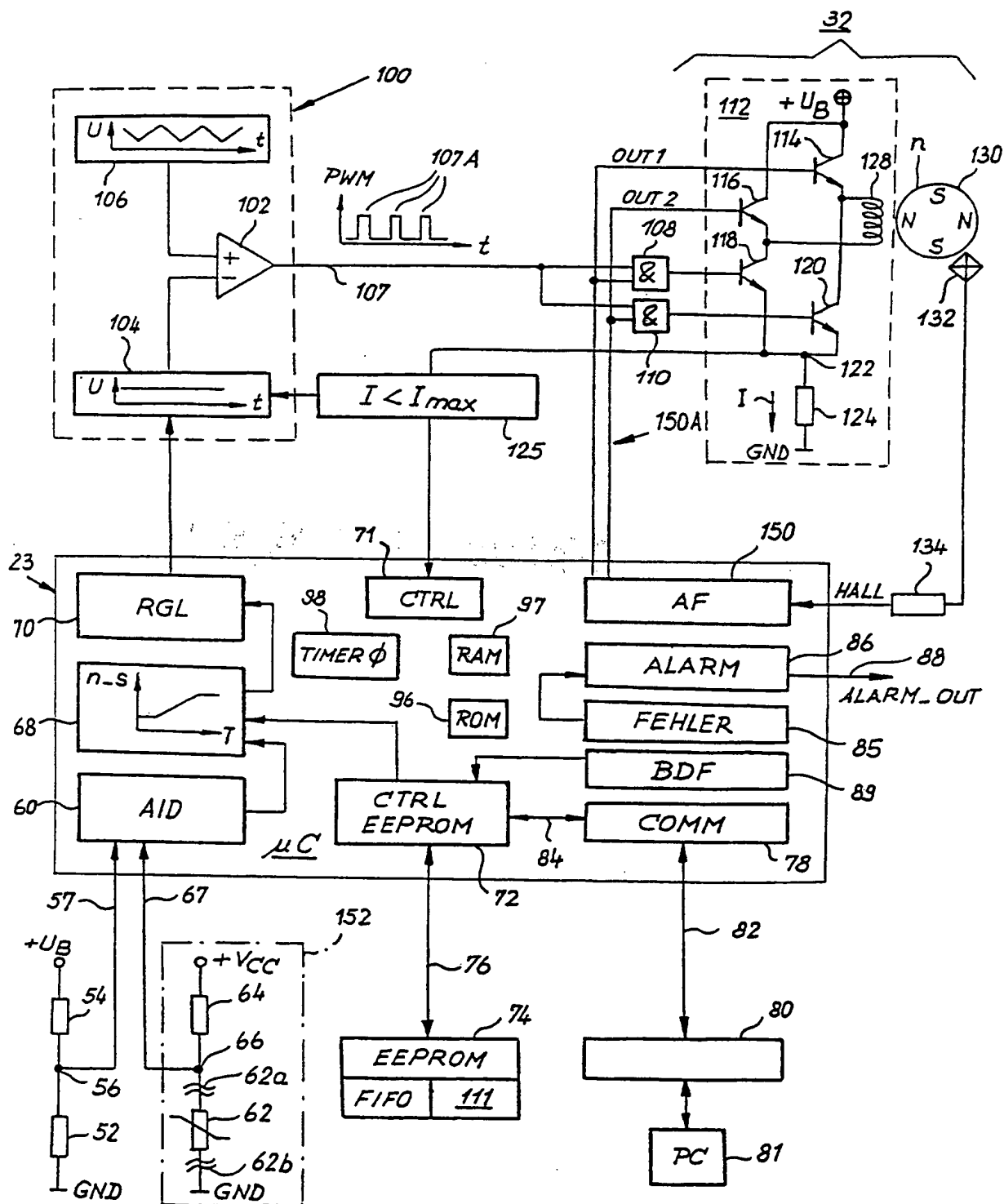


Fig. 2

**This Page Blank (uspto)**

3/19

Fig. 3

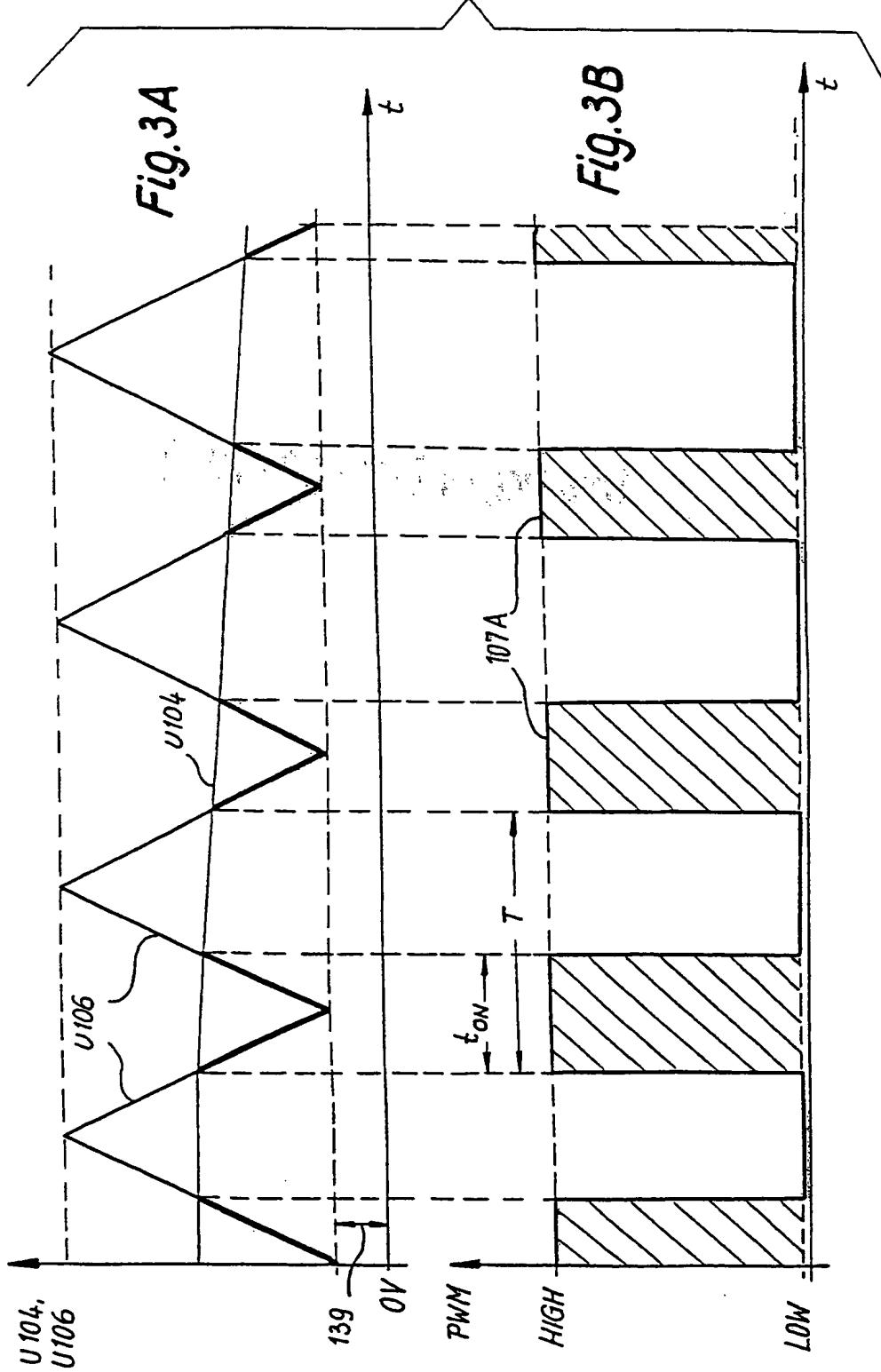


Fig. 3C

$$PWM\_TV = \frac{t_{ON}}{T}$$

**This Page Blank (uspto)**

4/19

611 = HALL\_INTERRUPT

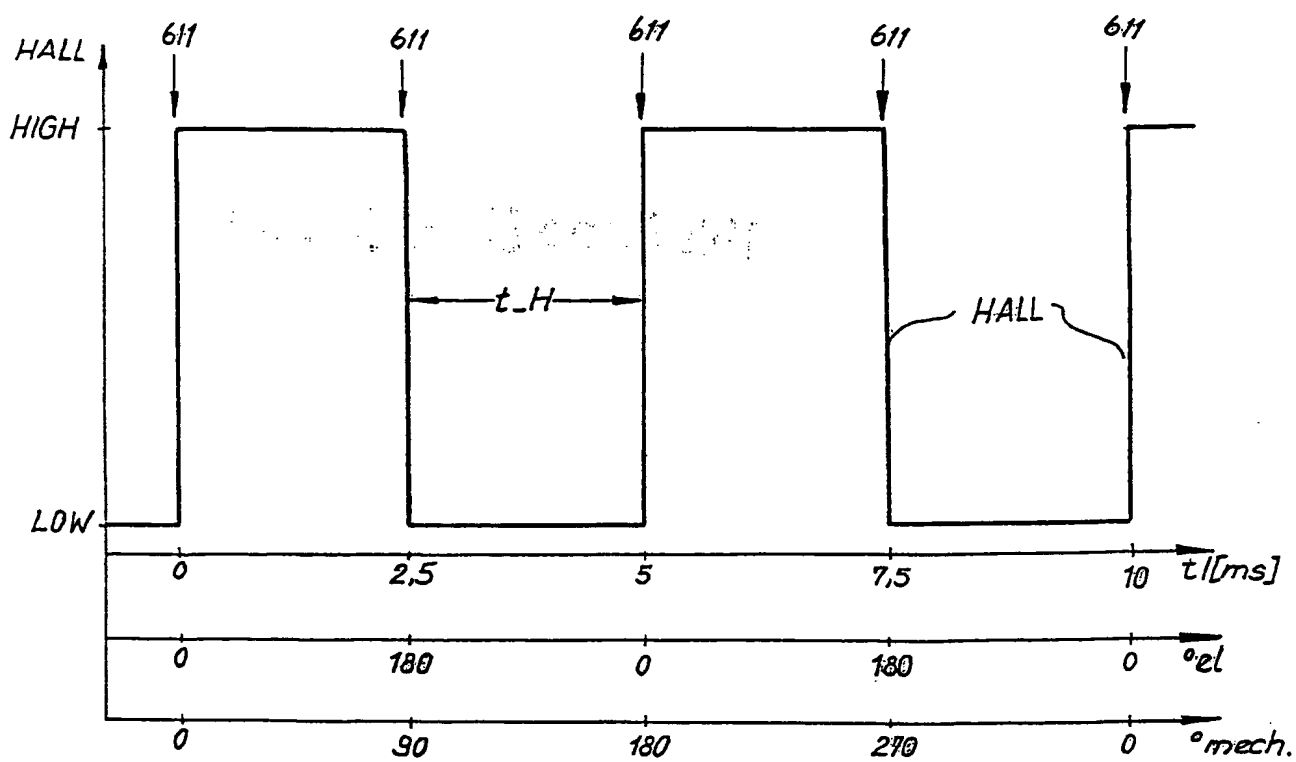


Fig. 4

**This Page Blank (uspto)**

5/19

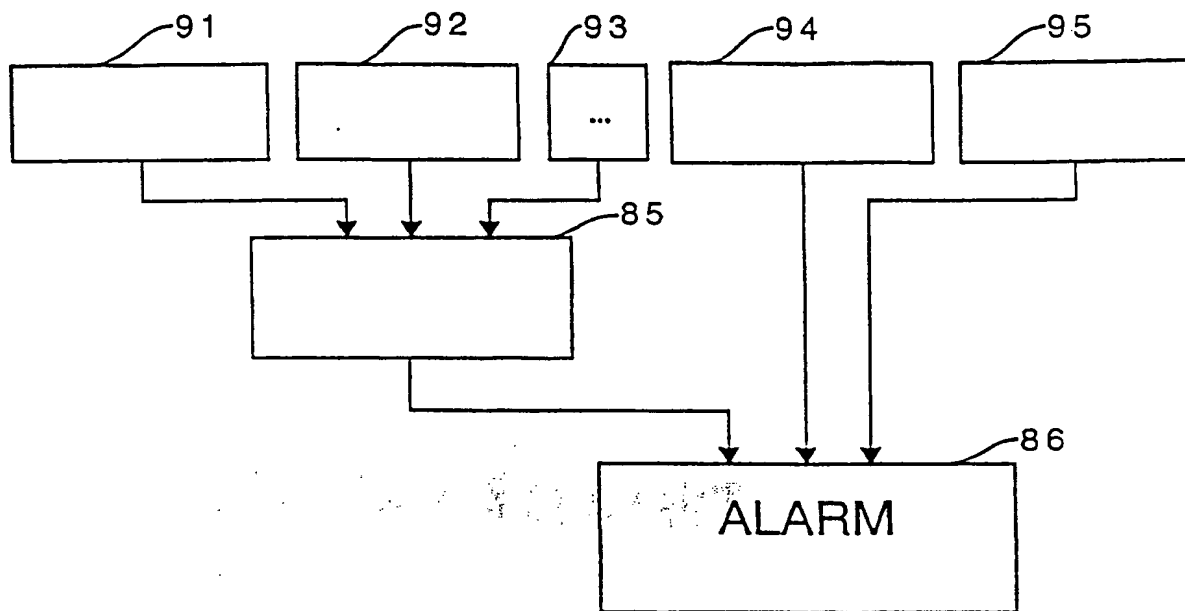


Fig. 5

**This Page Blank (uspto)**



6/19

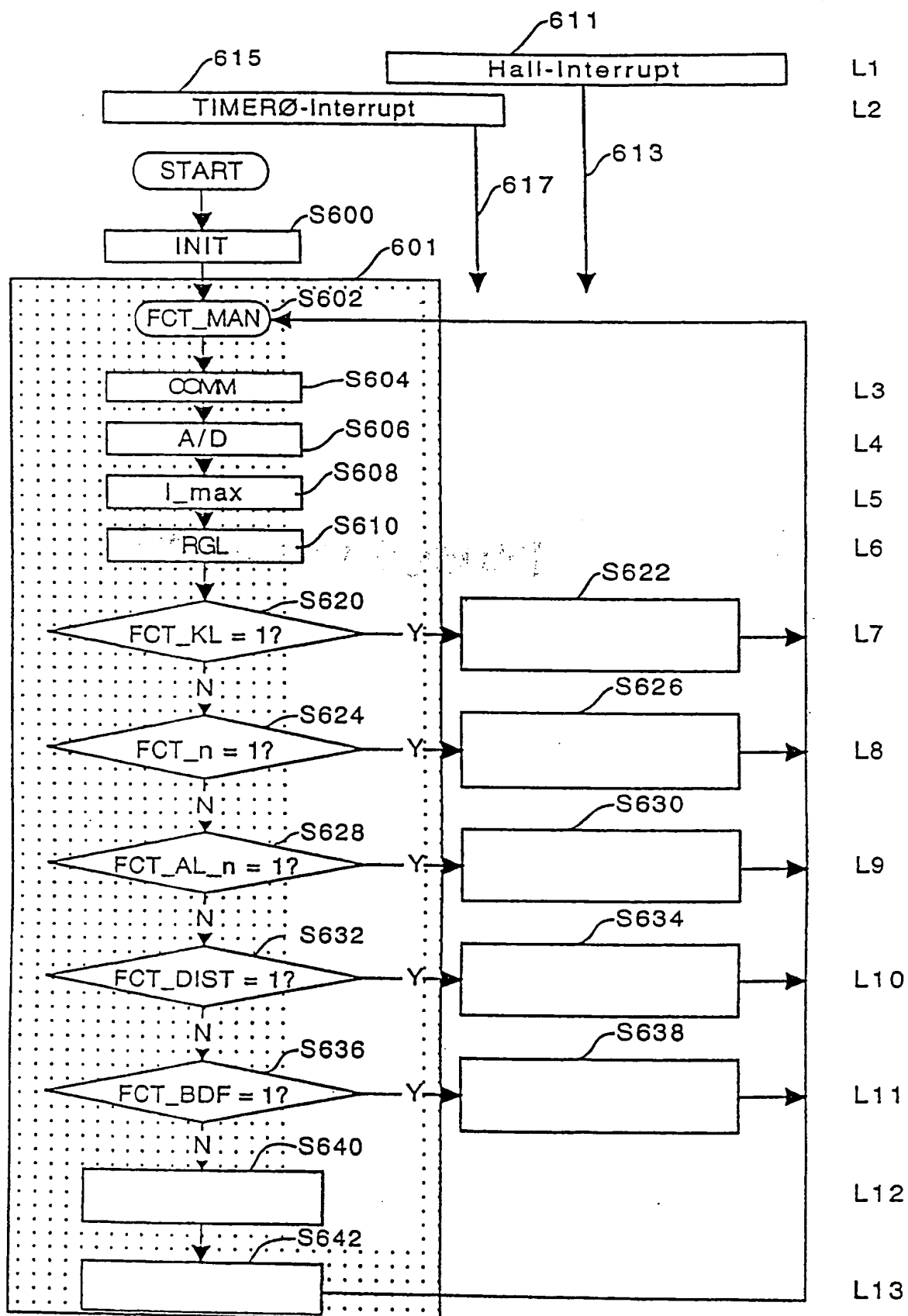


Fig. 6

**This Page Blank (uspto)**

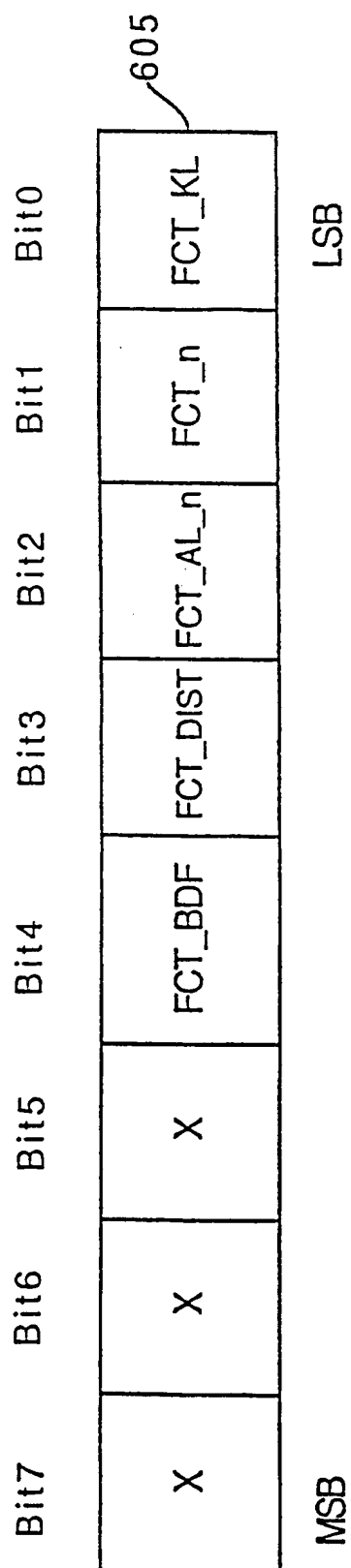


Fig. 7

**This Page Blank (uspto)**

8/19

Objecttable

Index	Memorytype	Access	Name
0x20	unsigned8	R/W	DIST_CTRL
0x21	unsigned8	R/W	DIST_STATE
0x22	unsigned16	R/W	DIST_CODE
0x23	unsigned8	R/W	DIST_REAC
0x24	unsigned8	R/W	n_DIST
0x25	unsigned8	R/W	t_COMM_TO
0x30	unsigned8	R/W	OD_TMAX
0x31	unsigned8	R/W	OD_UBMAX
0x32	unsigned24	R/W	OD_OHO
0x33	unsigned24	R/W	OD_COMMUT

111

Fig. 8

DI\_CTRL

Bit	Name	LOW	HIGH
0	DC_LATCH	NO_LATCH	LATCH
1-6	RES		
7	DC_CLEAR	0 -> 1 -> 0 to clear	

Fig. 9

DI\_STATE

Bit	Name	VAL	Meaning
0-2	DS_CLASS	0	DS_μC
		1	DS_COMM
		2	DS_SENS
		3	DS_HW
		4-7	RES
3-6	RES		
7	DS_ACTIVE	0	NO_DIST
		1	DIST

Fig. 10

**This Page Blank (uspto)**

9/19

## DI\_CODE (16 Bit)

Class	VAL	Name
DS_μC	0-999	
	0	DN_WDT
	1	DN_CHKS_ROM
	2	DN_CHKS_RAM
	3	DN_CHKS_EEPROM
	4	DN_TEST_RAM
	5-999	RES
DS_COMM	1000-1999	
	1000	DN_TIMEOUT_TRANSFER
	1001	DN_TIMEOUT_BUS
	1002	DN_PROT_ERR
	1003	DN_INVAL_DATA
	1004-1999	RES
DS_SENSOR	2000-2999	
	2000	DN_SENSOR_INTERRUPT
	2001	DN_SENSOR_SHORT
	2002-2999	RES
DS_HW	3000-3999	
	3000	DN_DRIVER_FAULT
	3001-3999	RES
RES	4000-65535	

Fig. 11

## DI\_REAC

Bit	Name	VAL	Meaning
0-2	DR_REAC	0	DR_OFF
		1	DR_n_max
		2	DR_n_min
		3	DR_n_0
		4	DR_n_DIST
		5	DR_BRAKE
		6-7	RES
3	DR_AL	0	DR_AL_OFF
		1	DR_AL_ON
4-7	RES		

Fig. 12

**This Page Blank (uspto)**



10/19

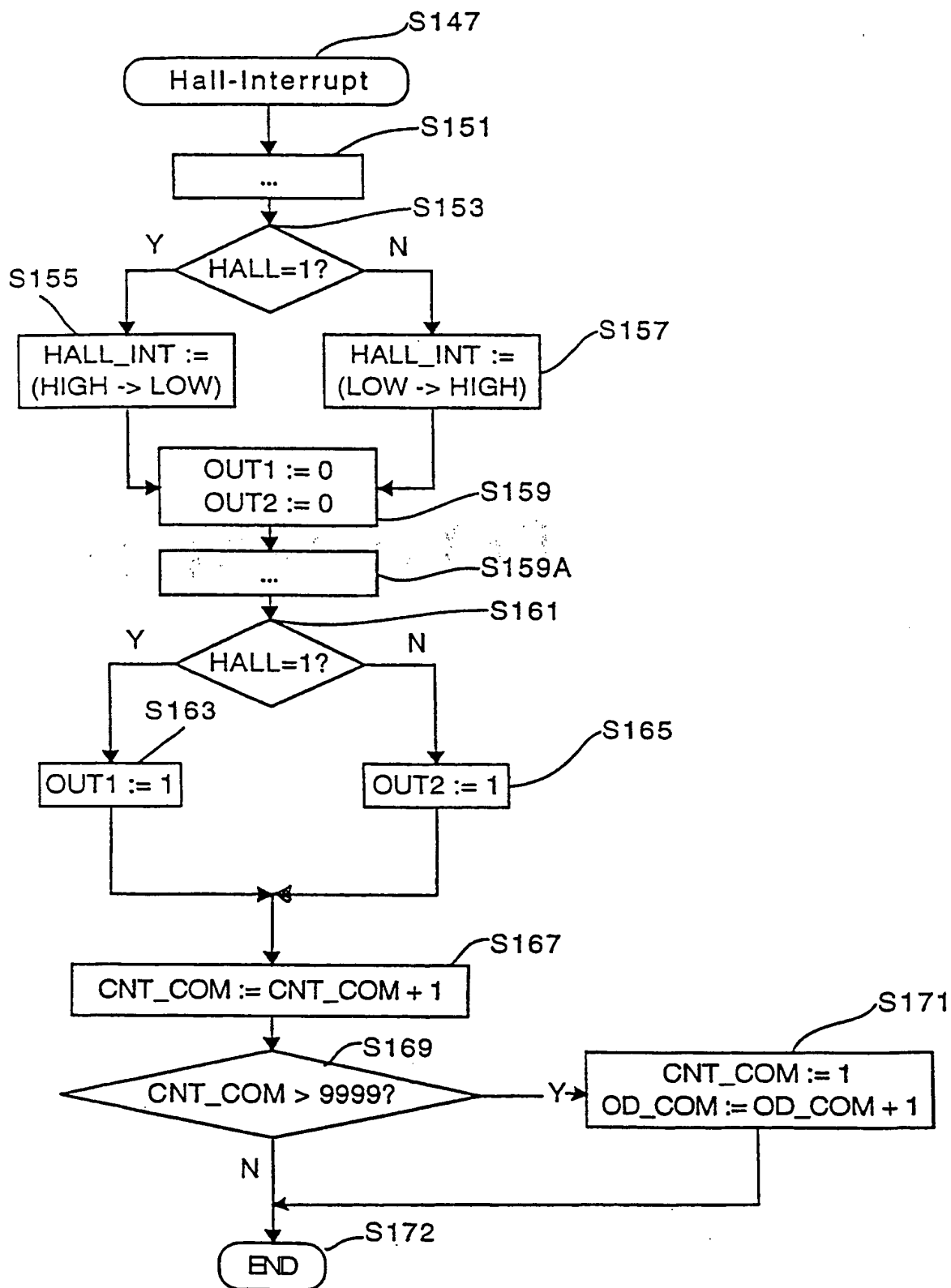


Fig. 13

**This Page Blank (uspto)**

11/19

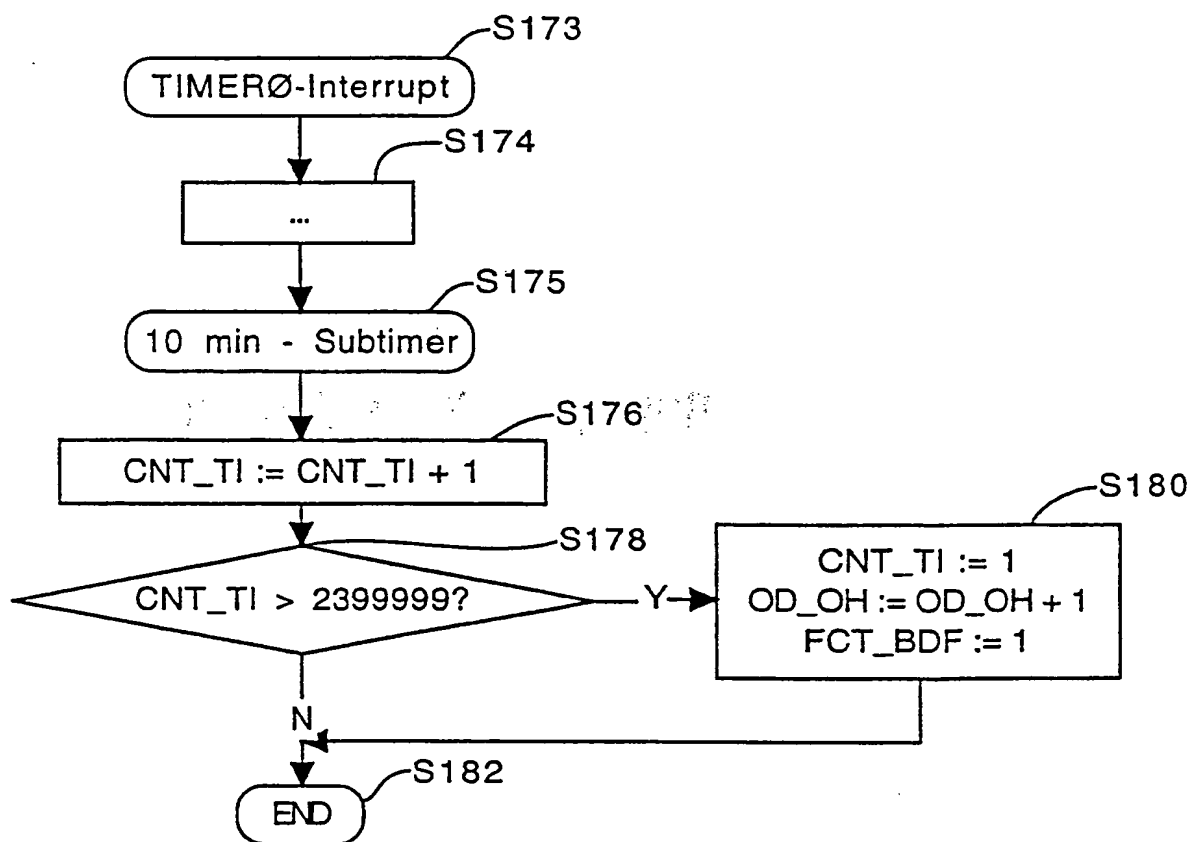


Fig. 14

**This Page Blank (uspto)**

12/19

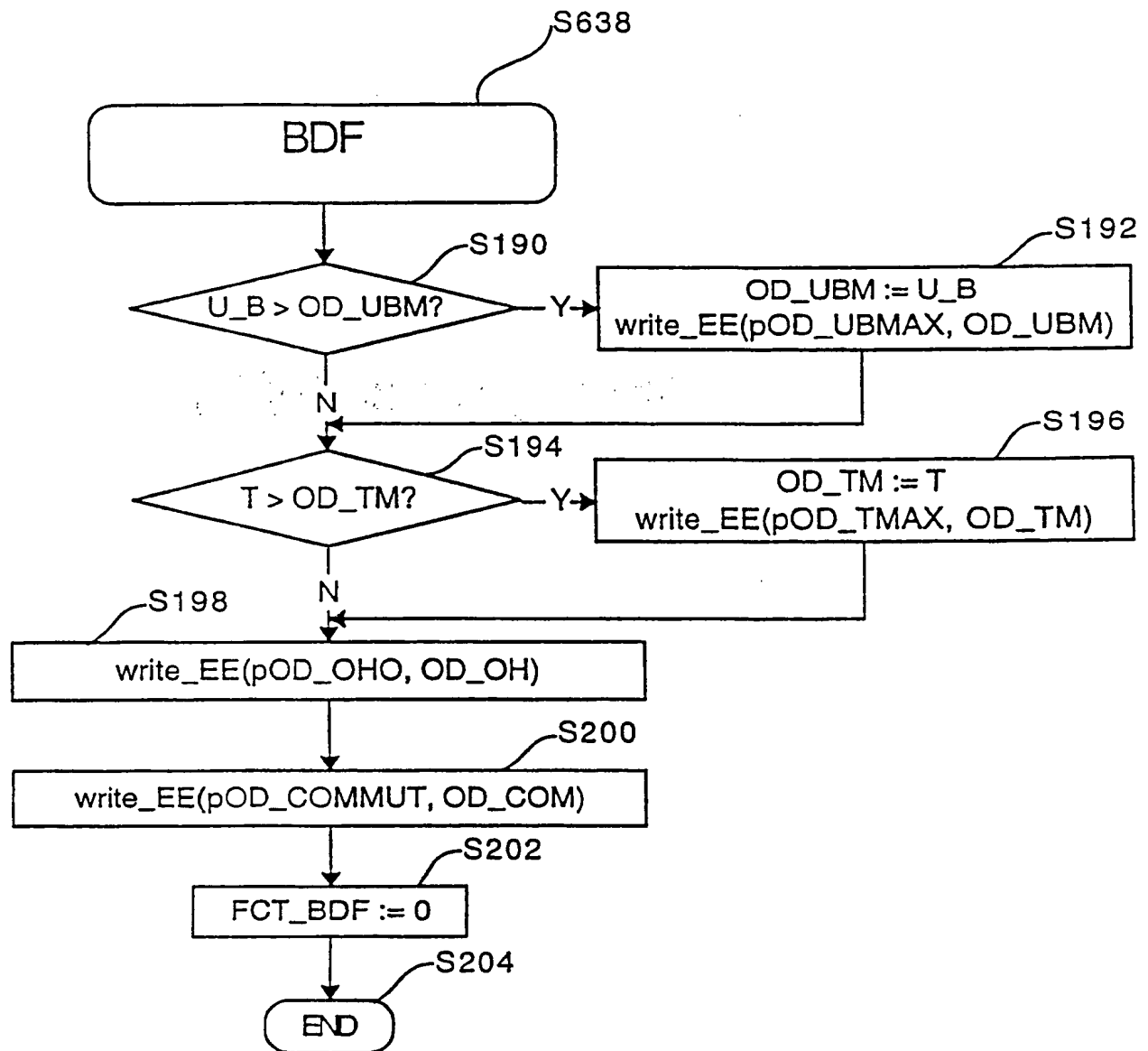


Fig. 15

**This Page Blank (uspto)**

13/19

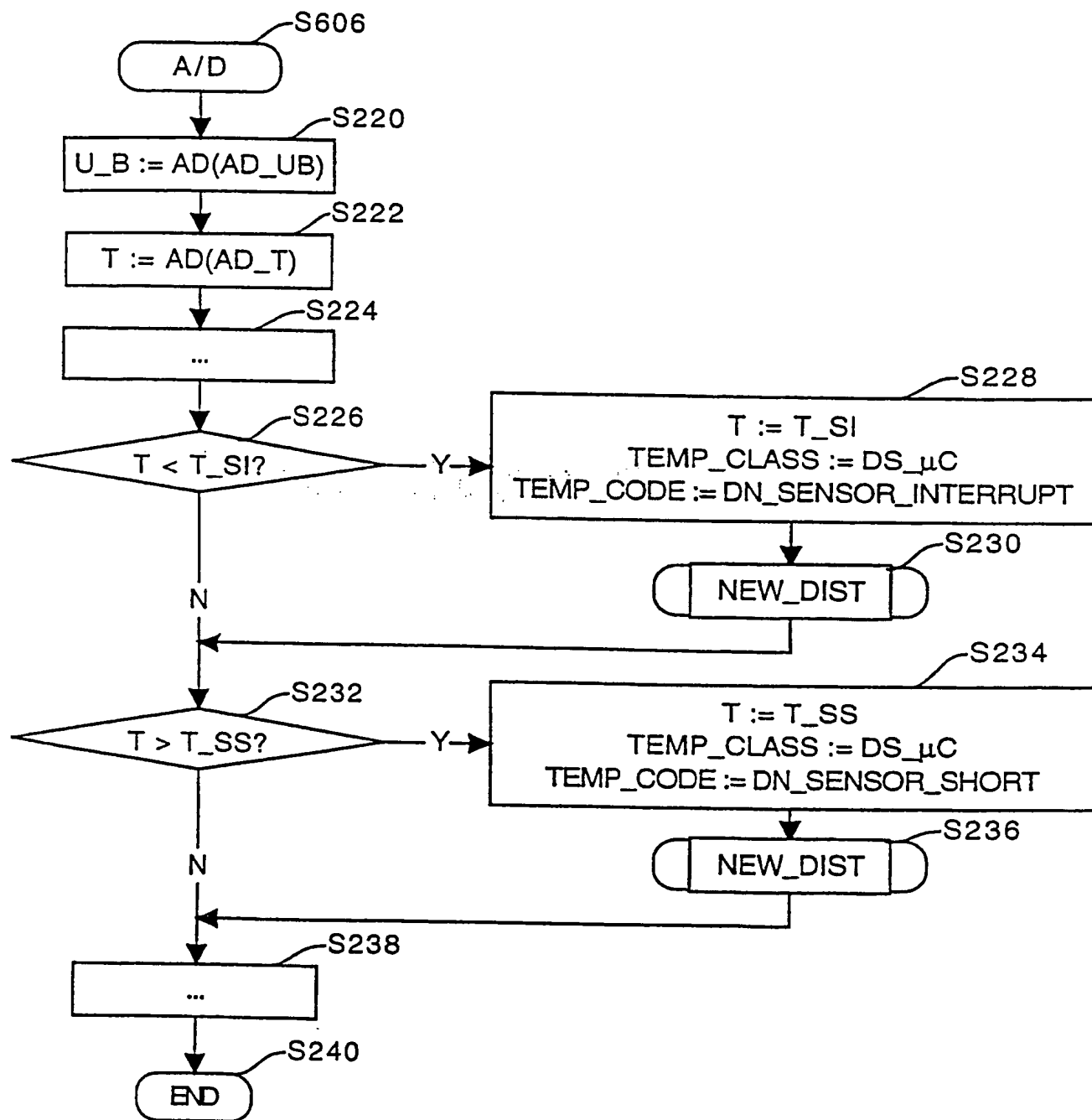


Fig. 16

**This Page Blank (uspto)**



14/19

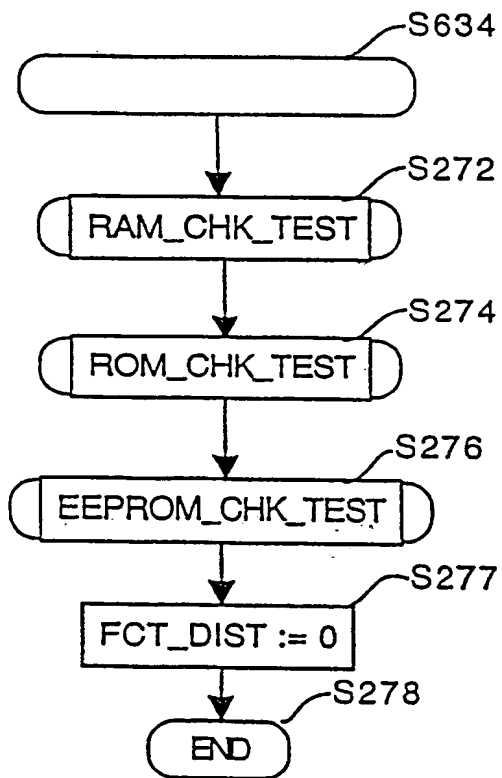


Fig. 17

**This Page Blank (uspto)**

15/19

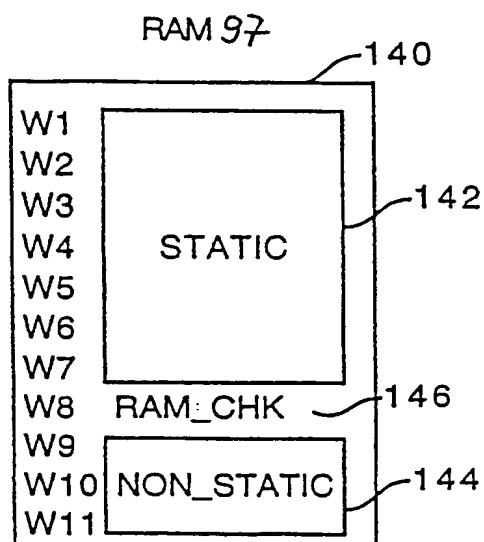


Fig. 18

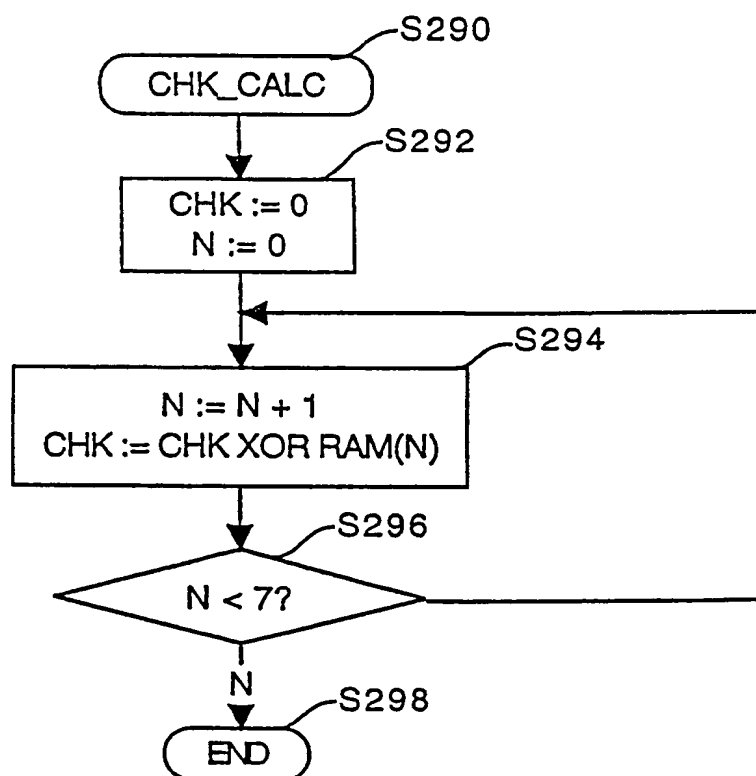


Fig. 19

**This Page Blank (uspto)**

16/19

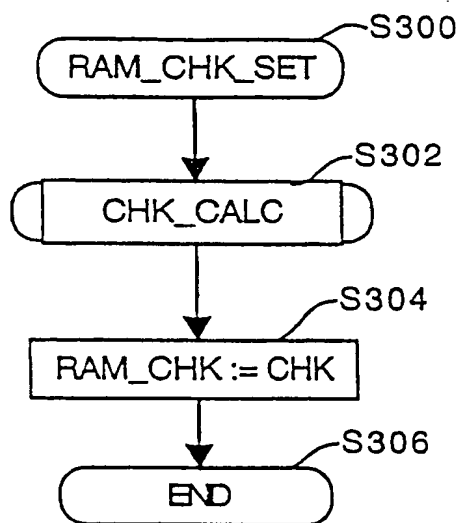


Fig. 20

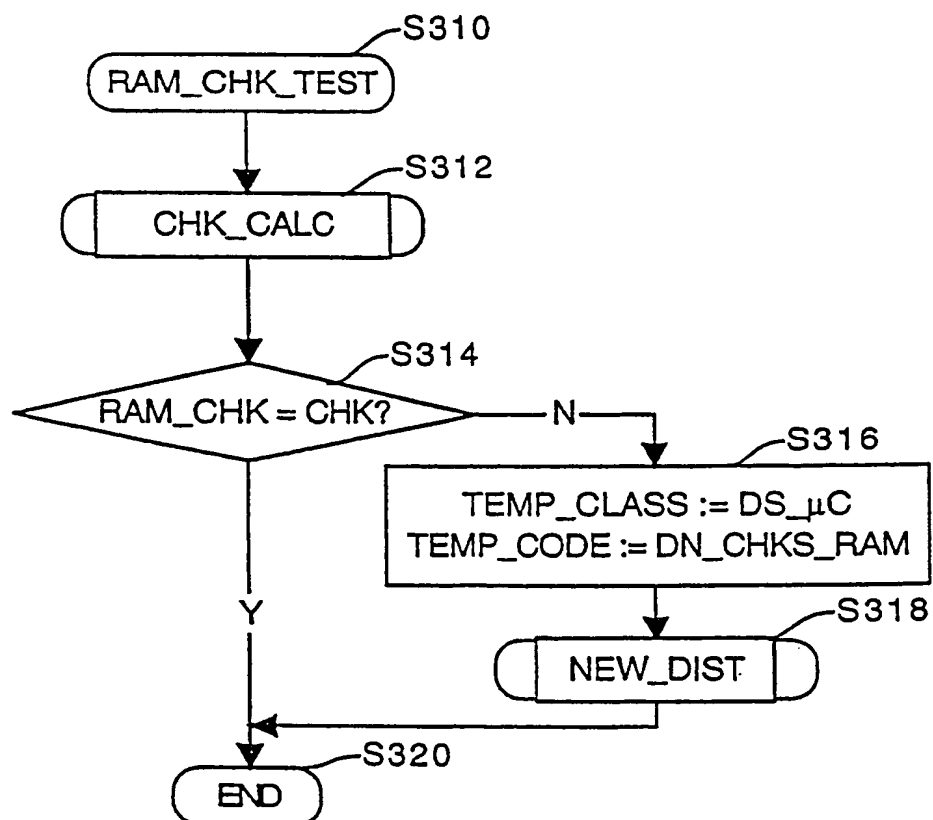


Fig. 21

**This Page Blank (uspto)**

17/19

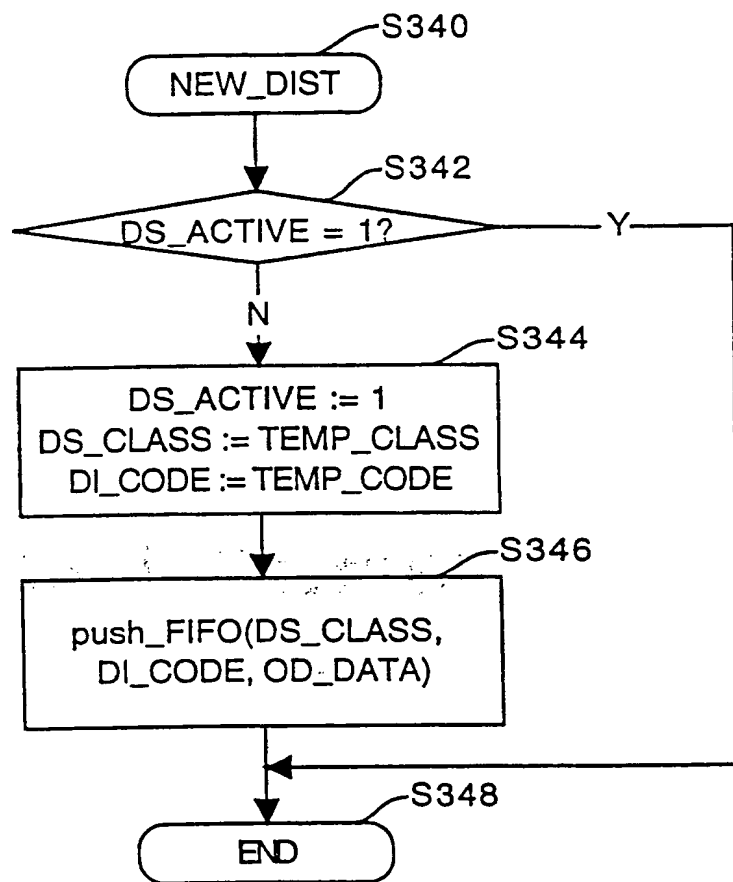


Fig. 22

**This Page Blank (uspto)**



18/19

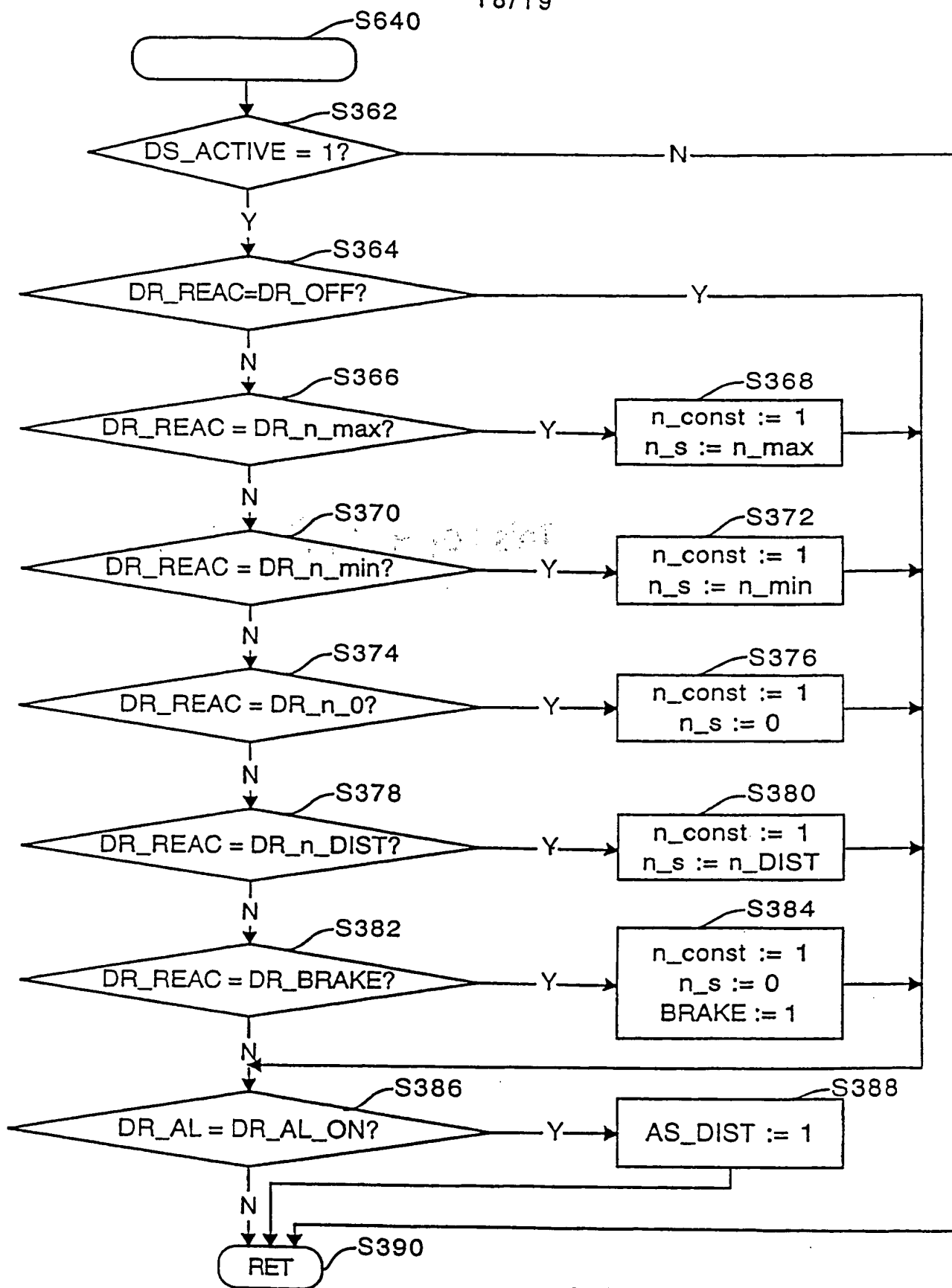


Fig. 23

**This Page Blank (uspto)**

19/19

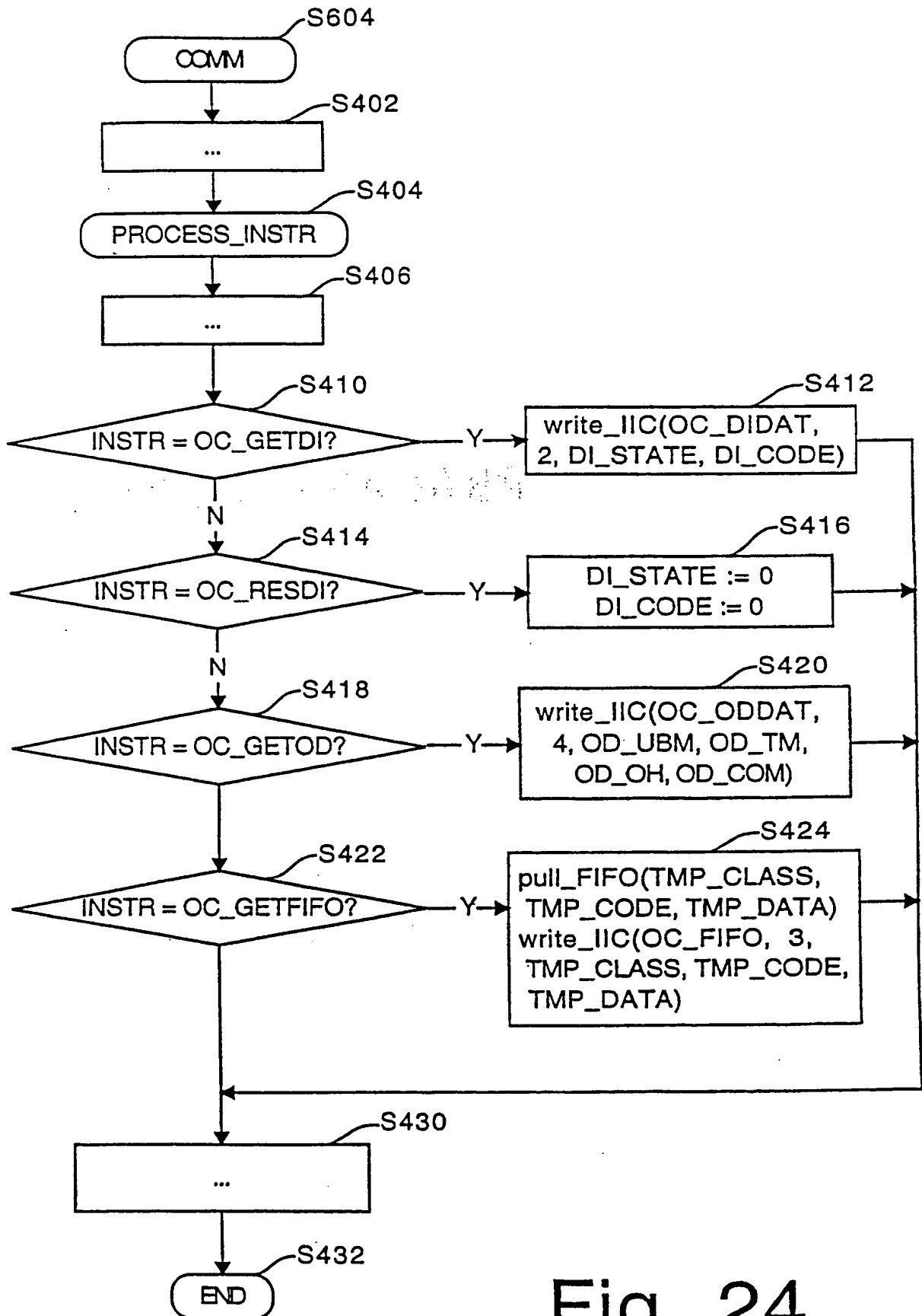


Fig. 24

This Page Blank (uspto)

# INTERNATIONAL SEARCH REPORT

International Application No

PCT/EP 00/04358

## A. CLASSIFICATION OF SUBJECT MATTER

IPC 7 G05B19/042

According to International Patent Classification (IPC) or to both national classification and IPC

## B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 G05B

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

WPI Data, EPO-Internal, PAJ

## C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	EP 0 780 962 A (PAPST MOTOREN GMBH & CO KG) 25 June 1997 (1997-06-25) column 1, line 37 -column 2, line 36	1,3,5-8, 10-13
Y	US 5 726 911 A (CANADA RONALD G ET AL) 10 March 1998 (1998-03-10) column 4, line 7 -column 12, line 20; figures 5,6	1,3,5-8, 10-13
P,X	DE 198 10 222 A (AEG HAUSGERAETE GMBH) 16 September 1999 (1999-09-16) the whole document	1,5,6, 10,12,13
A	WO 96 40558 A (TETRA LAVAL HOLDINGS & FINANCE ;SINGH ASHOK (US); EK ANDERS (US);) 19 December 1996 (1996-12-19) column 7, line 2 -column 17, line 23; figures 1-6	1-13
	-/--	

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

### \* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"&" document member of the same patent family

Date of the actual completion of the international search

11 August 2000

Date of mailing of the international search report

21/08/2000

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Authorized officer

Nettesheim, J

# INTERNATIONAL SEARCH REPORT

Patent Application No  
PCT/EP 00/04358

## C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	<p>PATENT ABSTRACTS OF JAPAN vol. 1997, no. 12, 25 December 1997 (1997-12-25) &amp; JP 09 220262 A (PARAMOUNT BED CO LTD), 26 August 1997 (1997-08-26) abstract</p>	1-13

# INTERNATIONAL SEARCH REPORT

information on patent family members

Inter. Patent Application No

PCT/EP 00/04358

Patent document cited in search report		Publication date	Patent family member(s)		Publication date
EP 0780962	A	25-06-1997	DE 19650907	A	19-06-1997
US 5726911	A	10-03-1998	EP 0920727	A	09-06-1999
			US 5841255	A	24-11-1998
			US 5952803	A	14-09-1999
			WO 9808292	A	26-02-1998
			US 5852351	A	22-12-1998
DE 19810222	A	16-09-1999	NONE		
WO 9640558	A	19-12-1996	AU 6151096	A	30-12-1996
JP 09220262	A	26-08-1997	JP 2865161	B	08-03-1999

**This Page Blank (uspto)**



**A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES**  
IPK 7 G05B19/042

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

**B. RECHERCHIERTE GEBIETE**

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 G05B

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

WPI Data, EPO-Internal, PAJ

**C. ALS WESENTLICH ANGESEHENE UNTERLAGEN**

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
Y	EP 0 780 962 A (PAPST MOTOREN GMBH & CO KG) 25. Juni 1997 (1997-06-25) Spalte 1, Zeile 37 -Spalte 2, Zeile 36 ---	1,3,5-8, 10-13
Y	US 5 726 911 A (CANADA RONALD G ET AL) 10. März 1998 (1998-03-10) Spalte 4, Zeile 7 -Spalte 12, Zeile 20; Abbildungen 5,6 ---	1,3,5-8, 10-13
P,X	DE 198 10 222 A (AEG HAUSGERÄTE GMBH) 16. September 1999 (1999-09-16) das ganze Dokument ---	1,5,6, 10,12,13
A	WO 96 40558 A (TETRA LAVAL HOLDINGS & FINANCE ;SINGH ASHOK (US); EK ANDERS (US);) 19. Dezember 1996 (1996-12-19) Spalte 7, Zeile 2 -Spalte 17, Zeile 23; Abbildungen 1-6 --- -/-	1-13

☒ Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen☒ Siehe Anhang Patentfamilie

\* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"Z" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

11. August 2000

Absenddatum des internationalen Recherchenberichts

21/08/2000

Name und Postanschrift der Internationalen Recherchenbehörde  
Europäisches Patentamt, P.B. 5818 Patentaan 2  
NL - 2280 HV Rijswijk  
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,  
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Nettesheim, J

# INTERNATIONALER RECHERCHENBERICHT

Intern. Aktenzeichen

PCT/EP 00/04358

C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN		
Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	<p>PATENT ABSTRACTS OF JAPAN  vol. 1997, no. 12,  25. Dezember 1997 (1997-12-25)  &amp; JP 09 220262 A (PARAMOUNT BED CO LTD),  26. August 1997 (1997-08-26)  Zusammenfassung</p>	1-13

# INTERNATIONALER RESEARCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/EP 00/04358

Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung	Mitglied(er) der Patentfamilie		Datum der Veröffentlichung
EP 0780962	A	25-06-1997	DE	19650907 A	19-06-1997
US 5726911	A	10-03-1998	EP	0920727 A	09-06-1999
			US	5841255 A	24-11-1998
			US	5952803 A	14-09-1999
			WO	9808292 A	26-02-1998
			US	5852351 A	22-12-1998
DE 19810222	A	16-09-1999	KEINE		
WO 9640558	A	19-12-1996	AU	6151096 A	30-12-1996
JP 09220262	A	26-08-1997	JP	2865161 B	08-03-1999

**This Page Blank (uspto)**